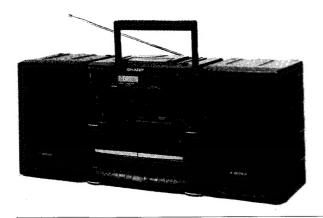
SHARP

SERVICE MANUAL/ SERVICE-ANLEITUNG/ MANUEL DE SERVICE

S91A0SYS510HG



· Note for users in UK

Recording and playback of any material may require consent which SHARP is unable to give. Please refer particularly to the provisions of Copyright Act 1956, the Dramatic and Musical Performers Protection Act 1956, the Performers Protection Acts 1963 and 1972 and to any subsequent statutory enactments and orders.

RÉGLAGE19-28

SYSTEM-CD510H (GY)



- In the interests of user-safety the set should be restored to its original condition and only parts identical to those specified be used.
- Im Interesse der Benutzer-Sicherheit sollte dieses Gerät wieder auf seinen ursprünglichen Zustand eingestellt und nur die vorgeschriebenen Teile verwendet werden.
- Dans l'intérêt de la sécurité de l'utilisateur, l'appareil devra être reconstitué dans sa condition première et seules des pièces identiques à celles spécifiées, doivent être utilisées.

LISTE DES PIÈCES DE RECHANGE 72-78

INDEX TO CONTENTS (E) Page BLOCK DIAGRAM 29–32 SAFETY PRECAUTION FOR SERVICE MANUAL SCHEMATIC DIAGRAM / WIRING (FOR EUROPE/UK ONLY)2,3 IMPOTANT SERVICE NOTES (FOR UK ONLY)2 SPECIFICATIONS 4-6 TROUBLESHOOTING (CD SECTION) 48-59 STRINGING OF DIAL CORD4-6 FUNCTION TABLE OF IC 60-67 NAMES OF PARTS 7-10 DISASSEMBLY 11-13 REPLACEMENT PARTS LIST 72-78 **REMOVING AND REINSTALLING** PACKING METHOD(FOR UK ONLY)80 ADJUSTMENT 19–28 **INHALTSVERZEICHNIS** (D) Seite BLOCKSCHALTPLAN SICHERHEITSMASSNAHME FÜR SCHEMATISCHER SCHALTPLAN/ SERVICE-ANLEITUNG2,3 VERDRAHTUNGSSEITE DER LEITERPLATTE 33-45 TECHNISCHE DATEN4-6 SPANNEN DER SKALENSCHNUR4-6 ANMERKUNGEN ZUM SCHEMATISCHEN BEZEICHNUNG DER TEILE7-10 ZERLEGEN11-13 ENTFERNEN UND EINBAUEN DER FUNCTIONSTABELLE DER INTEGRIERTENS CHALTUNG 60–67 EINSTELLUNG19–28 ERSATZTEILLISTE 72–78 **TABLE DES MATIÈRES** (F)CONSIGNES DE SÉCURITÉ POUR LE DIAGRAMME SCHÉMATIQUE/CÔTÉ CÂBLAGE DE CARACTÉRISTIQUES4-6 REMARQUES CONCERNANT LE DIAGRAMME MISE EN PLACE DU EIL DE CADRAN4-6 NOMENCLATURE7-10 DÉMONTAGE ET REMONTAGE DES PIÈCES PRINCIPALES14-18

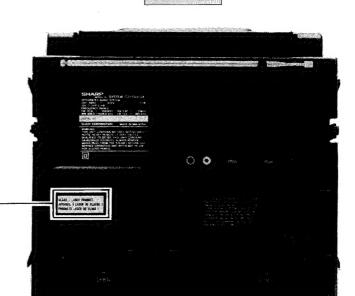
© SAFETY PRECAUTION FOR SERVICE MANUAL(FOR EUROPE/UK ONLY)

Precaution to be taken when replacing and servicing the Laser Pickup.

The AEL (Accessible Emission Level) of Laser Power Output for this model is specified to be lower than Class I Requirements. However, the following precautions must be observed during servicing to protect your eyes against exposure to the Laser:-

- (1) If the disc holder open-close detecting switch SW961 is turned on (the disc holder is closed) after the selector switch is set to CD and power supply is turned on, the laser diode lights for several seconds. While the laser is emitted and the compact disc is not loaded, do not look into the Pickup Lens.
- (2) The Laser Power Output of the Pickup inside the unit and replacement service parts have already been adjusted prior to shipping.
- (3) No adjustment to the Laser Power should be attempted when replacing or servicing the Pickup.
- (4) Under no circumstances look directly into the Pickup Lens at any time.

CLASS I LASER PRODUCT APPAREIL À LASER DE CLASSE I PRODUCTO LASER DE CLASE I



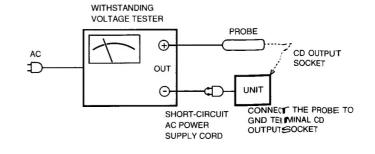
FOR UK

IMPORTANT SERVICE NOTES (FOR UK ONLY)

Before returning the unit to the customer after completion of a repair or adjustment it is necessary for the following withstand voltage test to be applied to ensure the unit is safe for the customer to use

Setting of Withstanding Voltage Tester and set

Setting of Withstanding Voltage Tester and Set.			
Set name	set value		
Withstanding Voltage Tester			
Test voltage	4,240 VPEAK 3,000 VRMS		
Set time	6 secs		
Set current(Cutoff current)	current(Cutoff current) 4 mA		
Unit			
Power ON			
Function Tuner			
Judgment			
OK: The "GOOD" lamp lights. NG: The "NG" lamp lights and the buzzor sounds.			



(D)

SICHERHEITSMASSNAHME FÜR SERVICE-ANLEITUNG

Zu treffende Vorsichtsmaßregeln beim Auswechseln und Warten des Laserabtsters

Der AEL (empfangener Emissionspegel) der Laserausgangsleistung für dieses Modell ist bestimmt, unter der Anforderung der Klasse 1 zu liegen. Beim Warten müssen jedoch die folgenden Vorsichtsmaßregeln befolgt werden, um Ihre Augen vor dem Laserstrahl zu schützen.

- (1) Wenn nach Einstellen des Wahlschalters auf CD und Einschalten der Stromversorgung der Öffnen/Schließen-Detektorschalter SW961 des Disc-Fachs aktiviert wird (das Disc-Fach ist geschlossen),, leuchtet die Laserdiode für mehrere Sekunden auf. Während der Laser ausgestrahlt wird und die Compact Disc leer ist,, unbedingt jeglichen Augenkontakt mit der Abtasterlinse vermeiden.
- (2) Die Laserausgangsleistung des Abtasters im Gerät und die Ersatzteile sind schon werkseitig eingestellt worden.
- (3) Beim Auswechseln oder Warten des Abtasters sollte keine Einstellung der Laserausgangsleistung versucht werden.
- (4) Unter keinen Umständen direkt auf den Abtaster blicken.

(F)

CONSIGNES DE SÉCURITÉ POUR LE MANUEL DE SERVICE

Précautions à prendre pour la réparation et l'entretien de la cellule porte-laser

Le niveau d'émission accessible (AEL en anglais) de la puissance de laser de cet appareil satisfait à la norme de classe 1. Il serait prudent toutefois de prendre les précautions suivantes pour vous protéger contre l'exposition aux rayons laser:-

- (1) Si on enclenche le commutateur de détection d'ouverture/fermeture de porte-disque (SW961) - on ferme le porte-disque - après avoir amené le sélecteur sur CD en laissant l'appareil sous tension, la diode laser s'allume quelques secondes. Si l'appareil émet le rayon laser alors qu'il ne contient pas de disque, ne pas regarder l'objectif de la cellule.
- (2) La puissance de sortie laser de la cellule livrée avec l'appareil et de celles fournies comme pièces de rechange a été déjà ajustée avant l'expédition.
- (3) Lors de la révision de la cellule porte-laser, ne pas tenter d'ajuster la puissance laser.
- (4) En aucun cas, on ne regardera l'objectif de lacellule à l'oeil



CLASS I LASER PRODUCT APPAREIL À LASER DE CLASSE I PRODUCTO LASER DE CLASE I

LASER KLASSE 1 LUOKAN 1 LASERLAITE KLASS 1 LASERAPPARAT



(E)

FOR A COMPLETE DESCRIPTION OF THE OPERATION OF THIS UNIT, PLEASE REFER TO THE OPERATION MANUAL.

SPECIFICATIONS

General

Power source: AC 230 - 240 V, 50 Hz

DC 12 V ["D" size (UM/SUM-1.

R20 or HP-2) battery × 8] PMPO; 46 W (23 W + 23 W)

Output power: (AC operation) (For Europe

MPO; 14 W (7 W + 7 W) /Australia)

(AC operation, DIN 45 324)

MPO (Max.); 22 W (11 W + 11 W) Output power: (For UK)

(AC operation)

RMS; 10 W (5 W + 5 W) (DC operation, 10 % T.H.D.)

Headphones; 16-50 ohms Load impedance:

(recommended; 32 ohms) CD out: 0.5 V/10 kohms

Width; 294 mm (11-9/16") Dimensions:

Height; 269 mm (10-9/16") Depth; 229 mm (9")

3.7 kg (8.2 lbs.) without batteries Weight:

Tuner section

Frequency range:

FM; 87.5 - 108 MHz (For Europe LW; 148.5 - 283.5 kHz

/Australia)

MW; 526.5 - 1,606.5 kHz SW; 5.95 - 18 MHz

Frequency range: (For UK)

FM; 87.6 - 108 MHz LW; 150 - 285 kHz MW; 526.5 - 1,606.5 kHz

SW: 5.95 - 18 MHz

Tape deck section

Tape:

Frequency response: Signal/noise ratio:

Compact cassette tape 50 - 14,000 Hz (Normal tape) 55 dB (TAPE 1, playback)

50 dB (TAPE 2, recording/play-

Wow and flutter:

0.25 % (DIN 45 511)

(For Europe /Australia)

Wow and flutter:

0.25 % (WRMS)

(For UK)

Compact disc player section

Type:

Signal readout:

Compact disc player Non-contact, 3-beam semiconductor laser pickup

Rotational speed: Error correction:

200 - 500 rpm CLV, Approx. CIRC (Cross Interleave Reed-

Solomon Code)

Audio channels:

Decoder: Filter:

16-bit linear quantization

4-time oversampling 16-bit digital

filter

Frequency response: Dynamic range:

90 dB

Wow and flutter:

20 - 20,000 Hz Unmeasurable

(less than 0.001% W. peak)

Speaker section

Type:

2-way bass-reflex type

Speakers:

12 cm (4-3/4") free-edge woofer

x 2

Tweeter x 2

Maximum input

power:

Weight:

13 W 3 ohms

impedance: Dimensions:

Width; 170 mm (6-5/8")

Height; 261 mm (10-1/4")

Depth; 190 mm (7-7/16")

1.5 kg (3.3 lbs.)/each

Specifications for this model are subject to change without prior

notice.

STRINGING OF DIAL CORD

- 1. Turn the drum fully in the direction (4) shown in Fig. 4-2 and stretch its cord over the parts in the numerical order.
- 2. Then turn the tuning control shaft fully in the direction ® shown in Fig. 4-2 and fix its pointer as shown in Fig. 4-1.

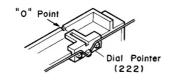


Figure 4-1

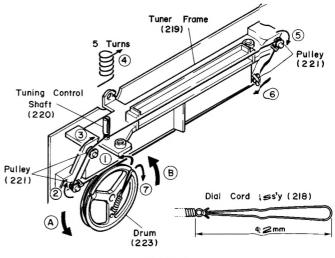


Figure 4-2

EINE VOLLSTÄNDIGE BESCHREIBUNG DER BEDIENUNG DIESES GERÄTES IST IN DER BEDIENUNGSANLEITUNG ENTHALTEN.

TECHNISCHE DATEN

Allgemeines

Spannungsversor-

Gleichspannung 12 V [Batterie in Größe "D" (UM/SUM-1, R20

Netzspannung 230 - 240 V, 50

oder HP-2) x 8]

Spitzenmusikleistung; 46 W (23 Ausgangsleistung: W + 23 W)

(Netzbetrieb)

Musikleistung; 14 W (7 W + 7 W) (Netzbetrieb, DIN 45 324) Sinusleistung; 10 W (5 W + 5 W) (Gleichspannungsbetrieb, DIN 45

324)

Belastungsimpedanz: Kopfhörer; 16-50 Ohm

(empfohlen; 32 Ohm) CD-Ausgang; 0,5 V/10 kOhm Breite; 294 mm

Abmessungen: Höhe; 269 mm

Tiefe; 229 mm 3.7 kg ohne Batterien Gewicht:

Tuner-Teil

Frequenzbereich:

UKW; 87,5 - 108 MHz LW; 148,5 - 283,5 kHz MW; 526,5 - 1.606,5 kHz KW; 5,95 - 18 MHz

● Tonbandgeräte-Teil

Band:

Kompaktcassettenband 50 - 14.000 Hz (Normalband) Frequenzgang: Rauschabstand: 55 dB (TAPE 1, Wiedergabe) 50 dB (TAPE 2, Aufnahme/Wie-

0.25 % (DIN 45 511)

dergabe)

Gleichlaufschwankun-

● Compact Disc Spieler-Teil

Compact Disc Spieler

Kontaktioser 3-Strahl-Halbleiter-Signalablesung:

Laser-Abtaster

Drehzahl: Ca. 200 - 500 U/min CLV CIRC (Kreuzverschachtelungs-Fehlerkorrektur:

Reed-Solomon-Code)

Tonkanäle:

Decoder: 16-Bit-Linearquantisierung 4fach-Oversampling-16-Bit-Digital-Filter:

20 - 20.000 Hz

90 dB

Frequenzgang: Dynamikbereich:

Gleichlaufschwankun-

gen:

Unterhalb der Meßgrenze (weniger als 0,001% Spitze, ge-

wichtet)

■ Lautsprecher-Teil

Lautsprecher:

2-Weg-Baßreflex-Ausführung Randloser 12 cm-Tieftöner x 2 Hochtöner x 2

Maximale Belastbar-

Impedanz:

13 W 3 Ohm Breite: 170 mm

Abmessungen:

Höhe; 261 mm Tiefe; 190 mm je 1,5 kg

Gewicht:

Die technischen Daten für dieses Modell können ohne vorherige Ankündigung Änderungen unterworfen sein.

SPANNEN DER SKALENSCHNUR

- 1. Die Trommel gemäß Abb. 4-2 in Richtung (A) ganz drehen und dann die Schnur in der numerischen Reihenfolge über die einzelnen Teile spannen.
- 2. Die Abstimmreglerachse gemäß Abb. 4-2 in Richtung ®ganz drehen und dann den Zeiger gemäß Abb. 4-1 befestigen.

 $\widehat{\mathsf{F}}$

POUR LA DESCRIPTION COMPLÈTE DU FONCTIONNEMENT DE CET APPAREIL, SE RE-PORTER AU MODE D'EMPLOI.

CARACTÉRISTIQUES

Général

230 - 240 V CA, 50 Hz Alimentation:

12 V CC [Pile "D" (UM/SUM-1,

R20 ou HP-2) × 81 PMPO; 46 W (23 W + 23 W) Puissance de sortie:

(fonctionnement sur CA) MPO; 14 W (7 W + 7 W)

(fonctionnement sur CA, DIN 45

RMS; 10 W (5 W + 5 W) (fonctionnement sur CC, DIN 45

324)

Impédance de charge: Casque; 16-50 ohms

(recommandé; 32 ohms) Sortie CD; 0,5V/10 k ohms Largeur; 294 mm

Dimensions:

Hauteur; 269 mm Profondeur; 229 mm

3,7 kg sans piles Poids:

Tuner

Gamme de fré-

FM; 87,5 - 108 MHz quences:

GO; 148,5 - 283,5 kHz PO: 526,5 - 1.606,5 kHz OC; 5,95 - 18 MHz

Platine

Bande:

Cassette compacte

Réponse en fré-

quence: Rapport signal/bruit:

50 - 14.000 Hz (Bande normale) 55 dB (TAPE 1, lecture) 50 dB (TAPE 2, enregistre-

ment/lecture)

Pleurage et scintillement:

0,25 % (DIN 45 511)

• Lecteur de disque compact

Procédé de lecture:

Lecteur de compact disc Sans contact, par laser à semiconducteur à 3 faisceaux

Vitesse de rotation: Système de correc200-500 tr/mn CLV, approxi. CIRC (Cross Interleave Reed-

Solomon Code)

Canaux audio: Décodeur: Filtre:

tion:

ment:

Quantification linéaire 16 bits Filtre numérique 16 bits de sur-

échantillonnage par 4

Réponse en fréquence:

20 - 20.000 Hz 90 dB

Gamme dynamique: Pleurage et scintille-

Non mesurable (au-dessous de

0,001%, crête, pondéré)

■ Enceinte

À 2 voies, baffle réflex Haut-parleurs:

Woofer à bords libres de 12 cm

Tweeter x 2

Puissance d'entrée

maximale: 13 W Impédance:

3 ohms Largeur; 170 mm Dimensions:

Hauteur; 261 mm Profondeur; 190 mm

Poids: 1,5 kg/chacune

Les caractéristiques de ce modèle sont sujettes à modification sans préavis.

MISE EN PLACE DU FIL DE CADRAN

- 1. Tourner entièrement le tambour dans la direction A indiqué dans la Fig.4-2 et mettre le fil de cordon sur les parties dans l'ordre numérique.
- 2. Tourner entièrement l'arbre de commande d'accord dans la direction ® dans la fig. 4-2 et fixer l'aiguille comme l'illustre la Fig.4-1.

(E)

NAMES OF PARTS

CD display section

- 1. Play Indicator: ▶
- 2. Track Number Indicator
- 3. Random Indicator
- 4. Minutes and Seconds Indicator
- 5. Memory Indicator: M
- 6. Pause Indicator: II
- 7. Programme Indicator: P
- 8. Repeat Indicator:

CD section

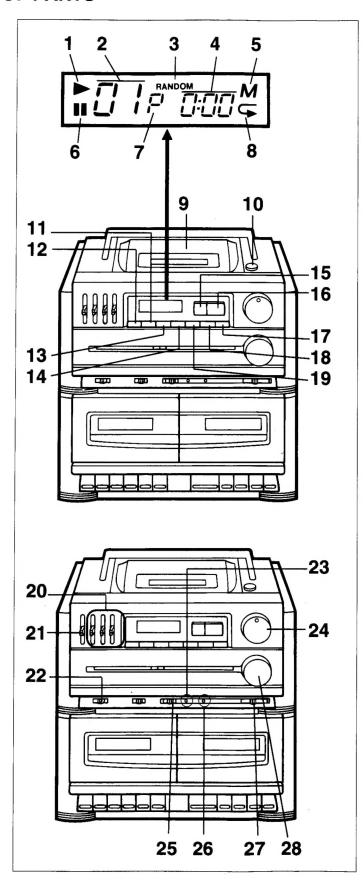
- 9. CD Compartment
- 10. CD Eject Button: ▲
- 11. Clear Button
- 12. Random Button
- 13. Call Button
- 14. Memory Button
- 15. Stop Button: ■
- 16. Play/Repeat Button: ▶ □
- 17. Track Up/Cue Button: ▶►I/▶►
- 18. Track Down/Review Button: I◄◄/◄◄
- 19. Pause Button: II

Amplifier section

- 20. Graphic Equalizer Controls
- 21. Extra Bass Control: X-BASS
- 22. Power/Function Switch
- 23. Power Indicator
- 24. Volume Control

Tuner section

- 25. FM Mode/Tape Selector Switch
- 26. FM Stereo Indicator
- 27. Band Selector Switch
- 28. Tuning Control



BEZEICHNUNG DER TEILE

CD-Anzeigeteil

- 1. Wiedergabeanzeige: ▶
- 2. Titelnummernanzeige
- 3. Anzeige für Wiedergabe in beliebiger Reihenfolge
- 4. Minuten- und Sekundenanzeige
- 5. Speicheranzeige: M
- 6. Pausenanzeige: II
- 7. Programmanzeige: P
- 8. Wiederholanzeige:

CD-Teil

- 9. CD-Fach
- 10. CD-Auswurftaste:
- 11. Löschtaste
- 12. Taste für Wiedergabe in beliebiger Reihenfolge
- 13. Abruftaste
- 14. Speichertaste
- 15. Stopptaste: ■
- 16. Wiedergabe-/Wiederholtaste: ▶ □
- 17. Titel-Aufwärts-/Vorwärtssuchlauf-Taste:
- 18. Titel-Abwärts-/Rückwärtssuchlauf-Taste : 144/44
- 19. Pausentaste: II

Verstärker-Teil

- 20. Regler des graphischen Equalizers
- 21. Extratieftonregler: X-BASS
- 22. Netz-/Funktionsschalter
- 23. Einschaltanzeige
- 24. Lautstärkeregler

Tuner-Teil

- 25. UKW-Betriebsarten-/ Bandsortenwahlschalter
- 26. UKW-Stereoanzeige
- 27. Wellenbereichswahlschalter
- 28. Abstimmregler

(F) **NOMENCLATURE**

Affichage CD

- 1. Voyant de lecture: ▶
- 2. Voyant de numéro de plage
- 3. Voyant de lecture au hasard
- 4. Voyant des minutes et secondes
- 5. Voyant de mémoire: M
- 6. Vovant de pause: II
- 7. Voyant de programme: P 8. Voyant de répétition: \subset

• CD

- 9. Compartiment CD
- 10. Touche d'éjection CD:
- 11. Touche d'effacement
- 12. Touche de lecture au hasard
- 13. Touche d'appel
- 14. Touche de mémoire
- 15. Touche d'arrêt:
- 16. Touche de lecture/répétition: ▶ □
- 17. Touche de plage haut/repérage avant: ▶►I/►►
- 18. Touche de plage bas/repérage arrière: ►
- 19. Touche de pause: II

Amplificateur

- 20. Commandes de l'égaliseur graphique
- 21. Commande des extra-graves: X-BASS
- 22. Commutateur marche-arrêt/fonction
- 23. Voyant d'alimentation
- 24. Commande de volume

Tuner

- 25. Sélecteur de mode FM/bande
- 26. Voyant de FM stéréo
- 27. Sélecteur de gamme d'ondes
- 28. Commande d'accord

Tape section

- 1 Dubbing Speed Switch
- 2. FM Mode/Tape Selector Switch

TAPE 2

- 3. Record Button: ●
- 4. Play Button: ▶
- 5. Rewind Button: ◀◀
- 6. Fast Forward Button: ▶▶
- 7. Stop/Eject Button: ■/≜
- 8. Pause Button: II

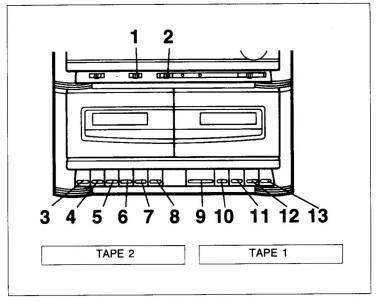
TAPE 1

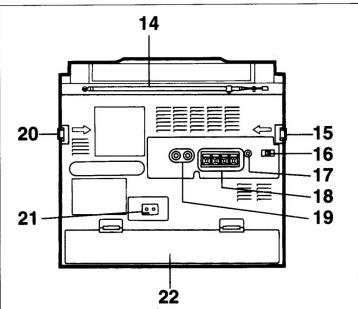
- 9. Play Button: ▶
- 10. Rewind Button: ◀◀
- 11. Fast Forward Button: ▶▶
- 12. Stop/Eject Button: ■/≜
- 13. Pause Button: II

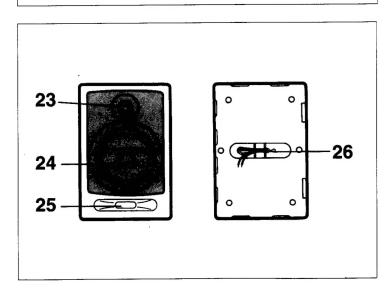
Rear panel

- 14. FM/SW Telescopic Rod Aerial
- 15. Speaker Release Lever
- 16. Beat Cancel Switch
- 17. Headphones Socket
- 18. Speaker Terminals
- 19. CD Output Sockets
- 20. Speaker Release Lever
- 21. AC Power Input Socket
- 22. Battery Compartment

- Speaker section
- 23. Tweeter
- 24. Woofer
- 25. Bass Reflex Port
- 26. Speaker Wire







(D)

Cassettenteil

- 1. Überspielgeschwindigkeitsschalter
- 2. UKW-Betriebsarten-/Bandsortenwahlsc halter

TAPE 2

- 3. Aufnahmetaste: ●
- 4. Wiedergabetaste: ►
- 5. Rückspultaste: ◄◄
- 6. Schnellvorlauftaste: ▶▶
- 7. Stopp-/Auswurftaste: ■/▲
- 8. Pausentaste: II

TAPE 1

- 9. Wiedergabetaste: ▶
- 10. Rückspultaste: ◄◀
- 11. Schnellvorlauftaste: ▶▶
- 12. Stopp-/Auswurftaste: ■/≜
- 13. Pausentaste: II

Rückwand

- 14. UKW/KW-Teleskopantenne
- 15. Lautsprecher-Freigabehebel
- 16. Schwebungsunterdrückungsschalter
- 17. Kopfhörerbuchse
- 18. Lautsprecherklemmen
- 19. CD-Ausgangsbuchsen
- 20. Lautsprecher-Freigabehebel
- 21. Netzeingangsbuchse
- 22. Batteriefach

(F)

Cassette

- 1. Commutateur de vitesse de copie
- 2. Sélecteur de mode FM/bande

TAPE 2

- 3. Touche d'enregistrement: •
- 4. Touche de lecture: ▶
- 5. Touche de rebobinage: ◄◄
- 6. Touche d'avance rapide: ▶▶
- 7. Touche d'arrêt/éjection: ■/▲
- 8. Touche de pause: II

TAPE 1

- 9. Touche de lecture: ▶
- 10. Touche de rebobinage: ◄◀
- 11. Touche d'avance rapide: ▶▶
- 12. Touche d'arrêt/éjection: ■/▲
- 13. Touche de pause: II

• Panneau arrière

- 14. Antenne télescopique FM/OC
- 15. Levier de libération d'enceinte
- 16. Commutateur antibattement
- 17. Prise de casque
- 18. Bornes d'enceinte
- 19. Prises de sortie CD
- 20. Levier de libération d'enceinte
- 21. Prise d'entrée secteur
- 22. Logement de piles

Lautsprecher-Teil

- 23. Hochtöner
- 24. Tieftöner
- 25. Baßreflexausgang 26. Lautsprecherkabel

23. Tweeter 24. Woofer

Enceinte

- 25. Évent de baffle réflex
- 26. Fil d'enceinte

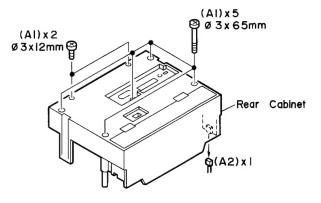
DISASSEMBLY

Caution on Disassembly

Follow the below-mentioned notes when disassembling the unit and reassembling it, to keep its safety and excellent performance:

- 1. Take cassette tape and compact disc out of the unit.
- 2. Be sure to remove the power supply plug from the wall outlet before starting to disassemble the unit and remove the batteries from the unit.
- 3. Take off nylon bands or wire holders where they need be removed when disassembling the unit. After servicing the unit, be sure to rearrange the leads where they were before disassembling.
- 4. Take sufficient care on static electricity of integrated circuits and other circuits when servicing.

STEP	REMOVAL	PROCEDURE	FIGURE
UNIT			
1	Rear Cabinet	1. Screw(A1)x7	11-1
		2. Socket(A2)x1	
2	Top Cabinet	1. Screw(B1)x4	11-2
		2. Tip(B2)x1	
		3. Socket(B3)x1	11-3
		4. Flat Wire(B4)x1	12-3
3	Main PWB	1. Screw(C1)x2	11-3
	(with Tuner Frame)	2. Knob(C2)x1	12-1
		3. Spring(C3)x1	11-1
		4. Socket(C4)x4	11-1,3
		5. Flat Wire(C5)x1	11-1
4	Tape Mechanism	1. Open the cassette Holder	-
		2. Screw(D1)x1	11-3
		3. Washer(D2)x1	
		4. Lever(D3)x1	
		5. Screw(D4)x7	
5	Volume PWB	1. Knob(E1)x1	12-1
		2. Nut(E2)x1	
		3. Washer(E3)x1	
6	Graphic EQ. PWB	1. Screw(F1)x3	12-2
7	LCD PWB	1. Flat Wire(G1)x1	12-3
		2. Screw(G2)x4	
8	Switch PWB	1. Screw(H1)x1	12-3
		2. Hook(H2)x1	
9	CD Servo PWB	1. Flexible PWB(J1)x1	12-3
		2. Screw(J2)x4	
		3. Socket(J3)x1	
10	CD Mechanism	1. Screw(K1)x3	12-3
SPEAK	ER		
11	Front Panel	1. Screw(L1)x6	12-4



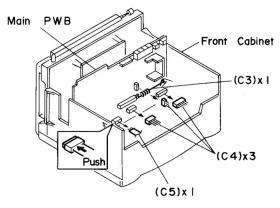


Figure11-1

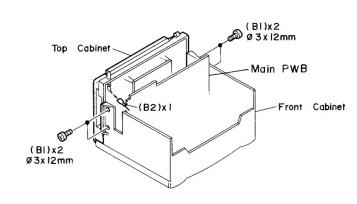
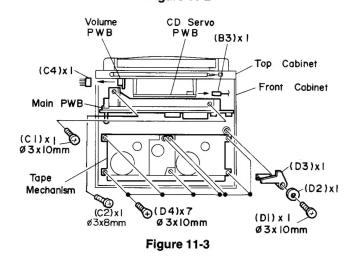
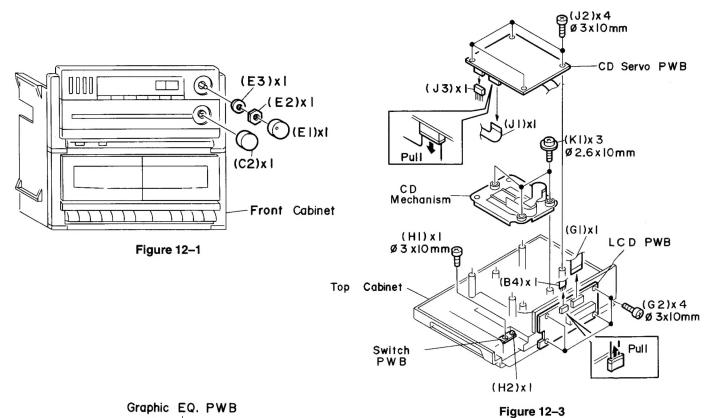
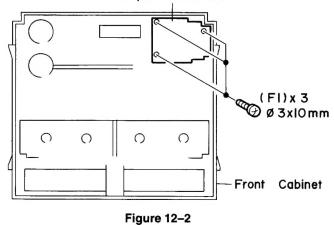


Figure 11-2







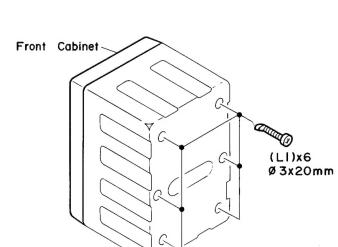


Figure 12-4

ZERLEGEN

Vorsichtsmaßregeln für das Zerlegen

Beim Zerlegen und Zusammenbauen des Gerätes die folgenden Anweisungen befolgen,, um dessen Betriebssicherheit und ausgezeichnete Leistung aufrechtzuerhalten.

- 1. Cassettenband und Compact Disc aus dem Gerät herausnehmen.
- 2. Bevor mit dem Zerlegen des Gerätes begonnen wird,, unbedingt den Netzstecker aus der Wandsteckdose ziehen und die Batterien aus dem Gerät entfernen.
- Nylonbänder oder Leitungshalter entfernen,, falls dies beim Zerlegen des Gerätes erforderlich ist. Nach Warten des Gerätes darauf achten,, die Leitungen wieder so zu verlegen,, wie sie vor den Zerlegen angeordnet waren.
- 4. Beim Warten auf statische Elektrizität der integrierten Schaltkreise und andere Schaltungen achten.

SCH- RITT	ENTFERNEN	VERFAHREN	ABBIL- DUNG		
GERA	GERÄT				
1	Gehäusehintertei	1. Schraube (A1)x7 2. Buchse (A2)x1	11-1		
2	Gehuseoberteil	1. Schraube (B1)x4 2. Spitze (B2)x1	11-2		
		3. Buchse(B3)x1 4. Flachdraht(B4)x1	11-3 12-3		
3	Hauptleiterplatte (mit Tunerrahmen)	1. Schraube (C1)x2 2. Knopf (C2)x1	11-3 12-1		
	(mit runerranmen)	3. Feder (C3)x1 4. Buchse (C4)x4 5. Flachdraht (C5)x1	11-1 11-1,3 11-1		
4	Cassettenlaufwerk	1. Das Cassettenfach öffnen 2. Schraube(D1)x1 3. Unterlegscheibe(D2)x1 4. Hebel(D3)x1 5. Schraube(D4)x7	11-3		
5	Lautstärke- Leiterplatte	1. Knopf (E1)x1 2. Mutter (E2)x1 3. Unterlegscheibe (E3)x1	12-1		
6	Equalizer- Leiterplatte	1. Schraube(F1)x3	12-2		
7	LCD-Leiterplatte	1. Flachdraht(G1)x1 2. Schraube(G2)x4	12-3		
8	Schalter-Leiterplatte	1. Schraube (H1)x1 2. Haken (H2)x1	12-3		
9	CD-Servo- Leiterplatte	1. Flexible Leiterplatte(J1)x1 2. Schraube(J2)x4 3. Buchse(J3)x1	12-3		
10	CD-Mechanismus	1. Schraube (K1)x3	12-3		
LAUT	SPRECHER				
11	Frontplatte	1. Schraube(L1)x6	12-4		

$\widehat{\mathsf{F}}$

DÉMONTAGE

Précautions pour le démontage

Lors du démontage de l'appareil et de son remontage, suivre les précautions ci-dessous, pour maintenir la sécurité et d'excellentes performances.

- 1. Enlever la cassette/compact discv de l'unité.
- 2. S'assurer de retirer la fiche d'alimentation secteur de la prise murale avant de démarrer le démontage de l'appareil et déposer les piles de l'appareil.
- Déposer les bandes de nylon ou les serre-câbles si nécessaire lors du démontage de l'appareil. Après la réparation de l'appareil, s'assurer de redisposer les fils tel qu'ils étaient avant le démontage.
- 4. Faire attention à l'électricité statique des circuits intégrés et des autres circuits lors de la réparation.

ÉTAPE	DÉPOSE	PROCÉDÉ	FIGURE
APPAREIL			L
1	Coffret arrière	1. Vis(A1)x7 2. Douille(A2)x1	11-1
2	Coffret supérieur	1. Vis	11-2 11-3 12-3
3	PMI principale (avec cadre de tuner)	1. Vis	11-3 12-1 11-1 11-1,3 11-1
4	Mécanisme cassette	1. Ouvrir le porte-cassette 2. Vis	- 11-3
5	PMI de volume	1. Bouton (E1)x1 2. Écrou (E2)x1 3. Rondelle (E3)x1	12-1
6	PMI d'égal. graphique	1. Vis(F1)x3	12-2
7	PMI de LCD	1. Fil plat(G1)x1 2. Vis(G2)x4	12-3
8	PMI de commutateur		12-3
9	PMI d'asservissement CD	1. PMI flexible(J1)x1 2. Vis(J2)x4 3. Douille(J3)x1	12-3
10	Mécanisme CD	1. Vis(K1) x3	12-3
ENCE			
11	Panneau avant	1. Vis(L1) x6	12-4

(E)

REMOVING AND REINSTALLING THE MAIN PARTS

TAPE MECHANISM SECTION

Perform steps 1, 2, 3 and 4 of the disassembly method to remove the tape mechanism.

How to remove the record playback and erase heads (TAPE 2) (See Fig. 14-1.)

- 1. Press the PLAY button to lift the head.
- Remove the two screws (A1) to remove the record/playback head.
- Remove the two screws (A2) to remove the erase head.Note:

After replacing the heads and completing the azimuth adjustment, be sure to apply screwlock.

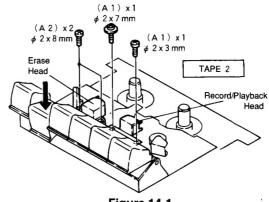


Figure 14-1

How to remove the playback head (TAPE 1) (See Fig. 14-2.)

- 1. Press the PLAY button to lift the head.
- 2. Remove the two screws (B1) to remove the playback head. Note:

After replacing the head and completing the azimuth adjustment, be sure to apply screwlock.

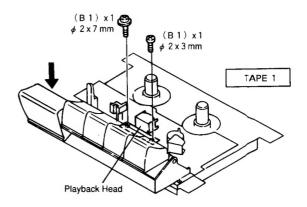


Figure 14-2

How to remove the pinch roller (TAPE 1/2) (See Fig. 14-3.)

Carefully bend the pinch roller pawl in the direction of the arrow
 and remove the pinch roller (C1) upwards.

TAPE 1/2 (C 1) Pinch Roller Figure 14-3

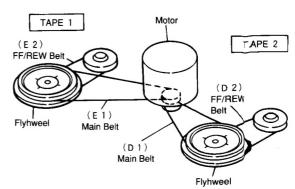


Figure 14-4

How to remove the belt (TAPE 2) (See Fig. 14-4.)

- 1. Remove the main belt (D1) from the motor side.
- 2. Remove the FF/REW belt (D2).

How to remove the belt (TAPE 1) (See Fig. 14-4.)

- 1. Remove the tape 2 main belt (D1) from the motor side.
- 2. Remove the tape 1 main belt (E1) from the motor side.
- Remove the FF/REW belt (E2).



ENTFERNEN UND EINBAUEN DER HAUPTTEILE

BANDMECHANISMUS-TEIL

Zum Entfernen des Bandmechanismus die Schritte 1, 2, 3 und 4 des Ausbauverfahrens durchführen.

Entfernen der Aufnahme-/Wiedergabe- und Löschköpfe (TAPE 2) (Siehe Abb. 14-1.)

- 1. Zum Anheben des Kopfes die PLAY-Taste drücken.
- Zum Entfernen des Aufnahme-/Wiedergabekopfes die zwei Schrauben (A1) losdrehen.
- Zum Entfernen des Löschkopfes die zwei Schrauben (A2) losdrehen.

Hinweis:

Nach dem Auswechseln der Köpfe und Einstellen des Azimuts unbedingt das Schraubensicherungsmittel anwenden.

Entfernen des Wiedergabekopfes (TAPE 1) (Siehe Abb. 14-2.)

- 1. Zum Anheben des Kopfes die PLAY-Taste drücken.
- Zum Entfernen des Wiedergabekopfes die zwei Schrauben (B1) losdrehen.

Hinweis:

Nach dem Auswechseln der Köpfe und Einstellen des Azimuts unbedingt das Schraubensicherungsmittel anwenden.

Entfernen der Andruckrolle (TAPE 1/2) (Siehe Abb. 14-3.)

 Die Andruckrollenklinke in der Pfeilrichtung
 sorgfältig biegen und die Andruckrolle (C1) nach oben entfernen.

Entfernen des Riemens (TAPE 2) (Siehe Abb. 14-4.)

- Den Hauptriemen (D1) von der Motorseite entfernen.
- 2. Den Schnellvorlauf-/Rückspulriemen (D2) entfernen.

Entfernen des Riemens (TAPE 1) (Siehe Abb. 14-4.)

- Den Hauptriemen (D1) von TAPE 2 aus der Motorseite entfernen
- Den Hauptriemen (E1) von TAPE 1 aus der Motorseite entfernen.
- 3. Den Schnellvorlauf-/Rückspulriemen (E2) entfernen.

(F)

DÉMONTAGE ET REMONTAGE DES PIÈCES PRINCIPALES

MÉCANISME MAGNÉTOPHONE

Effectuer les opérations des étapes 1, 2, 3 et 4 du démontage pour retirer le mécanisme cassette.

Enlèvement des têtes d'enregistrement/lecture et d'effacement (TAPE2)(Voir Fig. 14-1.)

- 1. Soulever la tête en appuyant sur la touche PLAY.
- Dévisser la tête d'enregistrement/lecture qui est fixée par les deux vis (A1).
- 3. Dévisser la tête d'effacement maintenue par les deux vis (A2).

Note:

Après la remise en place et l'azimutage des têtes, ne pas oublier de verrouiller les vis.

Enlèvement de la tête de lecture (TAPE 1) (Voir Fig. 14-2.)

- 1. Soulever la tête en appuyant sur la touche PLAY.
- 2. Dévisser la tête de lecture qui est fixée par les deux vis (B1).

Note:

Après la remise en place et l'azimutage de la tête, ne pas oublier de verrouiller les vis.

Enlèvement du galet (TAPE 1/2) (Voir Fig. 14-3.)

1. Courber attentivement le cliquet du galet dans le sens indiqué par la flèche (A) puis retirer le galet (C1) par le haut.

Enlèvement de la courroie (TAPE 2) (Voir Fig. 14-4.)

- 1. Ôter la courroie principale (D1) à partir du moteur.
- 2. Enlever la courroie FF/REW (D2).

Enlèvement de la courroie (TAPE 1) (Voir Fig. 14-4.)

- 1. Retirer la courroie de bande 2 (D1) à partir du moteur.
- 2. Retirer la courroie de bande 1 (E1) à partir du moteur.
- 3. Enlever la courroie FF/REW (E2).



How to remove the flywheel (TAPE 2) (See Fig. 16-1.)

- 1. Remove the belt.
- 2. Remove the screw (F1) to remove the pause kick lever.
- 3. Remove the washer (F2) upwards.
- 4. Remove the stop washer (F3) with a small precision screwdriver to extract the flywheel from the capstan metal.

Note

When the stop washer is deformed or damaged, replace it with a new one.

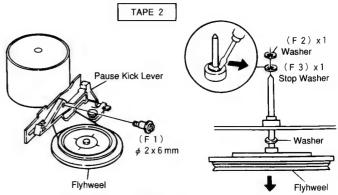


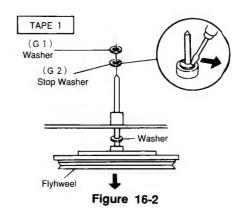
Figure 16-1

How to remove the flywheel (TAPE 1) (See Fig. 16-2.)

- 1. Remove the belt.
- 2. Remove the washer (G1) upwards.
- 3. Remove the stop washer (G2) with a small precision screwdriver to extract the flywheel from the capstan metal.

Note:

When the stop washer is deformed or damaged, replace it with a new one.



How to remove the motor (See Fig. 16-3.)

- 1. Remove the belt.
- 2. Remove the six screws (H1) to remove the tape 1 mechanism.
- 3. Remove the three screws (H2) to remove the motor.

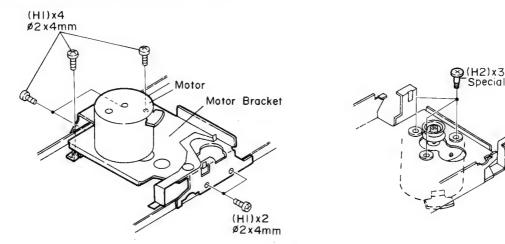


Figure 16-3

How to reinstall the parts

Install each part in the reverse order of the removal with care.

(D)

ADJUSTMENT

As for adjusting method refer to the relevant explanation in Service Manual "ADJUSTMENT PROCEDURES OF AUDIO PRODUCTS".

MECHANISM SECTION

Driving Force Check

Torque Meter	Specified Value
Play: TW-2412	Over 50 g

Torque Check

Torque Meter	Specified Value	
	Tape1	Tape2
Play: TW-2111	30 to 60 g.cm	30 to 60 g.cm
Fast forward: TW-2231	55 to 140 g.cm	55 to 140 g.cm
Rewind: TW-2231	55 to 140 g.cm	55 to 140 g.cm

Head Azimuth

Test Tape	Instrument Connection
MTT-114	Headphones Jack
	(Load resistance: 32 ohms)

Tape Speed

Test Tape	Adjusting Point	Specified Value	Instrument Connection
MTT-111	VR401	3,000 ± 90Hz	Headphones Jack (Load resistance: 32 ohms)

TAPE SECTION

Position of each switch or conf	rol	
Volume	Max	
Beat cancel switch	Α	
Graphic equalizer/X-Bass	Center	
Dubbing speed	Normal	
Function	Tape	

Bias Oscillation Check

	Specified Value
Beat cancel	A: 80 ± 4 kHz
	B: +4 ± 1 kHz for A
	C: +6 ± 1 kHz for A

• Erase Current Check

	Specified Value
Resistor for measurement:1 ohm	80 ± 25 mV

• Playback Amplifier Sensitivity Check

Test Tape	Specified Value	Instrument Connection
MTT-118	1.0 V ± 3 dB	Speaker Terminal
		(Load resistance: 3 ohms)

EINSTELLUNG

Einzelheiten über das Einstellverfahren sind in den enstsprelchenden Erklärungen der Service-Anleitung "EINSTELLVERFAHREN FÜR AUDIOPRODUKTE" angegeben.

MECHANISMUS-TEIL

• Überprüfung der Antriebskraft

Drehmomentmesser	Vorgeschriebener Wert	
Wiedergabe: TW-2412	über 50 g	

Übernrüfung des Drehmoments

Drehmomentmesser	Vorgeschriebener Wert	
	Band 1	Band 2
Wiedergabe: TW-2111	30 - 60 g.cm	30 - 60 g.cm
Schnellvorlauf: TW-2231	55 - 140 g.cm	55 - 140 g.cm
Rückspulung: TW-2231	55 - 140 g.cm	55 - 140 g.cm

Kopfazimut

Testband	Instrumentenanschluß
MTT-114	Kophörerstecker
	(Belastungswiderstand: 32 Ohm)

Bandgeschwindigkeit

	Testband	Einstell- punkt	Vorgeschrie- bener Wert	Instrumente- nanschluß
Normale Geschwin- digkeit	MTT-111	VR401	3.000 ± 90 Hz	Kophörer- stecker (Belastungs- widerstand: 3 Ohm)

(F)

RÉGLAGE

Pour la méthode de réglage, se reporter aux indications concernées dans le Manuel de service "PROCEDES DE RE-GLAGE DES PRODUITS ACOUSTIQUES".

PARTIE MECANISME

Vérification de la force d'entraînement

Verification de la force d'entramement		
Torsiomètre	Valeur spécifée	
Lecture: TW-2412	Plus de 50	

· Vérification du couple

Torslomètre	Valeur spécifée		
	Bande 1	Bande 2	
Lecture: TW-2111	30 à 60 g.cm	30 à 60 g.cm	
Avance rapide: TW-2231	55 à 140 g.cm	55 à 140 g.cm	
Rebobinage: TW-2231	55 à 140 g.cm	55 à 140 g.cm	

Azimut de la tête

Bande d'essai	Instrument de connexion
MTT-114	Prise de casque
	(Résistance de charge: 32 ohms)

Vitesse de défilement

	Bande d'essai	Point de réglage	Valeur spécifiée	Instrument de connexion
Vitesse normale	MTT-111	VR401	3.000 ± 90 Hz	Prise de casque (Résistance de charge: 3 ohms)

DECK-TEIL

Stellung jedes schalters oder stellers		
Lautstärke	Max	
Schwebungsunterdrückungsschalter	Α	
Regler des graphischen Equalizers / Extratiefton	Mitte	
Schalter für Überspielgeschwindigkeit	Normal	
Funktionsschalter	Band	

Überprüfung der Vormagnetisierungs-Schawingungsfrequenz und des Vormagnetisierungsstroms

	Vorgeschriebener Wert
Unterdrückung von	A: 80 ± 4 kHz
Interferenzpfeifen	B: +4 ± 1 kHz für A
·	C: +6 ± 1 kHz für A

Überprüfung des Löschstroms

	Vorgeschriebener Wert
Widerstand zum Messen: 1 Ohm	80± 25 mV
••	

Überprüfung der Empfindlichkeit des Wiedergabe-Verstärkers

Testband	Vorgeschriebener Wert	Instrumentenanschluß
MTT-118	1,0 V ± 3 dB	Lautsprecherklemme (Belastungswiderstand: 3 Ohm)

PARTIE PLATINE

AITHETEATHE	
Position de chaque commutateur ou chaque commande	
Commande de Volume	Max
Commutateur antibattement	Α
Commande de l'égaliseur graphique / extra-graves	Centre
Commutateur de vitesse de copie	Normal
Commutateur de fonction	Bande

Vérification de fréquence d'oscillation de polarisation/courant de polarisation

	Valeur spicifiée
Antibattement	A: 80 ± 4 kHz
	B: $+4 \pm 1$ kHz pourA
	C: +6 ± 1 kHz pourA

· Vérification du courant d'effacement

	valeur spiciniee
Résistance pour mesure: 1 ohm	80 ± 25 mV

• Vérification de la sensibilité de l'amplificate r de lecture

Bande d'essai	Valeur spécifiée	Instrument de connexion
MTT-118	1,0 V ± 3 dB	Borne d'enoi nte (Résistanced ← charge: 3 ohms)



Entfernen des Schwungrades (TAPE 2) (Siehe Abb. 16-1.)

- 1. Den Riemen entfernen.
- Zum Entfernen des Pausenhebels sie Schraube (F1) losdrehen.
- 3. Die Uterlegscheibe (F2) nach oben entfernen.
- Die Anschlagunterlegscheibe (F3) mit einem kleinen Präzisionsschraubenzieher entfernen, um das Schwungrad aus dem Tonwellenmetall herauszuholen.

Hinweis:

Wenn die Anschlagunterlegscheibe verformt oder beschädigt ist, diese gegen eine neue auswechseln.

Entfernen des Schwungrades (TAPE 1) (Siehe Abb. 16-2.)

- 1. Den Riemen entfernen.
- 2. Die Unterlegscheibe (G1) nach oben entfernen.
- 3. Die Anschlagunterlagscheibe (G2) mit einem kleinen Präzisionsschraubenzieher entfernen, um das Schwungrad aus dem Tonwellenmetall herauzuholen.

Hinweis:

Wenn die Anschlagunterlegscheibe verformt oder beschädigt ist, diese gegen eine neue auswechseln.

Entfernen des Motors (Siehe Abb. 16-3.)

- 1. Den Riemen entfernen.
- 2. Zum Entfernen des Band-1-Mechanismus die seche Schrauben (H1) losdrehen.
- 3. Zum Entfernen des Motors die drei Schrauben (H2) losdrehen.

F)

Retrait du volant (TAPE 2) (Voir Fig. 16-1.)

- 1. Ôter la courroie.
- 2. Dévisser le levier de pause qui est fixé par la vis (F1).
- 3. Retirer la rondelle (F2) par le haut.
- 4. Enlever, avec un tournevis de précision, la rondelle d'arrêt (F3) pour retirer le volant du coussinet de cabestan.

Note:

Lorsque la rondelle d'arrêt est déformée ou abîmée, il faut la remplacer par une neuve.

Retrait du volant (TAPE1) (Voir Fig. 16-2.)

- 1. Ôter la courroie.
- 2. Enlever la rondelle (G1) par le haut.
- Enlever avec un tournevis de précision, la rondelle d'arrêt (G2) pour retirer le volant du coussinet de cabestan.

Note:

Lorsque la rondelle d'arrêt est déformée ou abîmée, il faut la remplacer par une neuve.

Enlèvement du moteur (Voir Fig. 16-3.)

- Ôter la courroie.
- Dévisser le mécanisme de bande 1 qui est fixé par les six vis (H1).
- 3. Dévisser le moteur qui est fixé par les trois vis (H2).

(E)

CD MECHANISM SECTION

Perform steps 1, 2 and 10 of the disassembly method to remove the tape mechanism.

Removing the optical pickup(See Fig. 18-1.)

- 1. Remove 4 pawls (G1) and remove cover (G2).
- 2. Remove 4 screws (G3) and remove 2 shafts (G4).



CD-MECHANISMUS-TEIL

Zum Entfernen des Bandmechanismus die Schritte 1, 2 und 10 des Ausbauverfahrens durchführen.

Entfernen des optischen Abtasters (Siehe Abb. 18-1.)

- 4 Klauen (G1) entfernen und dann Abdeckung (G2) abnehmen.
- 4 Schrauben (G3) losdrehen und dann 2 Achsen (G4) abnehmen.



MÉCANISME CASSETTE

Effectuer les opérations des étapes 1, 2 et 10 du démontage pour retirer le mécanisme cassette.

Enlèvement de la cellule optique (Voir Fig.18-1.)

- 1. Dégager les 4 cliquets (G1) et enlever le couvercle (G2).
- 2. Défaire les 4 vis (G3) et retirer les 2 arbres (G4).

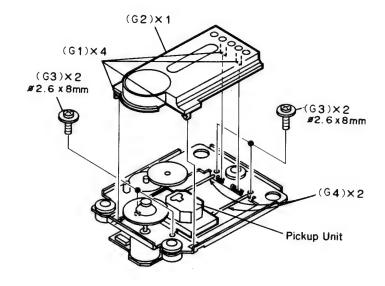


Figure 18-1

Einbauen der Teile

Jedes Teil in der umgekehrten Reihenfolge zur Entfernung sorgfältig einbauen.

Remontage des pièces

Remonter, avec précaution, chaque pièce en faisant l'inverse du.

SYSTEM -CD510H

TUNER SECTION

fL: Low-range frequency fH: High-range frequency

. FM IF/RF

1 111 11 11 11 11 11 11 11 11 11 11 11		
Test Stage	Specified Value/Adjusting Point	Instrument Connection
IF	T1	Input: Antenna Output: Pin 9 of IC2
Detection	T2	
Band Coverage	fL: L2 fH: TC2	
Tracking	88.0 MHz: L1 108.0 MHz: TC1	

VCO Frequency

Adjusting Point	Specified Value	Instrument Connection
VR1	38 kHz ± 100 Hz	Pin 6 of IC3

Note: Add a resistor(10 kohm) between pin 7 of IC3 and ground, and adjust in stereo state.

AM IF/RF

Test Stage	Specified Value/Adjusting Point	Instrument Connection
IF	Т3	Input: Antenna Output: Pin 5 of IC2
LW Band Coverage	fL: L6 fH: TC6	Input: Antenna Output: Pin 9 of IC2
LW Tracking	170 kHz: L3(LW) 270 kHz: TC7	
MW Band Coverage	fL: L5 fH: TC4	
MW Tracking	600 kHz: L3(MW) 1,400 kHz: TC3	
SW Band Coverage	fL: L7 fH: TC8	
SW Tracking	6.5 MHz: L4 16 MHz: TC5	

SPEAKERS CD OUT HEAD PHONES L3 MW/LW BAR ANT. MW TRACKING fL fH LW BAND fL COVERAGE **⊘⊚** ① IC3 SW BAND fH COVERAGE fL MW BAND | fL COVERAGE | fH TC3 Ø TC1fL TRACKING SW fL TRACKING fH _1.000-R/P SW **(** IC1 T1-FM IF MW TRACKING -VR401 CNS302 fH LW fL TRACKING MAIN PWB-A1

Figure 21 ADJUSTMENT POINTS

(D)

TUNER-TEIL

fL: Niedriger Frequenzbereich

fH: Hoher Frequenzbereich

Prüfstufe	Vorgeschriebener Wert/Einstellpunkt	Instrumentenan- schluß
ZF	T1	Eingang: Antenne
Demodulation	T2	Ausgang: Stift 9 von IC2
Frequenzbereich	fL: L2 fH: TC2	
Abtastung	88,0 MHz: L1 108,0 MHz: TC1	

Frequenz des spannungsgesteuerten Oszillators

Einstellpunkt	Vorgeschriebener Wert	Instrumentenan- schluß
VR1	38 kHz ± 100 Hz	Stift 6 von IC3

Hinweis: Einen Widerstand (10 kOhm) zwischen dem Stift 7 des IC3 und der Erdung zusetzen und im Stereo-Zustand einstellen.

MANA Zwiechen /Hechfre

Prüfstufe	Vorgeschriebener Wert/Einstellpunkt	Instrumentenan- schluß
ZF	ТЗ	Eingang: Antenne Ausgang: Stift 5 von IC2
LW- Frequenzbereich	fL: L6 fH: TC6	Eingang: Antenne Ausgang: Stift 9 von IC2
LW-Abtastung	170 kHz: L3 (LW) 270 kHz: TC7	
MW-Frequenz- bereich	fL: L5 fH: TC4	
MW-Abtastung	600 kHz: L3 (MW) 1.400 kHz: TC3	
KW-Frequenzbereich	fL: L7 fH: TC8	
KW-Abtastung	6,5 MHz: L4 16 MHz: TC5	

PARTIE TUNER

fL: basse fréquence fH: haute fréquence

· FI/RF FM

Etage d'essai	Valeur spécifiée/ Point de réglage	Instrument de connexion
=	T1	Entrée: Antenne
Détection	T2	Sortie: Broche 9 de
Couverture de gamme	fL: L2 fH: TC2	IC2
Alignement	88,0 MHz: L1 108.0 MHz: TC1	

Fréquence VCO

Point de réglage	Valeur spécifiée	Instrument de connexion
VR1	38 kHz ± 100 Hz	Broche 6 de IC3

Note: Aiouter la résistance (10 kohm) entre la broche 7 de IC3 et la terre. Puis, mettre l'appareil en mode stéréo.

FI/RF AM (PO)

Etage d'essai	Valeur spécifiée/ Point de réglage	Instrument de connexion
FI	Т3	Entrée: Antenne Sortie: Broche 5 de IC2
Couverture de gamme GO	fL: L6 fH: TC6	Entrée: Antenne Sortie: Broche 9 de
Alignement GO	170 kHz: L3 (GO) 270 kHz: TC7	IC2
Couverture de gamme PO	fL: L5 fH: TC4	
Alignement PO	600 kHz: L3 (PO) 1.400 kHz: TC3	
Couverture de gamme OC	fL: L7 fH: TC8	
Alignement OC	6,5 MHz: L4 16 MHz: TC7	

DIE ANWEISUNG DER FREQUENZEINSTELLUNG

Um der Postverfügung Nr. 478/1981 zu entsprechen, wird der UKW-Frequenzbereich mit Hilfe der Oszillatorspule (L2-unntere Eckfrequenz: 87,5 MHz) und des Osz illatortrimmers (TC2-obere Eckfrequenz: 108,0 MHz)



As for adjusting method refer to the relevant explanation in Service Manual "ADJUSTMENT PROCEDURES OF AUDIO PRODUCTS".

CD SECTION

As for preparation for adjustment, adjustment method and optical pickup replacement method refer to the Service Manual (Audio Equipment Adjustment).

1.Preparation for Adjustment

Be sure to refer to the Service Manual "Audio Equipment Adjustment".

Setting the Test Mode

Test Mode	Setting Method	Remarks	Dis	play
TEST MODE 0	Pressing simultaneously the "CLEAR" and "CALL" buttons, set the function switch to "CD".	All the segments light for 1.5 seconds and then the Test Mode 0 indication appears.		7 E57
TEST MODE 1	In TEST MODE 0 press once the PLAY button. (1st)	Laser lights.		7E57
TEST MODE 2	In TEST MODE 1 press once the PLAY button. (2nd)	Focus start (Servo ON)	02	7E57
TEST MODE 3	In TEST MODE 2 press once the PLAY button. (3rd)	Disc rotates. (Spin servo ON) (Use the disc.)	ЕП	7E57
TEST MODE 4	In TEST MODE 3 press once the PLAY button. (4th)	Tracking servo ON (Use the disc.)	04	7E57
TEST MODE 5	In TEST MODE 4 press once the PLAY button. (5th)	Track No. and time are indicated. (Use the disc.)	-	13日

^{*}Unless the CD lid switch SW961 is turned on, the test mode is not set.

Button Operation in Test Mode

- 1. When the STOP button is pressed, all operations stop. At this time the optical pickup does not slide, and TEST MODE 0 is displayed.
- 2. While the UP/CUE(DOWN/REVIEW) button is pressed, the optical head moves from inside to outside or from the outside to the inside.
- Operation is possible both during playing and stopping.
- · While this operation is executed, the TEST MODE indication does not change.

After the optical pickup is slided from the outside to the inside and the optical pickup switch is turned on, the slide stops. (At the same time TEST MODE 0 is set.)

Notes

- 1. Any buttons other than those specified above are invalid.
- 2. Before operation be sure to connect all the connectors.



Bezüglich dem Einstellverfahren auf die entsprechenden Erklärungen in der Service-Anleitung "EINSTELLVERFAHREN FÜR AUDIO-PRODUKTE" Bezug nehmen.

CD-TEIL

Als Vorbereitung für die Einstellung, das Einstell- und das Auswechselverfahren des optischen Abtasters auf die Service-Anleitung (Einstellung der Audioanlage) Bezug nehmen.

1. Vorbereitung für Einstellung

Unbedingt auf die Service-Anleitung "Einstellung der Audioanlage" Bezug nehmen.

Einstellung des Testmodus

Testmodus	Einstellverfahren	Bemerkungen	Anzeige
TEST MODE 0	Durch gleichzeitiges Drücken der "CLEAR"- und "CALL"-Tasten den Funktionsschalter auf "CD" stellen.	Das gesamte Segment leuchtet 1,5 Sekunden, und dann tritt die Anzeige von Testmodus 0 auf.	00 7E57
TEST MODE 1	Im Zustand von TEST MODE 0 die PLAY-Taste einmal drücken (erstes Mal).	Laser leuchtet.	□ ¬E5¬
TEST MODE 2	Im Zustand von TEST MODE 1 die PLAY-Taste einmal drücken (zweites Mal).	Scharfeinstellung startet (Servo wird eingeschaltet).	02 7ES7
TEST MODE 3	Im Zustand von TEST MODE 2 die PLAY-Taste einmal drücken (drittes Mal).	Disc rotiert (Spinservo wird eingeschaltet). (Die Disc verwenden.)	03 7E57
TEST MODE 4	Im Zustand von TEST MODE 3 die PLAY-Taste einmal drücken (viertes Mal).	Abtastservo wird eingeschaltet. (Die Disc verwenden.)	04 7E57
TEST MODE 5	Im Zustand von TEST MODE 4 die PLAY-Taste einmal drücken (fünftes Mal).	Titel-Nr. und Spielzeit wird angezeigt. (Die Disc verwenden.)	-

Nach TEST MODE 5 ist die PLAY-Taste unwirksam. Selbst wenn diese gedrückt wird (sechstes Mal), wird die Tasteneingabe nicht angenommen.

Tastenbedienung beim Testmodus

- 1. Wenn die STOP-Taste gedrückt wird, hören alle Bedienungen auf. Zu diesem Zeitpunkt schiebt sich der optische Abtaster nicht, und TEST MODE 0 wird angezeigt.
- 2. Beim Drücken der UP/CUE(DOWN/REVIEW)-Taste bewegt sich der optische Abtaster von außen nachinnen oder von innen nach außen
- Es ist möglich, bei der Wiedergabe- und Stopp-Betriebsart zu bedienen.
- Während diese Bedienung durchgeführt ist, bleibt die Anzeige im TEST MODE.

Nachdem der optische Abtaster von der Außen- zur Innenseite geschoben und der Abtaster-Schalter eingeschaltet worden ist, hört der Abtaster auf, sich zu schieben. (Gleichzeitig wird TEST MODE 0 eingestellt.)

Hinweise

- 1. Nichts außer den obnerwähnten Tasten wird angenommen.
- 2. Vor Bedienung unbedingt alle Steckverbindungen anschließen.

^{*} Wenn der CD-Fachdeckel-Schalter SW961 nicht eingeschaltet wird, wird kein Testmodus eingestellt.



En ce qui concerne la méthode de réglage, se reporter aux descriptions du manuel de service "PROCÉDÉS DE RÉGLAGE DES PRODUITS ACOUSTIQUES".

PARTIE CD

En ce qui concerne la préparation pour ajustement, l'ajustement et le remplacement de la cellule optique, se reporter au manuel de service (Réglage de l'équipement audio)

1. Préparation pour ajustement

Se reporter au manuel de service "Réglage de l'équipement audio".

Réglage du mode d'essai

Réglage du mode Mode d'essai	Méthode de réglage	Remarques	Affichage
MODE D'ESSAI 0	Tout en pressant les touches "CLEAR" et "CALL", amener le commutateur de fonction sur "CD".	Tous les segments s'allument pour 1,5 secondes et l'afficheur indique le mode d'essai 0.	OO TEST
MODE D'ESSAI 1	En mode d'essai 0, appuyer une fois sur la touche PLAY. (1er)	Le laser s'allume.	□ ¬E5¬
MODE D'ESSAI 2	En mode d'essai 1, appuyer une fois sur la touche PLAY. (2ème)	La focalisation se déclenche.(Asservissement en marche.)	02 7ES7
MODE D'ESSAI 3	En mode d'essai 2, appuyer une fois sur la touche PLAY. (3ème)	Le disque tourne. (Asservissement de rotation en marche) (utiliser le disque.)	□∃ 7E57
MODE D'ESSAI 4	En mode d'essai 3, appuyer une fois sur la touche PLAY. (4ème)	Asservissement d'alignement en marche (Utiliser le disque.)	04 7ES7
MODE D'ESSAI 5	En mode d'essai 4, appuyer une fois sur la touche PLAY. (5ème)	Le numéro de plage et le temps sont affichés. (Utiliser le disque.)	· 138

Après le mode d'essai 5, la touche PLAY ne marche plus. La 6eme pression sera refusee.

* Si on n'enclenche pas le commutateur de couvercle CD(SW961), on ne peut pas entrer en mode d'essai.

Manipulation des touches en mode d'essai

- 1. La pression sur la touche STOP arrête toutes les actions et l'appareil passe en mode d'arrêt. La cellule optique reste alors immobile et l'afficheur indique le mode d'essai 0.
- 2. Pendant que la touche UP/CUE(DOWN/REVIEW) est pressée, la cellule optique se déplace de l'intérieur à l'extérieur ou nversement.
- Cette opération s'effectue pendant la lecture ou l'arrêt.
- Pendant cette opération, le mode d'essai affiché reste inchangé.

Si on enclenche le commutateur de cellule optique après le déplacement de la cellule vers l'intérieur, le déplacement es interrompu. (Le mode d'essai passe en même temps à 0.)

Notes

- 1. Les autres touches que celles mentionnées ci-dessus refusent toute manipulation.
- 2. Tous les connecteurs doivent être branchés avant d'effectuer l'essai.



2.Servo Unit

Since the adjusting procedure differs from that described in "ADJUSTMENT PROCEDURES OF AUDIO PRODUCTS", refer to the Service Manual.

All the semivariable resistors must be set in the mechanical center position.

Test Stage	Adjusting Parts	Value/Adjusting Method	Instrument Connection
Set TEST MODE 0, and move the	e pickup to the center		
Set Test MODE 1 (make sure tha	t the laser lamp lights)		
After loading a disc, set to TEST I	MODE 2. (Check to see that focus s	ervo is ON.: The disc does not rotate, a	and a whining sound is heard.)
Set TEST MODE 3 (Spin servo is	turned on, and the disc rotates)		
Tracking error balance adj.	NVR1	*1 (See Fig. 26–1)	Pin 6 (1/2Vcc) and pin 4 (TG1) of TP751
Set TEST MODE 4 (Tracking sen	vo is turned on.)		
Check the HF signal waveform	-	Amplitude of 1.5–2.0 Vp-p (See Fig. 26–2.)	Pin 3 (HF) and pin 7 (GND) of TP751
Focus gain adj.	VR751	Adjust to obtain the same waveform on CH1 and CH2. *2	Pin 1 (FG1) and pin 5 (FG2) of TP751 and ground (The relay circuit is used.)
Tracking gain adj.	VR750	Adjust to obtain the same waveform on CH1 and CH2. *3	Pin 4 (TG1) and pin 2 (TG2) of TP751 and ground (The relay circuit is used.)
Check again the HF signal wavefo	orm.		
Set TEST MODE 5, and make sur	re that track No. and time are displa	yed.	
Stick black tape on the disc, and p	play that section (Fig. 27-1). (Any m	ode other than the test mode is accepta	able.)
Focus offset adj.	VR700	*4 (Fig. 27–2)	Pin 6 (1/2Vcc) and pin 1 (FG1) of TP751 *5
Tracking offset adj.	VR710	*6	Pin 6 (1/2Vcc) and pin 4 (TG1) of TP751 *7

- * 1 Adjust to obtain vertically symmetrical waveform (Fig. 26–1) with respect to reference DC level. The reference level is 1/2Vcc. (Amplitude of 0.5 to 1.5 Vpp)
- * 2 Input oscillation frequency: 1.3 kHz, 100 mV rms
- * 3 Input oscillation frequency: 1.5 kHz, 300 mV rms
- * 4 Watch the monitor. Adjust so that the error waveform is uniform and minimum (Fig. 27–2) and the audio output is played properly without noise (track jump noise) and free from skips and pauses.
- * 5 The appropriate measuring range of the oscilloscope is 50mV and 0.5mS. Connect the trigger to pin 14 (HFOK) of CNP700.
 - Trigger the coupling at DC and (-) slope. Observe the waveform in the normal trigger mode.
- * 6 Watch the monitor. Adjust so that the error waveform is uniform and minimum (Fig. 27–2) and the audio output is played properly without noise (track jump noise).
- * 7 The appropriate measuring range of the oscilloscope is 0.1V and 0.5mS. The trigger is the same as *5. (Reference) When the noise element of the error waveform is large and unclear, observe the waveform through the low-pass filter (Fig. 27-3).

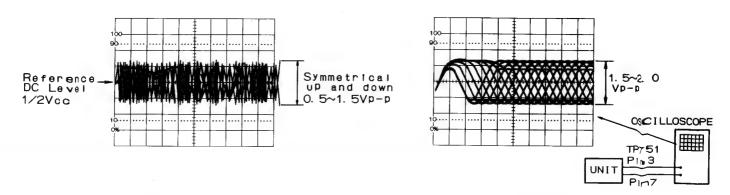


Figure 26-1

Figure 26-2



2.Servoeinheit

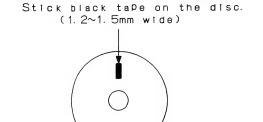
Da die Einstellmethode von der im Abschnitt "EINSTELLVERFAHREN FÜR AUDIOPRODUKTE" beschriebenen Verfahren abweicht, sich auf Service-Anleitung beziehen.

Alle halbveränderlichen Widerstände müssen in die mechanische Mittelposition gebracht werden.

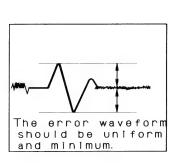
Prüfstufe	Einzustellende Teile	Wert/Einstellverfahren	Instrumentenanschluß
TEST MODE 0 einstellen, und den	Abtaster in die Mitte bringen.		
TEST MODE 1 einstellen. (Sicherst	ellen, daß die Laserlampe aufleuch	tet.)	
Nach dem Einlegen einer Disc auf Twinselnder Ton wird gehört.)	TEST MODE 2 einstellen. (Nachprü	fen, ob der Fokus-Servo aktiviert wird	I. Keine Disk dreht sich, und ein
TEST MODE 3 einstellen. (Dreh-Se	ervo wird aktiviert, und die Disc dreh	nt sich.)	
Einstellung der Abtastfehler-balance	NVR1	*1 (Siehe Abb. 26-1.)	Stift 6 (1/2Vcc) und Stift 4 (TG1) des TP751
TEST MODE 4 einstellen. (Abtast-S	Servo wird aktiviert.)		
Die HF-Signal-wellenform überprüfen.	-	Amplitude von 1, 5 - 2, 0 Vss (Siehe Abb. 26-2.)	Stift 3 (HF) und Stift 7 (GND) des TP751
Einstellung der Fokusverstärkung	VR751	So einstellen, daß die gleiche Wellenform an CH1 und CH2 erhalten wird. *2	Stift 1 (FG1) und Stift 5 (FG2) des TP751 und Masse (Die Relaisschaltung wird verwendet.)
Einstellung der Abtastverstärkung	VR750	So einstellen, daß die gleiche Wellenform an CH1 und CH2 erhalten wird. *3	Stift 4 (TG1) und Stift 2 (TG2) des TP751 und Masse (Die Relaisschaltung wird verwendet.)
Die HF-Signalwellenform wieder üb	erprüfen.		
TEST MODE 5 einstellen, und sich	erstellen, daß Titel-Nr. und Zeit an	gezeigt werden.	
Schwarzes Klebeband an die Disc	kleben, und das Teil abspielen (Ab	b. 27-1). (Jede Betriebsart außer der	Test-Betriebsart ist annehmbar.)
Einstellung der Fokusabweichung	VR700	*4 (Abb. 27-2)	Stift 6 (1/2Vcc) und Stift 1 (FG1) des TP751 *5
Einstellung der Abtastabweichung	VR710	*6	Stift 6 (1/2Vcc) und Stift 4 (TG1) des TP751 *7

- *1 So einstellen, daß unter Berücksichtigung der Gleichstrom-Bezugsspannung eine vertikal symmetrische Wellenform entsteht (Abb. 26-1). Die Bezugsspannung beträgt 1/2 Vcc. (Amplitude von 0,5 bis 1,5 Vss)
- *2 Eingangs-Schwingungsfrequenz: 1,3 kHz, 100 mV rms
- *3 Eingangs-Schwingungsfrequenz: 1,5 kHz, 300 mV rms
- *4 Den Monitor beobachten. So einstellen, daß die Fehlerwellenform gleichförmig und minimal ist (Abb. 27-2) und daß der Tonausgang ohne Geräusch (Titelsprunggeräusch) richtig wiedergegeben wird und von Übersprüngen und Pausen frei ist.
- *5 Der passende Meßbereich des Oszilloskops entspricht 50 mV und 0,5 mS.

 Den Auslöser an den Stift 14 (HFOK) des CNP700 anschließen. Die Kopplung bei Gleichstrom bzw. (-) Steigung auslösen. Die Wellenform in der normalen Auslöse-Betriebsart beobachten.
- *6 Den Monitor beobachten. So einstellen, daß die Fehlerwellenform gleichförmig und minimal ist (Abb. 27-2) und daß der Tonausgang ohne Geräusch (Titelsprunggeräusch) richtig wiedergegeben wird.
- *7 Der passende Meßbereich des Oszilloskops entspricht 0,1 V und 0,5 mS. Der Auslöser ist ebenso wie *5. (Bezug) Wenn das Rauschelement der Fehlerwellenform groß und unklar ist, die Wellenform durch den Tiefpaßfilter beobachten (Abb. 27-3).



A disc other than the test disc can be used. Do not put the black tape on the initialized section (TOC).



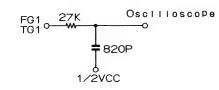


Figure 27-1 Figure 27-2

Figure 27-3

(F)

2. Unité d'asservissement

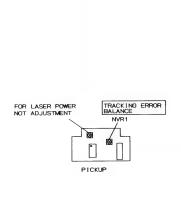
Le procédé de réglage diffère de celui donné dans le manuel "PROCÉDÉS DE RÉGLAGE DES PRODUITS AUDIO", se reporter donc au manuel de service.

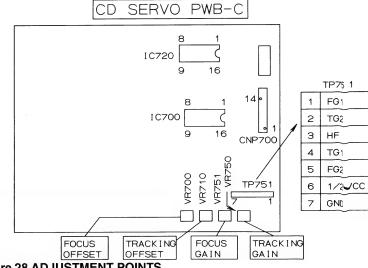
Toutes les résistances semi-variables doivent être réglées sur la position centrale du mécanisme.

Étage d'essai	Pièces à ajuster	Valeur/méthode de réglage	Instrument de mesure à raccorder
Commuter en "TEST MODE 0" et d	éplacer le porte-laser vers le cent	re.	
Commuter en "TEST MODE 1". (Vé	rifier que le voyant laser s'allume.)	
Après la mise en place du disque, on entend un piaulement.)	passer à "TEST MODE 2". (Vérific	er que l'asservissement de focalisation es	st activé: le disque ne tourne pas et
Commuter en "TEST MODE 3". (L'a	asservissement de rotation est act	tivé et le disque se met à tourner.)	
Ajustement de balance de l'erreur d'aligne.	NVR1	*1 (Voir Fig. 26-1.)	Broche 6(1/2 Vcc) et la broche 4(TG1) de TP751.
Commuter en "TEST MODE 4". (L'a	asservissement d'alignement est a	activé.)	
Vérifier la forme d'onde du signal HF.	-	Amplitude de 1, 5 - 2, 0 Vc-à-c(Voir Fig. 26-2.)	Broche 3(HF) et broche 7(GND) de TP751
Ajustement du gain de focalisation	VR751	Agir dessus pour obtenir la même forme d'onde en CH1 et en CH2.*2	Broche 1(FG1) et broche 5(FG2) de TP751 et terre (Se servir du circuit de relais.)
Ajustement du gain d'asservissement	VR750	Agir dessus pour obtenir la même forme d'onde en CH1 et en CH2.*3	Broche 4(TG1) et broche 2(TG2) de TP751 et terre (Se servir du circuit de relais.)
Vérifier de nouveau la forme d'onde	du signal HF.		•
Commuter en "TEST MODE 5" et v	érifier l'affichage du NÑ de plage	et du temps.	
Coller un morceau de bande adhés	ive et lire cette partie (Fig. 27-1). ((L'appareil n'accepte que le mode d'essa	i.)
Ajustement de décalage de focalisation	VR700	*4 (Fig. 27-2)	Broche 6(1/2 Vcc) et broche 1(FG1) de TP751 *5
Ajustement de décalage d'alignement	VR710	*6	Broche 6(1/2 Vcc) et broche 4(TG1) de TP751 *7

- *1 Agir dessus pour obtenir une forme d'onde verticalement symétrique (Fig. 26-1) conformément au niveau DC de référence (1/2 Vcc). L'amplitude entre 0,5 et 1,5 Vc-à-c.
- *2 Fréquence d'oscillation d'entrée: 1,3 kHz, 100 mV rms
- *3 Fréquence d'oscillation d'entrée: 1,5 kHz, 300 mV rms
- *4 Regarder le moniteur. Agir sur la résistance de telle façon que la forme d'onde d'erreur soit uniforme et minimale (Fig. 27-2) et que la sortie audio se fasse sans bruit (saut de plage) ni pause.
- *5 La gamme de l'oscilloscope doit être de 50 mV et de 0,5 ms.

 Raccorder le déclencheur à la broche 14 (HFOK) de CNP700. Déclencher le couplement à DC (courant continu) ou sur la pente (-). Observer la forme d'onde du mode de déclenchement normal.
- *6 Regarder le moniteur. Agir sur la résistance de telle façon que la forme d'onde d'erreur soit uniforme et minimale (Fig. 27-2) et que la sortie audio se fasse correctement sans bruit (saut de plage).
- *7 La gamme de l'oscilloscope doit être de 0,1 V et de 0,5 ms. Utiliser le même déclencheur cité dans *5. (Référence) Lorsque le facteur de l'erreur sur la forme d'onde d'erreur est large et flou, observer la forme d'onde à ravers le filtre passe-bas (Fig. 27-3).





Fligure 28 ADJUSTMENT POINTS

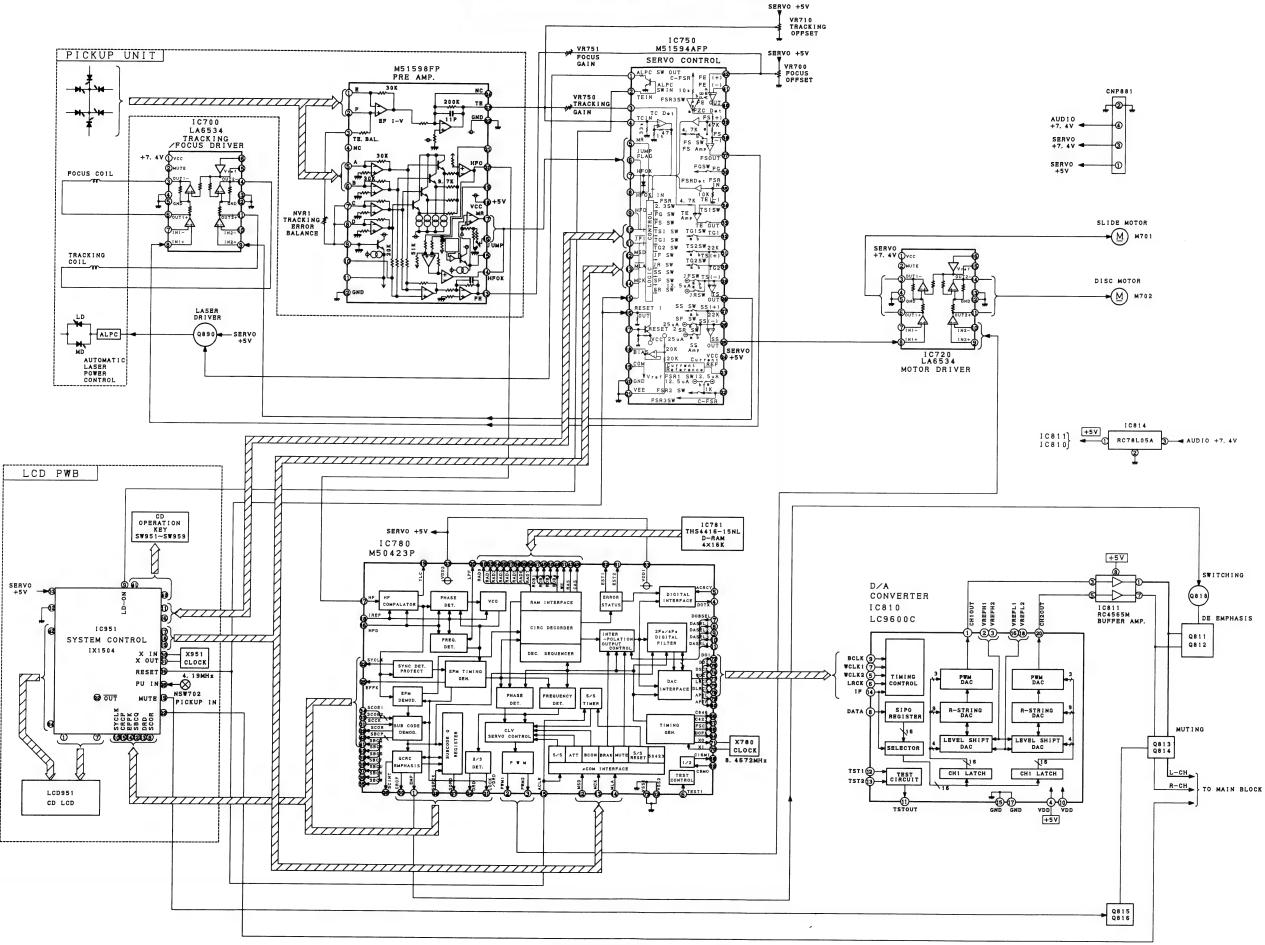


Figure 29 BLOCK DIAGRAM (1/2)

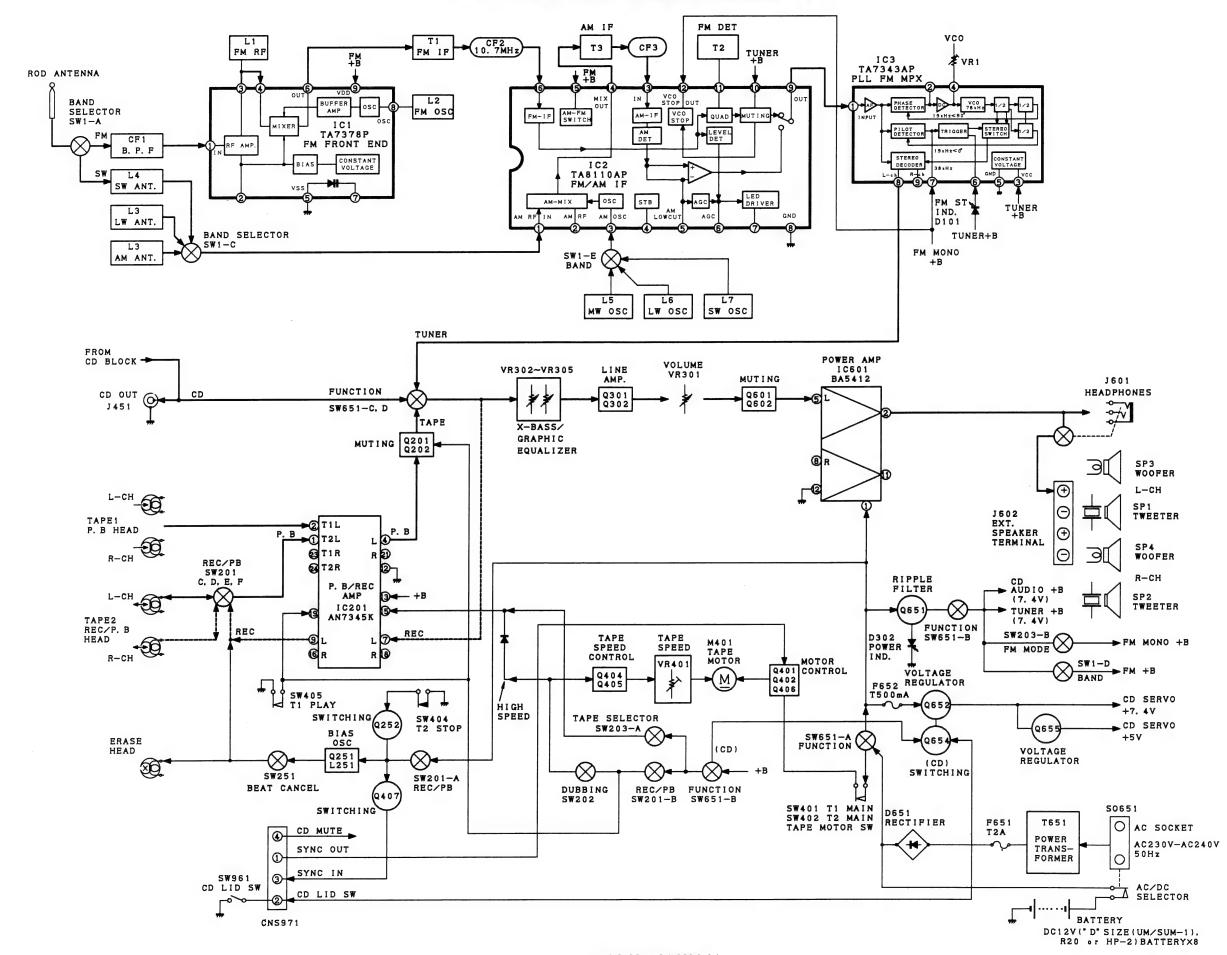
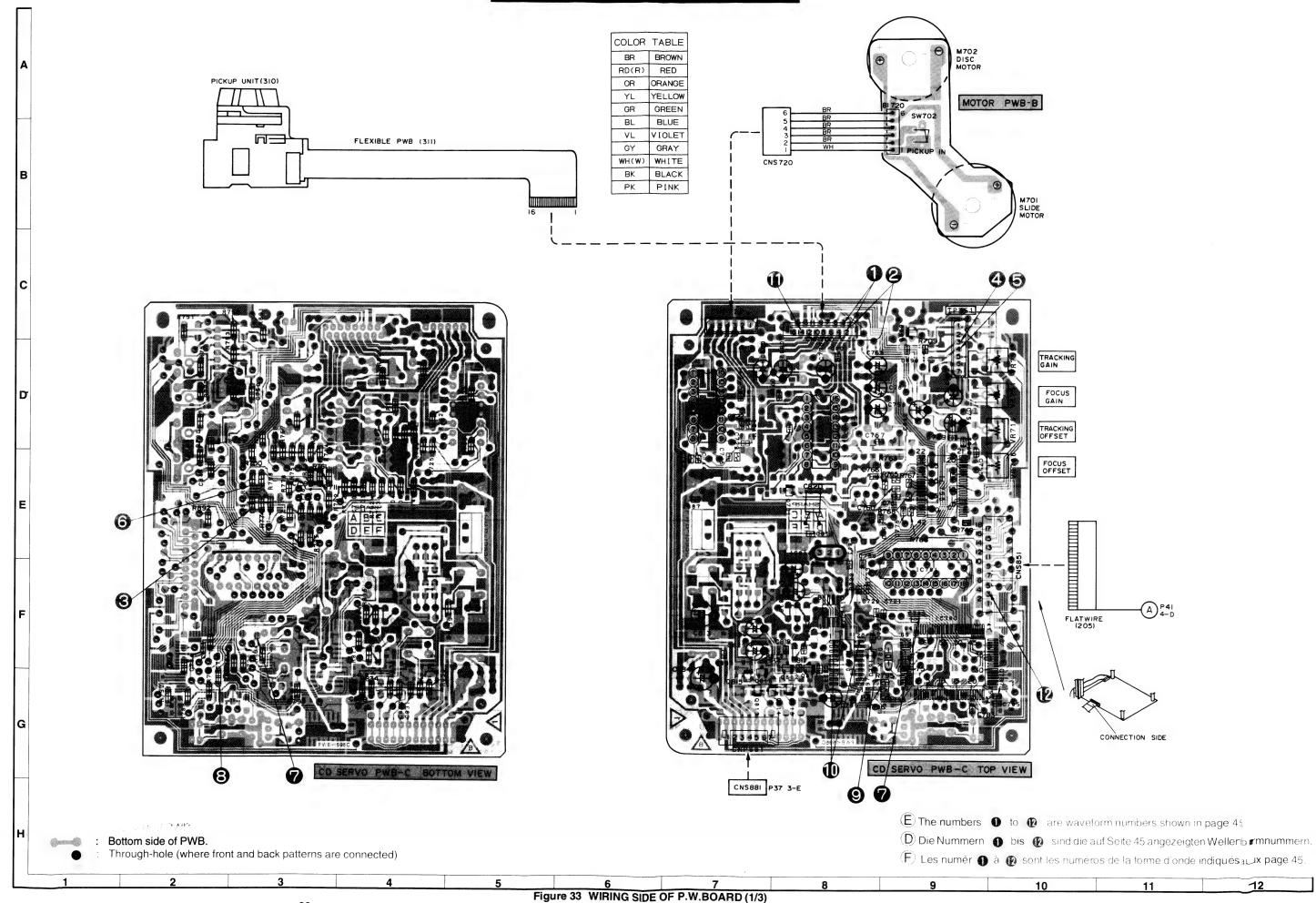
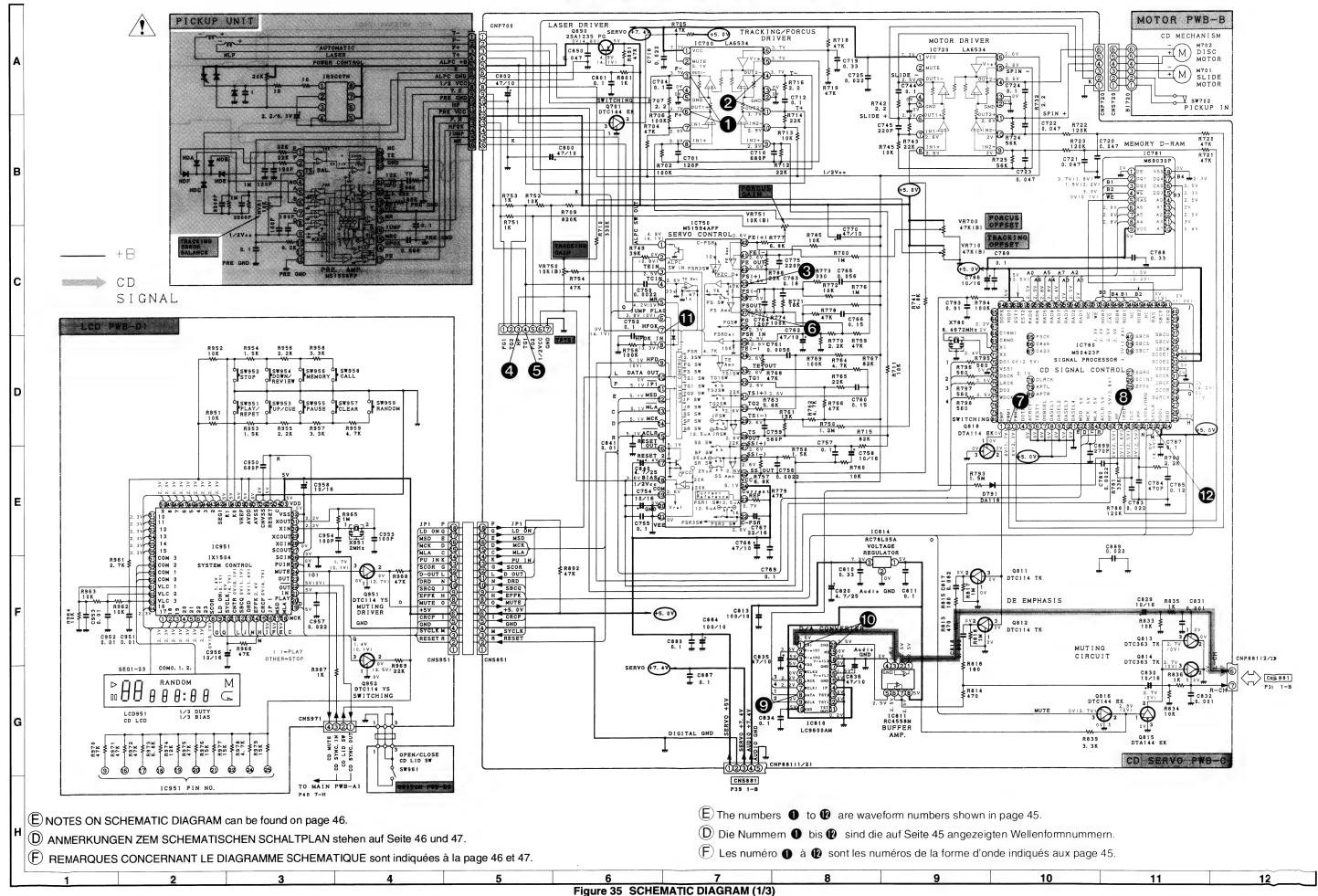
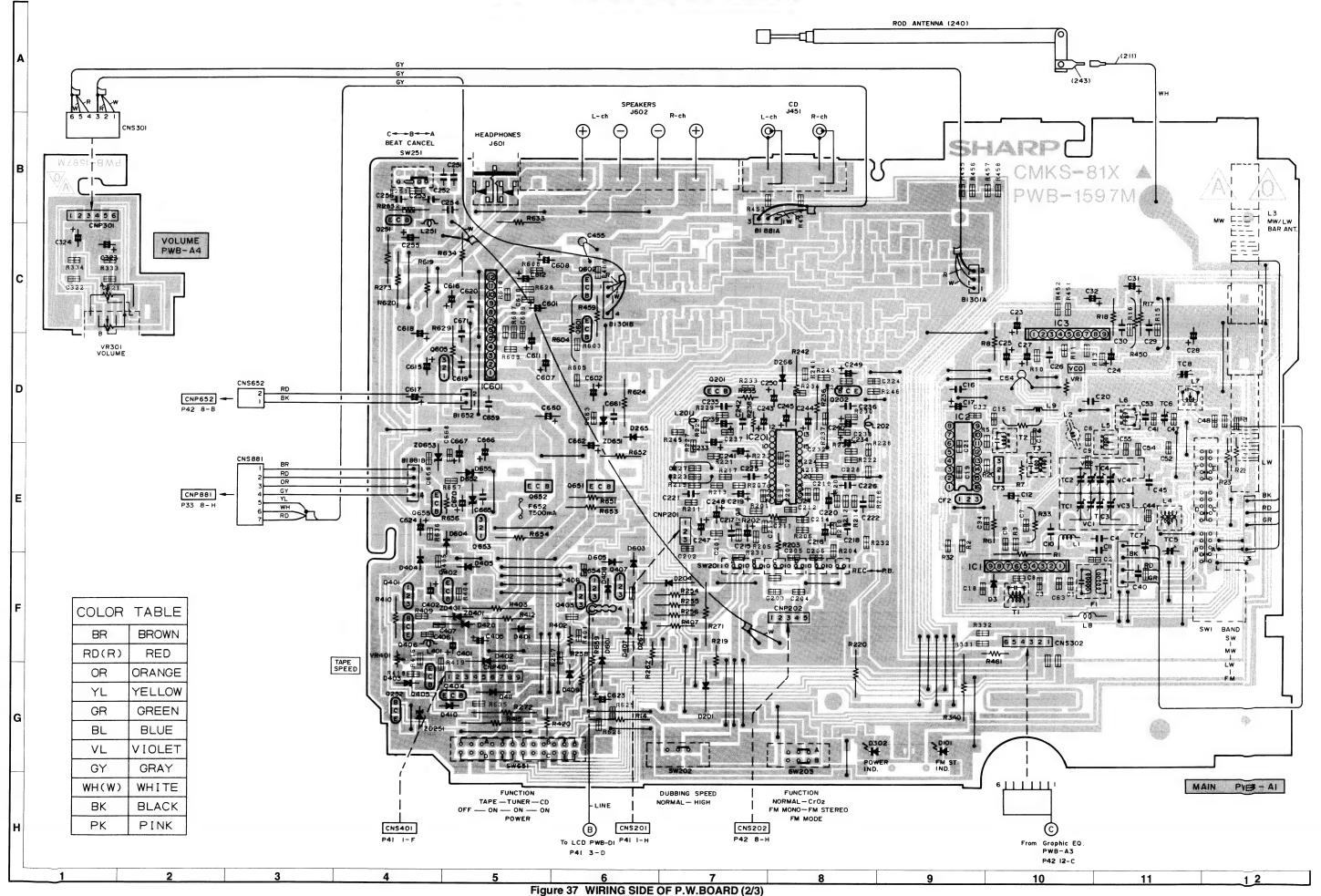
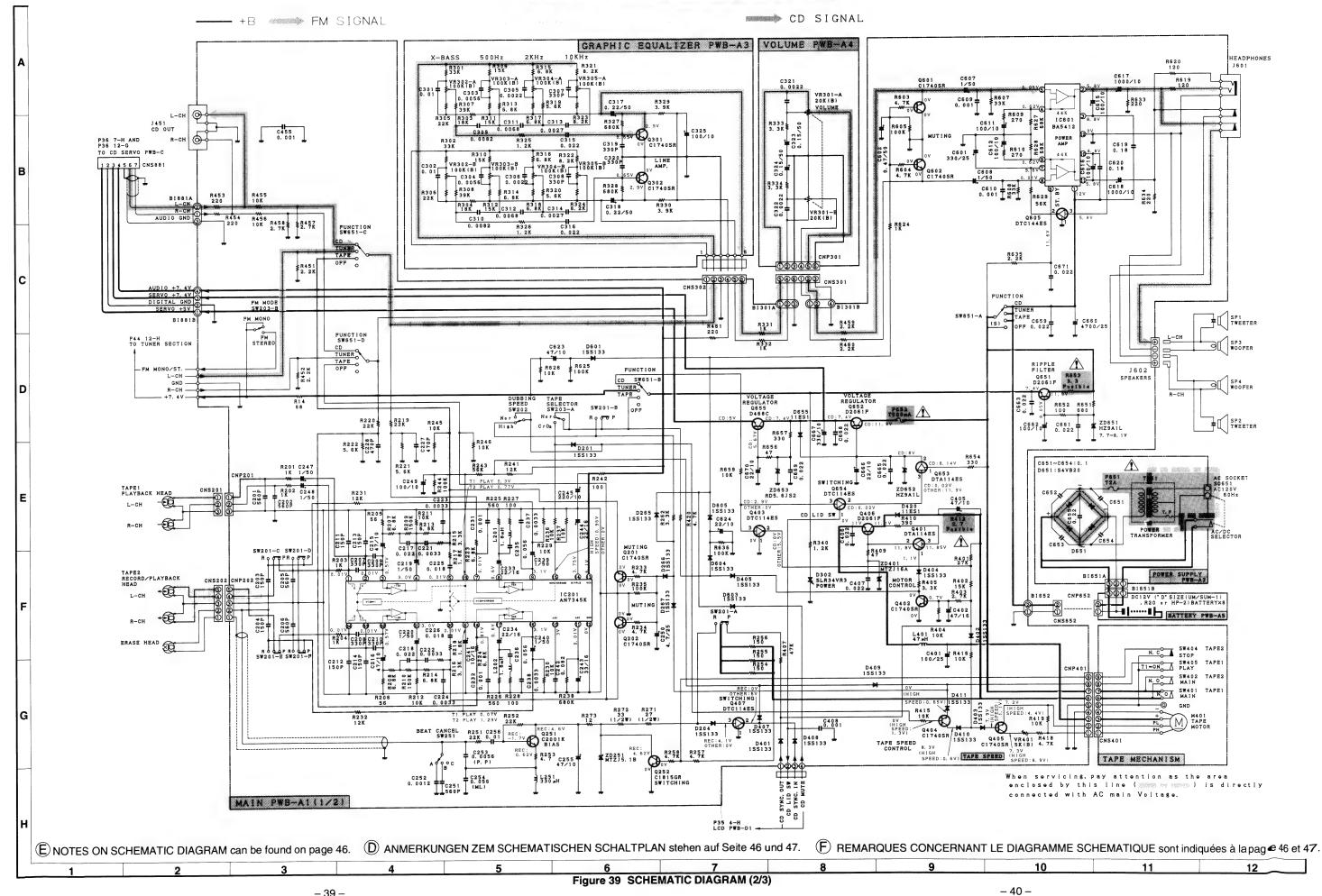


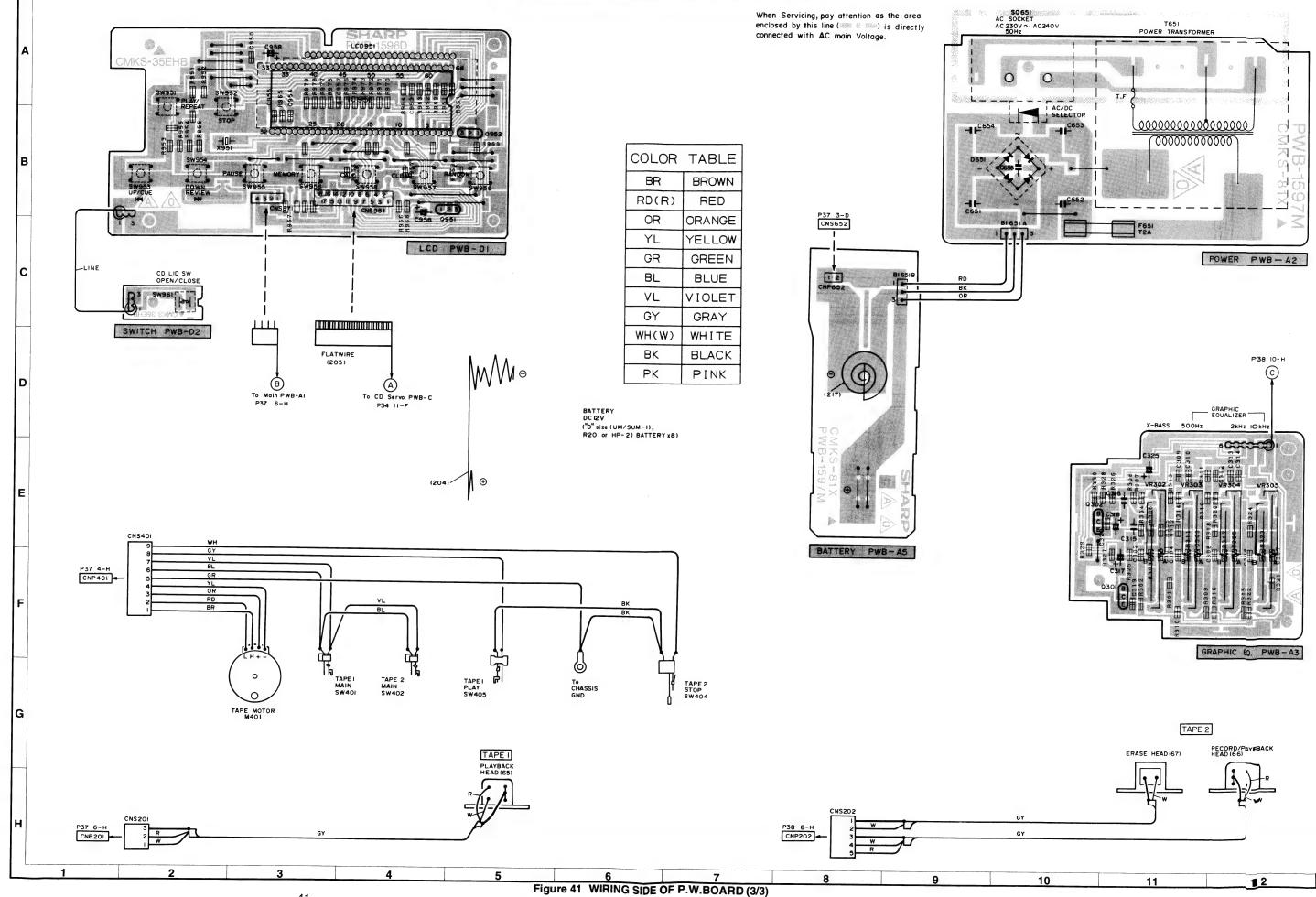
Figure 31 BLOCK DIAGRAM (2/2)

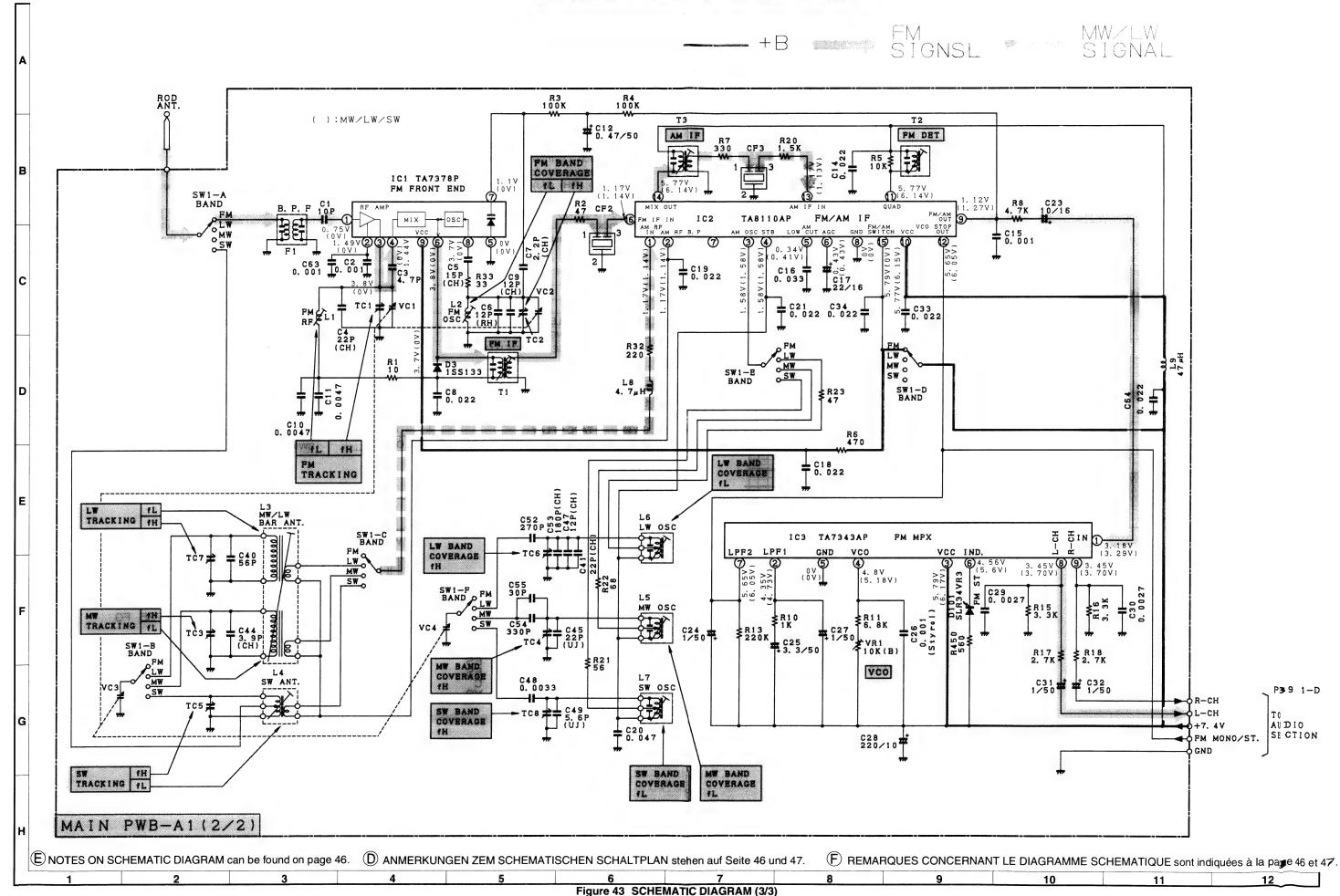






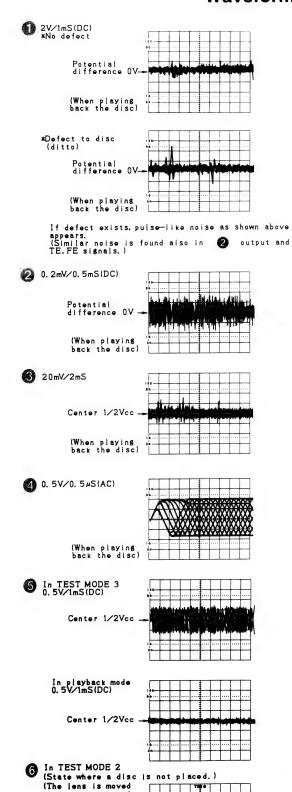






- 44 -

Waveforms of CD circuit

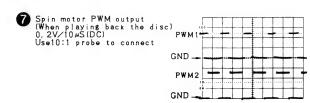


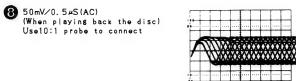
up and down.)

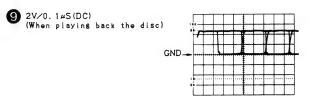
Center 1/2Vcc

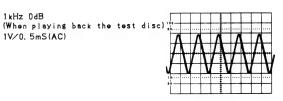
*The storage oscilloscope was used for measurement. (On the ordinary oscilloscope the bright point appears as triangular

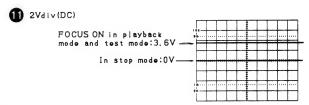
200 mV/0.55(DC)

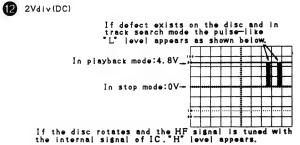












(E)

NOTES ON SCHEMATIC DIAGRAM

Resistor:

To differentiate the units of resistors, such symbol as K and M are used: the symbol K means 1000 ohm and the symbol M means 1000 kohm and the resistor without any symbol is ohm-type resistor. Besides, the one with "Fusible" is a fuse type.

Capacitor:

SW401

SW402

SW404

SW405

SW651

To indicate the unit of capacitor, a symbol P is used: this symbol P means micro-micro-farad and the unit of the capacitor without such a symbol is microfarad. As to electrolytic capacitor, the expression "capacitance/withstand voltage" is used. (CH), (TH), (RH), (UJ): Temperature compensation (ML): Mylar type

(P.P.): Polypropylene type

TAPE 1 MAIN

TAPE 2 MAIN

TAPE 2 STOP

TAPE 1 PLAY

POWER/FUNCTION

 The indicated voltage in each section is the one measured by Digital Multimeter between such a section and the chassis with no signal given.

REF. NO	DESCRIPTION	POSITION
SW1	BAND	FM
SW201	R/P SELECTOR	PLAY
SW202	DUBBING SPEED	NORMAL
SW203	TAPE SELECTOR/FM MODE	NORMAL/ FM MONO
SW251	BEAT CANCEL	Α

1.	Tuner	
	(): AM mode	
	Marking except for (): FM mode
2.	CD	

(): Play mode
Marking except for (): Stop state

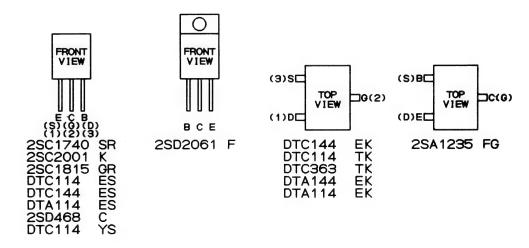
3. Audio
(): Record mode

Marking except for (): play mode

 Schematic diagram and Wiring Side of P.W.Board for this model are subject to change for improvement without prior

Parts marked with " ____ " (_____) are important for maintaining the safety of the set. Be sure to replace these parts with specified ones for maintaining the safety and performance of the set.

REF. NO	DESCRIPTION	POSITION
SW702	PICKUP IN	ON
SW951	PLAY/REPEAT	OFF
SW952	STOP	OFF
SW953	UP/CUE ▶►	OFF
SW954	DOWN/REVIEW ►	OFF
SW955	PAUSE	OFF
SW956	MEMORY	OFF
SW957	CLEAR	OFF
SW958	CALL	OFF
SW959	RANDOM	OFF
SW961	CD LID	OFF



OFF

OFF

ON

OFF

ON/CD

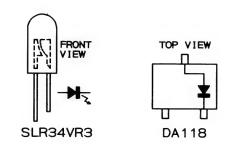


Figure 46 TYPES OF TRANSISTOR AND LED

· Widerstände:

Um die Einheiten der Widerstände unter-scheiden zu können, werden Symbole Wir K und M benutzt. Das Symbol K bedeutet 1000 Ohm und das Symbol M 1 000 Kiloohm; Bei Widerständen ohne Symbol handelt es sich um ohmsche Widerstände. Außerdem sind die mit "Fusible" bezeichneten Widerstände Schmelzsicherungstypen.

· Kondensatoren:

Zum Bezeichnen der Kondensatoreinheit wird das Symbol P benutzt; dieses Symbol P bedeutet Nanofard. Die Einheit eines Kondensators ohne Symbol ist Mikrofarad. Für Elektrolytkondensatoren wird die Be-zeichnung "Kapazität/ Stehspannung" benutzt.

(CH), (TH), (RH), (UJ): Temperaturkompensation (ML): Mylarkondensator

(ML): Mylarkondensato

(P.P.): Polypropylentyp

- Die in den einzelnen Teilen angegebenen Spannungen werden mit einem Digitalvielfachmeßgerät zwischen dem betreffen den Teil und dem Chassis ohne Signalzuleitung gemessen.
- 1. Tuner

(): AM-Betribsart Kennzeichnung außer ():UKW-Betriebsart

2. CD

(): Wiedergabe-Betriebsart Kennzeichnung außer ():Stopp-Zustand

- 3. Audio
 - (): Aufnahme-Betriebsart Kennzeichnung außer ():Wiedergabe-Betriebsart
- Änderungen des schematischen Schaltplans und der Verdrahtungsseite der Leiterplatte für dieses Modell im Sinne von Verbesserungen jederzeit vorbehalten.
- Die mit () bezeichneten Teile sind besonders wichtig für die Aufrechterhaltung der Sicherheit. Beim Wechseln dieser Teile sollten die vorgeschriebenen Teile immer verwendet werden, um sowohl die Sicherherheit als auch die Leistung des Gerätes aufrechtzuerhalten.

© REMARQUES CONCERNANT LE DIAGRAMME SCHÉMATIQUE

Résistance:

Pour différencier les unités de résistances, on utilise des symbole tels que K et M: le symbole K signifie 1000 ohms, le symbole M 1000 Kohms, et la résistance donnée sans symbole est une résistance de type ohm. En outre, celle qui est dotées de "Fusible" est de type à fusible.

· Condensateur:

Pour indiquer l'unité de condensateur, on utilise le symbole P; ce symbole P signifie micro-microfarad, et l'unité de condensateur donnée sans ce symbole est le microfarad. En ce qui concerne le condensateur électrolytique, on utilise l'expression "tension de régime/capacité".

(CH), (TH), (RH), (UJ): Compensation de température (ML): Condensateur Mylar

(P.P.): Type Polypropylène

- La tension indiquée dans chaque section est celle mesurée par un multimètre numérique entre la section en question et le châssis, en l'absence de tout signal.
- 1. Tuner

():Mode AM(PO)
Marque excepté():Mode FM

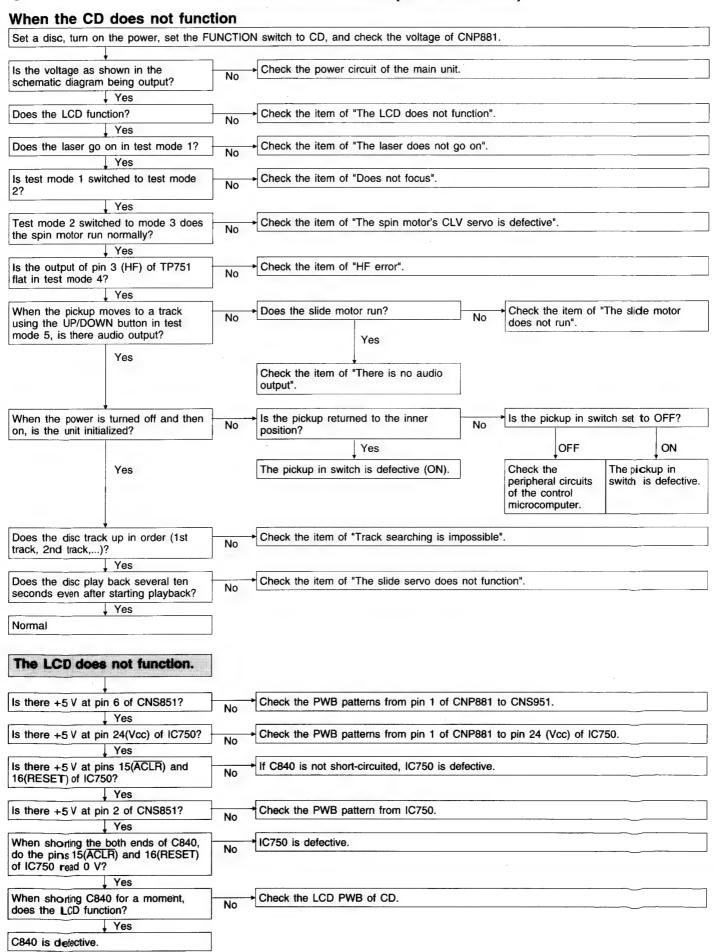
2. CD

():Mode de lecture Marque excepté():Arrêt

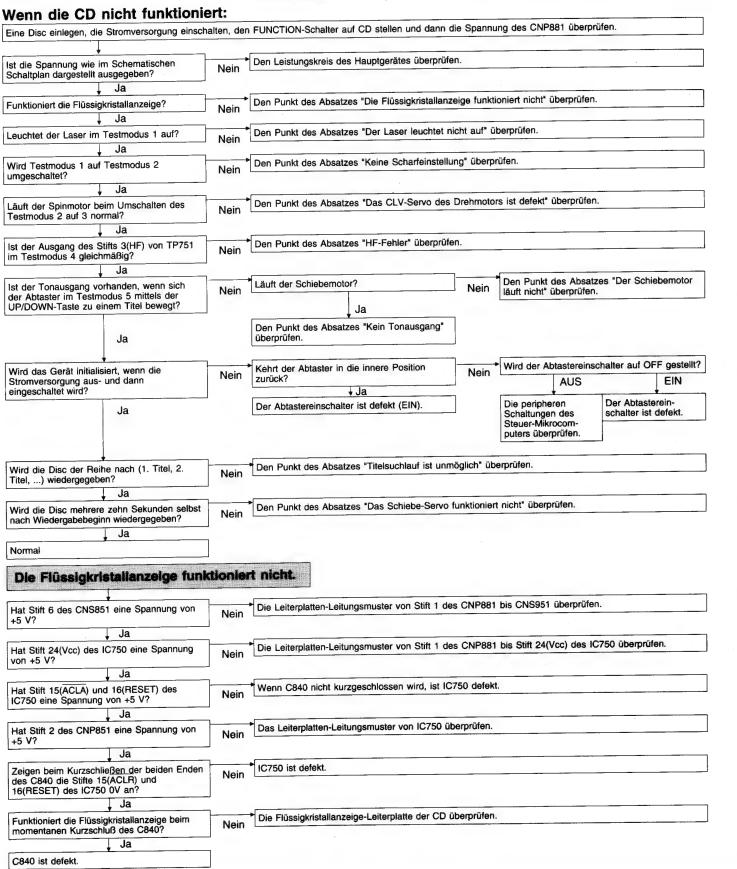
- 3. Acoustique
 - ():Mode d'enregistrement Marque excepté():Mode de lecture
- Le diagramme schématique et le côté câblage de la PMI de ce modèle sont sujets à modifications sans préavis pour l'amélioration de ce produit.
- Les pièces portant la marque () sont particulièrement importantes pour le maintien de la sécurité. Sassurer de les remplacer par des pièces du numéro de pièce spécifié pour maintenir la sécurité et la performance de l'appareil.



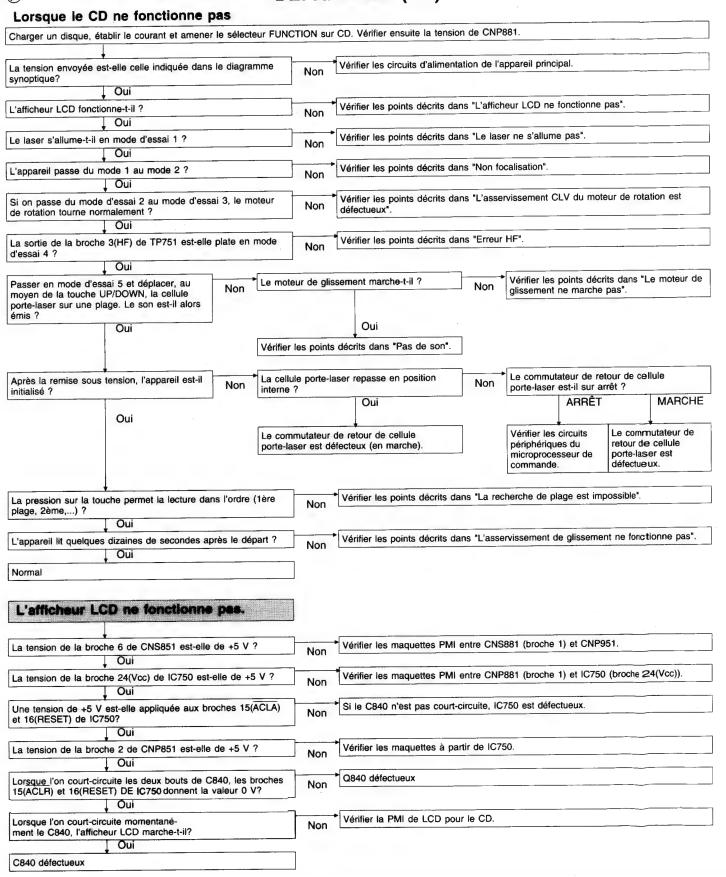
TROUBLESHOOTING (CD SECTION)

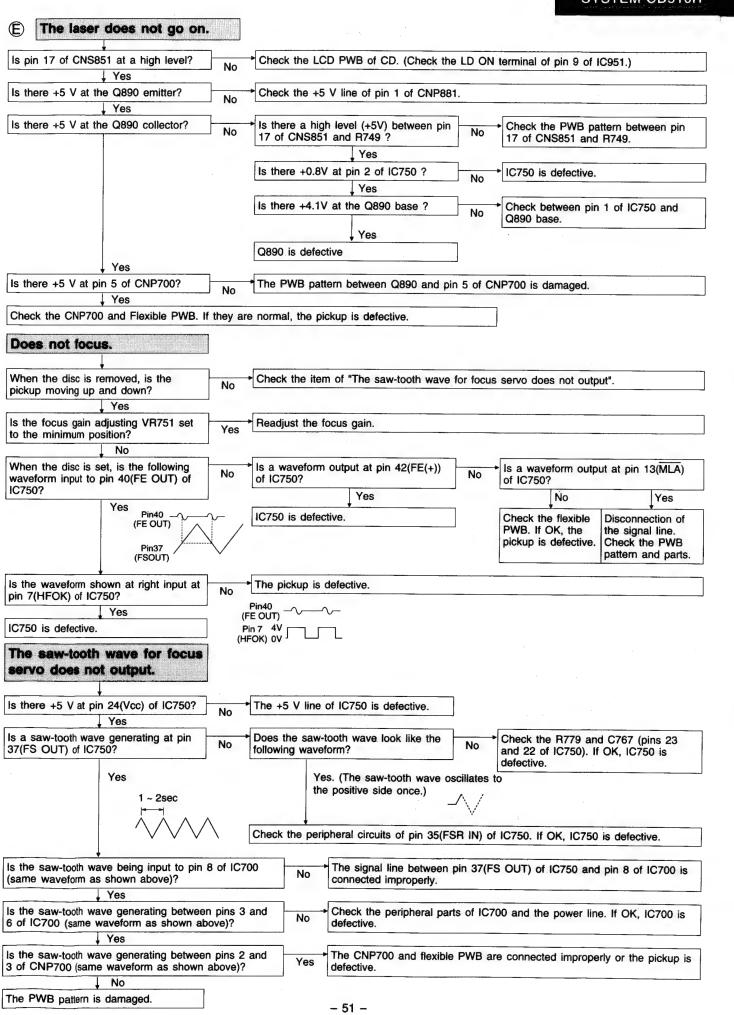


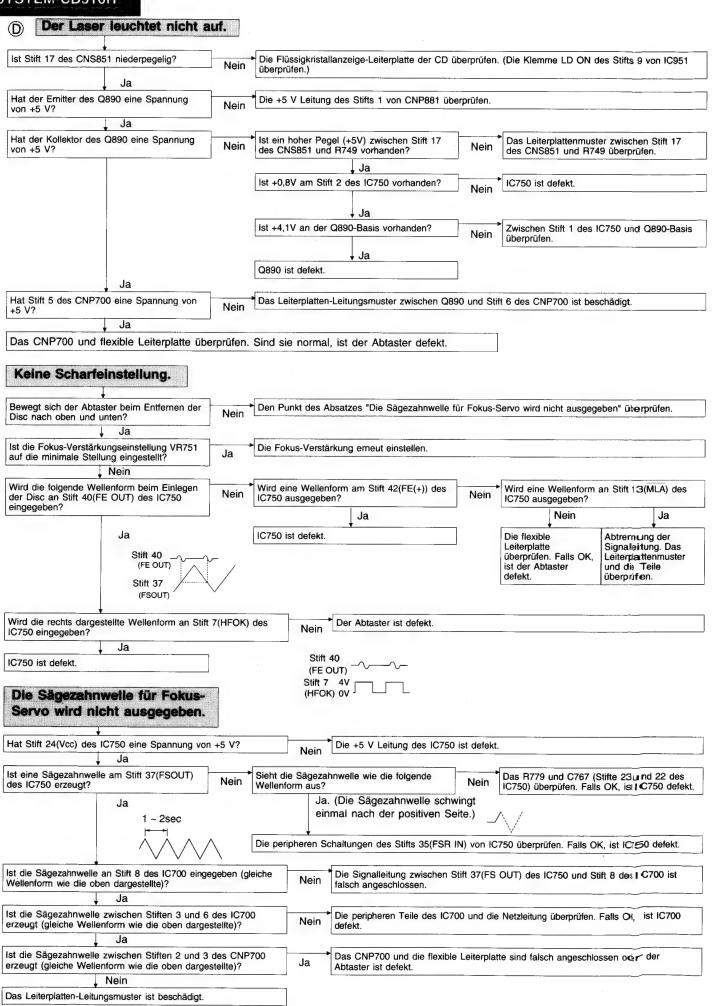
FEHLERSUCHE (CD-TEIL)

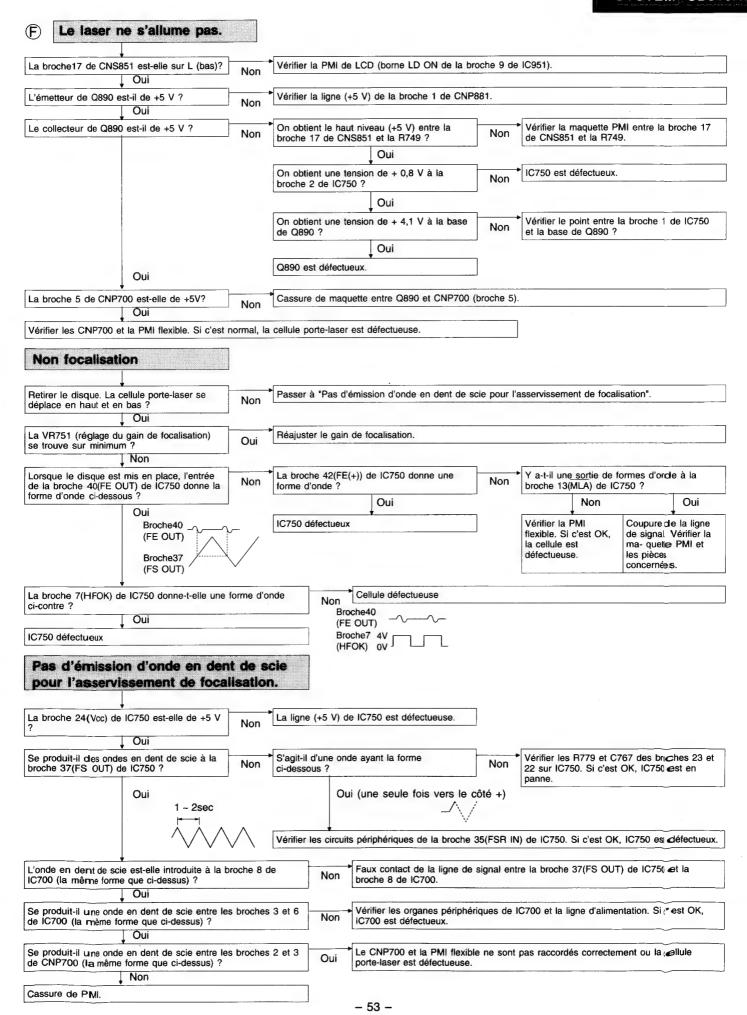


DÉPANNAGE (CD)

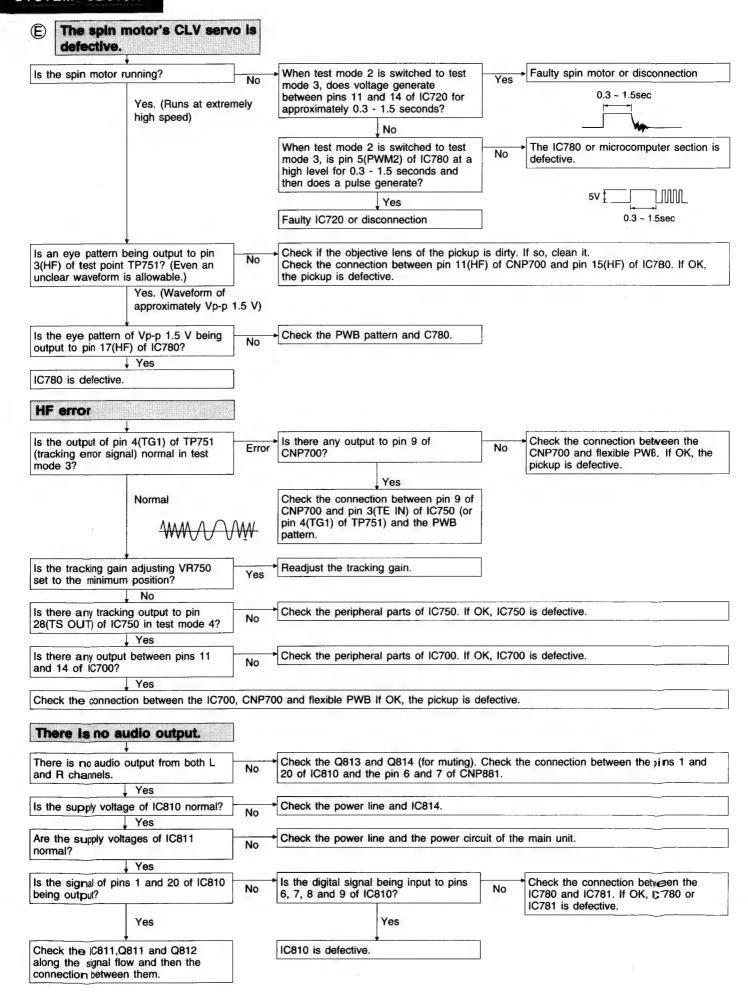


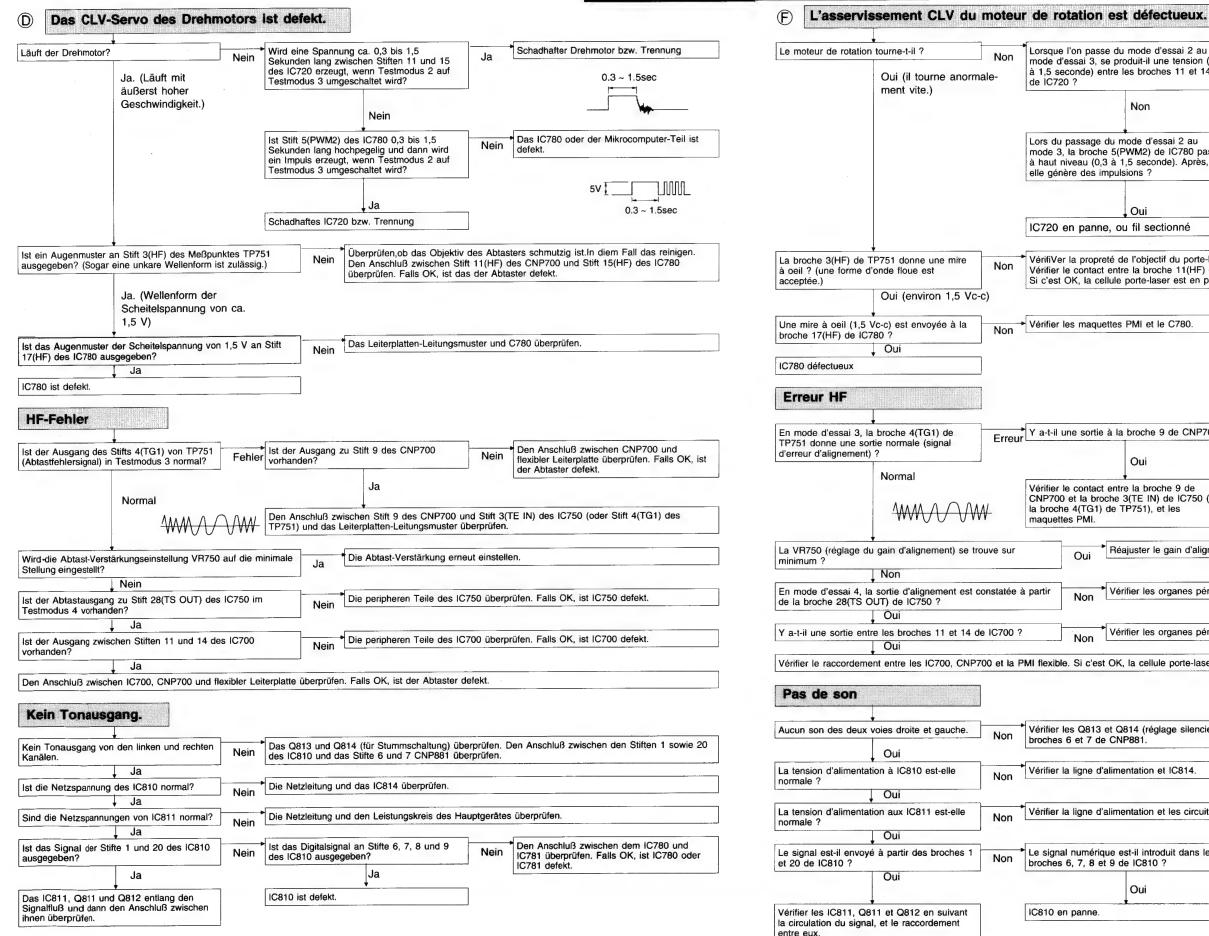


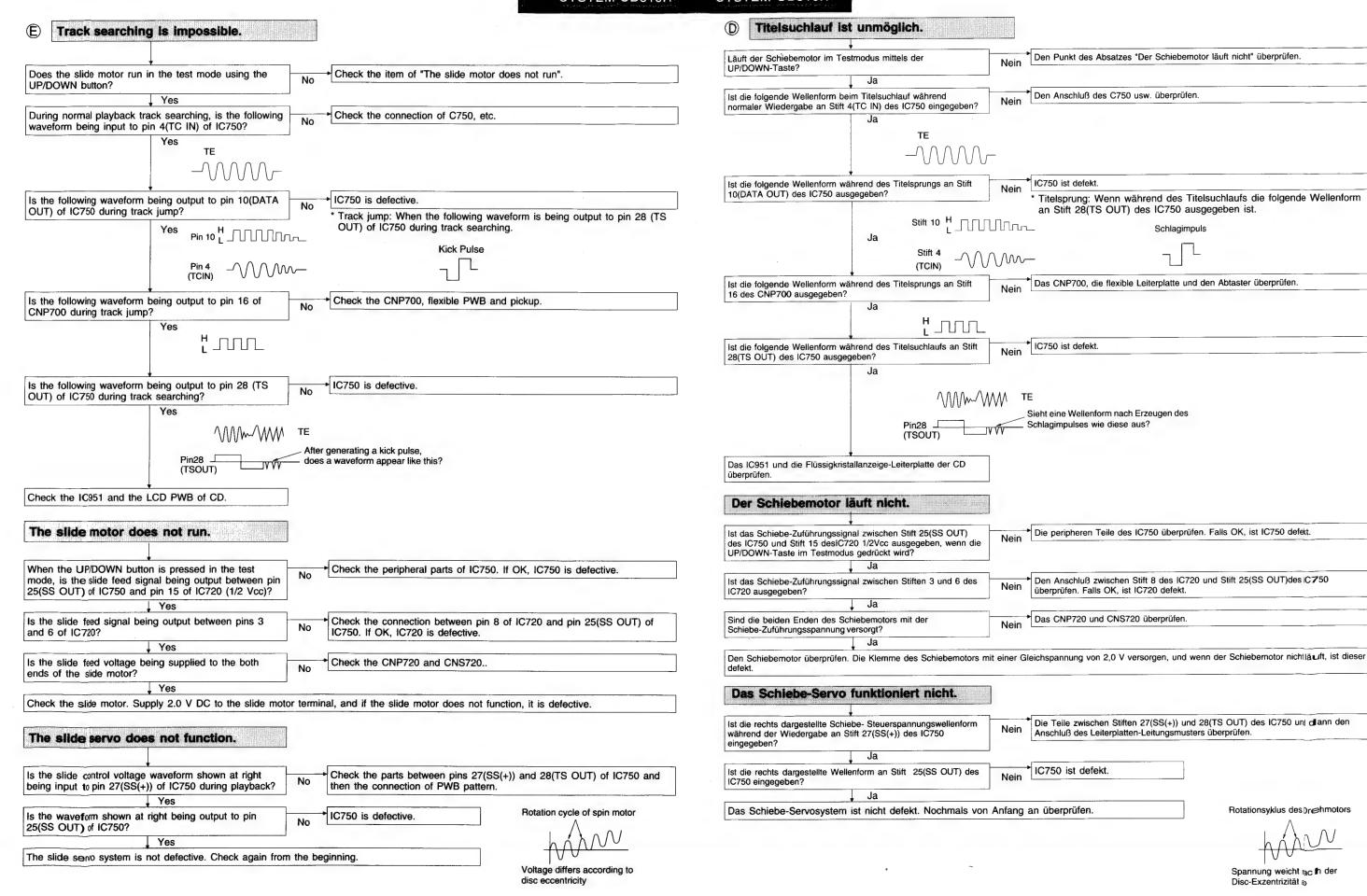




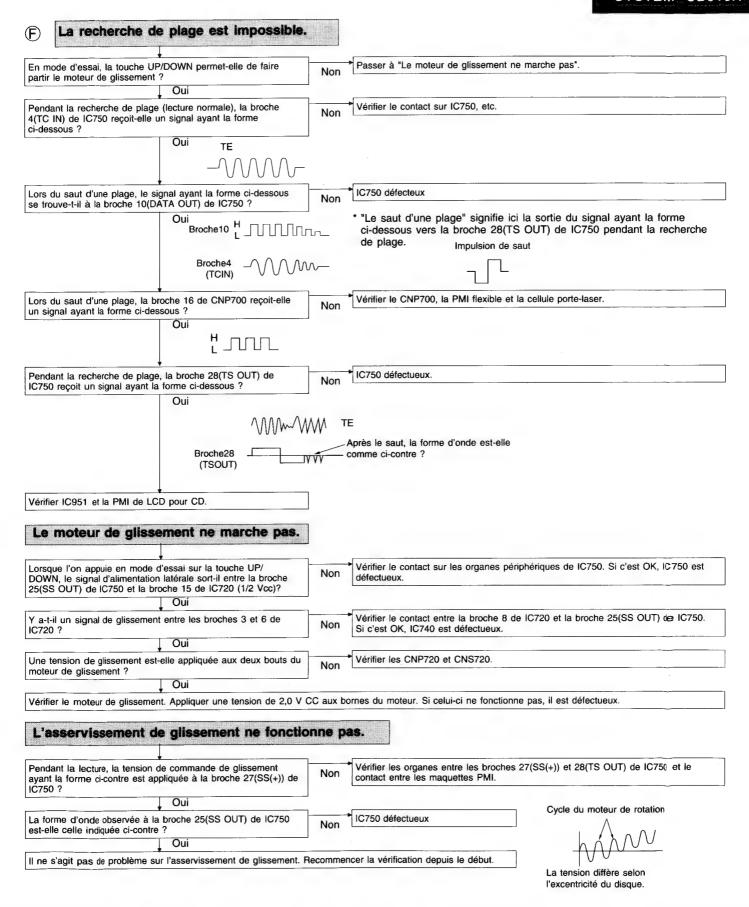
SYSTEM -CD510H







- 58 -





FONCTION TABLE OF IC

IC4 VHILC9600AM-1 (LC9600AM)

Pin No.	Terminal Name	Input/Output	Function	
1	CH10UT	Output	CH1 output terminal	
2	VrefH1	Input	Reference voltage "H" input terminal 1	
3	VrefH2	Input	Reference voltage "H" input terminal 2	
4	VDD	Input	Power voltage terminal +5V	
5*	WCLK2	Input	Word clock 2 input terminal When IF = "H" level is set	
6	LRCK	Input	LR clock input terminal	
7	WCLK1	Input	Word clock input terminal When IF = "H" level is set	
8	DATA	Input	Digital audio data input terminal When IF = "H" level is set	
9	BCLK	Input	Bit clock terminal PWMDAC clock and clock to read the digital audio data into LSI as bit serial data	
10	VDD	Input	Power voltage terminal +5 V	
11*	TSTOUT	Output	Test output terminal Ordinarily it is open.	
12	TST1	Input	Test output terminal Ordinarily it is connected GND.	
13	TST2	Input	Test output terminal Ordinarily it is connected GND.	
14	IF	Input	Interface switching terminal MSB first: When digital audio data input format is at IF = "H" level LSB first: When digital audio data input format is at IF = "L" level	
15	GND	-	GND terminal	
16	VrefL1	Input	Reference voltage "L" input terminal 1	
17	GND	-	GND terminal	
18	VrefL2	Input	Reference voltage "L" input terminal 2	
19	NC	-	-	
20	CH2OUT	Output	CH2 output terminal	

(D)

FUNCTIONSTABELLE DER INTEGRIERTEN SCHALTUNG

IC4 VHILC9600AM-1 (LC9600AM)

Stift Nr.	Klemmen- bezeichnung	Eingang/ Ausgang	Funktion
1	CH10UT	Ausgang	CH1 Ausgangsklemme
2	VrefH1	Eingang	Bezugsspannung "H" Eingangsklemme 1
3	VrefH2	Eingang	Bezugsspannung "H" Eingangsklemme 2
4	VDD	Eingang	Spannungsklemme +5 V
5*	WCLK2	Eingang	Worttakt 2 Eingangsklemme Wenn IF = "H"-Pegel eingestellt wird
6	LRCK	Eingang	LR-Takt-Eingangsklemme
7	WCLK1	Eingang	Worttakt Eingangsklemme
8	DATA	Eingang	Digital-Audio Dateneingangsklemme Wenn IF = "H"-Pegel eingestellt wird
9	BCLK	Eingang	Bit-Takt-Klemme PWMDAC-Takt und Takt zum Ablesen von Digital-Audio-Daten in LSI als Bit-Seriendaten
10	VDD	Eingang	Spannungsklemme +5 V
11*	TSTOUT	Ausgang	Test-Ausgangsklemme Normalerweise ist sie offen.
12	TST1	Eingang	Test-Ausgangsklemme Normalerweise wird sie an Masse angeschlossen.
13	TST2	Eingang	Test-Ausgangsklemme Normalerweise wird sie an Masse angeschlossen.
14	IF	Eingang	Schnittstellen-Schaltklemme MSB erst: Wenn sich Digital-Audio Dateneingangsformat im IF = "H"-Pegel befindet LSB erst: Wenn sich Digital-Audio Dateneingangsformat im IF = "L"-Pegel befindet
15	GND	-	Masseanschluß
16	VrefL1	Eingang	Bezugsspannung "L" Eingangsklemme 1
17	GND	-	Masseanschluß
18	VrefL2	Eingang	Bezugsspannung "L" Eingangsklemme 2
19	NC	-	-

In diesem Gerät entspricht die Klemme mit Sternchen (*) offener Klemme, die an die Außenseite nicht angeschlossen wird.

(F)

TABLEAU DE FONCTIONS POUR IC

IC4 VHILC9600AM-1 (LC9600AM)

N° de	Nom de	Entrée/	Fonction
broche	borne	sortie	
1	CH1OUT	Sortie	Borne CH1
2	2 VrefH1 Entrée		Borne 1 de tension de référence "H"
3	VrefH2	Entrée	Borne 2 de tension de référence "H"
4	VDD	Entrée	Alimentation (+5V)
5*	WCLK2	Entrée	Horloge de mot 2 ("H" en IF)
6	LRCK	Entrée	Horloge LR
7	WCLK1	Entrée	Horloge de mot 1 ("H" en IF)
8	DATA	Entrée	Données audionumériques ("H" en IF)
9	BCLK	Entrée	Horloge de bit Horloge PWMDAC et horloge pour envoyer les données audionumériques dans LSI et tant que données de bit en série
10	VDD	Entrée	Alimentation (+5V)
11*	TSTOUT	Sortie	Borne d'essai Normalement ouverte.
12	TST1	Entrée	Borne d'essai Sur ce modèle la borne marquéed'un astérisque (*) est une borne ouverte qui n'accepte rien d'extérieur. Normalement reliée à GND
13	TST2	Entrée	Borne d'essai Normalement reliée à GND
14	IF	Entrée	Commutation d'inlerface MSB premier: lorsque le format d'entrée de d'onnées audionumériques est sur IF (: niveau élevé) LSB premier: lorsque le format d'entrée de d'onnées audionumériques est sur IF (: niveau bas)
15	GND	-	Mise à la terre
16	VrefL1	Entrée	Borne 1 de tension de référence "L"
17	GND	-	Mise à la terre
18			Borne 2 de tension de référence 2
19	NC	-	-
20	CH2OUT	Sortie	Borne pour CH2

^{*} Sur cet appareil, la borne marquée d'un astérisque (*) est une borne ouverte qui n'accepte rien d'extérieur.

SYSTEM-CD510H



IC780 VHiM50423P/-1 (M50423P)

Pin No.	Terminal Name	Input/ Output	Function
1	ЕМР	Output	Emphasis code output Emphasis provided = "1"
2	PWM1	Output	Disc motor drive PWM output 1: "-"
3	PWM2	Output	Disc motor drive PWM output 2: "+"
4*	DOTX	Output	Digital OUT
5	ACRCY	Input	Digital OUT channel status clock accuracy input
6	TEST1	Input	Test mode selection input Ordinary playback = "0"
7	DOBSEL	Input	Selection of number of output data bits 18 bits = "1"
8	DASEL1	Input	DAC interface selection input 1
9	DASEL2	Input	DAC interface selection input 2
10	DASEL3	Input	DAC interface selection input 3
11	DASEL4	Input	DAC interface selection input 4
12	MSD	Input	Microcomputer interface serial data input
13	MCK	Input	Microcomputer interface clock input
14	MLA	Input	Microcomputer interface data latch clock input
15	ACLR	Input	Microcomputer interface register clear input
16	HFD	Input	Playback signal lack signal input
17	HF	Input	Playback signal input
18	IREF	Input	Detection/PLL circuit reference current input
19	TLC	Output	Slice level control output
20	LPF	Input/ Output	PLL loop filter connection terminal
21	LOCK/DRD	Output	Sync. state/Low disc rotation state output
22	SYCLK	Output	Frame sync. state output Sync. = "1"
23	VDD2	Input	Detection/PLL circuit Analog section exclusive-use power supply 5 V
24*	DRD	Output	Low disc rotation state output
25	EFFK	Output	EFM frame clock output Duty 50%
26*	SCINT	Output	Subcode Q output interruption signal output
27*	SQRO	Output	Subcode Q register output
28*	SQRCK	Input	Subcode Q register data shift clock input
29	SCOR	Output	Subcode sync. signal output S0 + S1
30	CRCF	Output	Subcode Q Output of CRC check result output CRCOK = "1"
31	SCCK	Input	Shift clock input for subcode serial output
32	VSS2	-	GND 0 V
33	SCOE2	Input	SBCP to SBCS output enable input
34	SCOE1	Input	SBCT to SBCW output enable input
35*	SBCW	Output	Subcode Wch output
36*	SBCV	Output	Subcode Vch output
37*	SBCU	Output	Subcode Uch output
38*	SBCT	Output	Subcode Tch output
39*	SBCS	Output	Subcode Sch output
40*	SBCR	Output	Subcode Rch output
41	SBCQ	Output	Subcode Qch output

IC780 VHiM50423P/-1 (M50423P)

Stift- Nr.	Klemmen- bezeichnung	Eingang/ Ausgang	Funktion		
1	EMP	Ausgang	Emphasiscode-Ausgang Emphasis vorhanden = "1"		
2	PWM1	Ausgang	CD-Motortreiber PWM Ausgang 1: "-"		
3	PWM2	Ausgang	CD-Motortreiber PWM Ausgang 2: "+"		
4*	DOTX	Ausgang	Digital OUT		
5	ACRCY	Eingang	Digital OUT		
•	AONOT	Lingarig	Kanalzustand-Taktgenauigkeit-Eingang		
6	TEST1	Eingang	Testmoduswahl-Eingang normale Wiedergabe = "0"		
7	DOBSEL	Eingang	Wahl der Anzahl der Ausgangsdatenbits 18 Bits = "1"		
8	DASEL1	Eingang	DAC Schnittstellenwahl-Eingang 1		
		Eingang			
9	DASEL2	Eingang	DAC Schnittstellenwahl-Eingang 2		
10	DASEL3	Eingang	DAC Schnittstellenwahl-Eingang 3		
11	DASEL4	Eingang	DAC Schnittstellenwahl-Eingang 4		
12	MSD	Eingang	Mikrocomputer-Schnittstellen-Serielldaten- Eingang		
13	MCK	Eingang	Mikrocomputer-Schnittstellen-Takteingang		
14	MLA	Eingang	Mikrocomputer-Schnittstellen-Daten- Verriegelungstakt-Eingang		
15	ACLR	Eingang	Mikrocomputer-Schnittstellen- Registerlöschung-Eingang		
10	HFD				
16		Eingang	Wiedergabesignal-Mangelsignal-Eingang		
17	HF	Eingang	Wiedergabesignal-Eingang		
18	IREF	Eingang	Erkennung/PLL-Schaltkreis-Referenzstrom- Eingang		
19	TLC	Ausgang	Abkappegelsteuerungs-Ausgang		
20	LPF	Eingang/ Ausgang	PLL-Schleifenfilter-Anschlußklemme		
21	LOCK/ DRD	Ausgang	Ausgang für SyncZustand/niedrige CD-Drehzahl		
22	SYCLK	Ausgang	Rahmensynchronisationszustand-Ausgang Sync. = "1"		
23	VDD2	Eingang	Erkennung/PLL-Schaltkreis Spannungsversorgung 5 V ausschließlich für Analogteil		
24*	DRD	Ausgang	Ausgang für niedrige CD-Drehzahl		
25	EFFK	Ausgang	EFM Rahmentakt-Ausgang Leistung 50%		
26*	SCINT	Ausgang	Subcode Q		
	22-2		Ausgangs-Unterbrechungssignal-Ausgang		
27*	SQRO	Ausgang	Subcode Q Register-Ausgang		
28*	SQRCK	Eingang	Subcode Q Registerdatenverschiebung-Takt-Ausgang		
29	SCOR	Ausgang	Subcode-Syncsignal-Ausgang S0 + S1		
30	CRCF	Ausgang	Subcode Q Ausgang von CRC Prüfergebnis-Ausgang CRCOK = "1"		
31	SCCK	Eingang	Verschiebungstakt-Eingangfür Subcode-Seriellausgang		
32	VSS2	-	Masse 0 V		
33	SCOE2	-			
		Eingang			
34	SCOE1	Eingang			
35*	SBCW	Ausgang	Subcode Wch Ausgang		
36*	SBCV	Ausgang	Subcode Vch Ausgang		
37*	SBCU	Ausgang	Subcode Uch Ausgang		
-	0000		Cubanda Tah Auggana		
	SBCT	Ausgang	Subcode Tch Ausgang		
38* 39*	SBCS	Ausgang	Subcode 1ch Ausgang Subcode Sch Ausgang		

In diesen Gerät entspricht die Klemme mit Sternchen (*) offener Klemme, die an die Außenseite nicht angeschlosen wird.



PWM1 Sortie Code d'amplification = "1" Sortie PWM d'entraînement de moteu de disque: "-" 3 PWM2 Sortie Sortie 2 de PWM d'entraînement de moteu de disque: "-" 4" DOTX Sortie Numérique OUT 5 ACRCY Entrée Entrée de précision pour l'horloge d'état du canal OUT numérique. 6 TEST1 Entrée Sélection de mode d'essai Lecture ordinaire = "0" 7 DOBSEL Entrée Sélection du nombre de bits de données et sortie. 8 DASEL1 Entrée Sélection 1 d'interface DAC 9 DASEL2 Entrée Sélection 2 d'interface DAC 10 DASEL3 Entrée Sélection 3 d'interface DAC 11 DASEL4 Entrée Sélection 4 d'interface DAC 12 MSD Entrée Données en série d'interface du microprocesseur. 13 MCK Entrée Horloge d'interface du microprocesseur. 14 MLA Entrée Horloge d'interface du microprocesseur. 15 ACLR Entrée Signal de manque du signal de lecture. 16 HFD Entrée Signal de manque du signal de lecture. 17 HF Entrée Courante de référence pour le circuit de détection/PLL. 19 TLC Sortie Commande du niveau de tranche 10 LOCK/DRD Sortie État de rotation ralentie de disque/synchro Etat de synchro de trame. Sync. = "1" 20 LOCK/DRD Sortie État de rotation ralentie de disque/synchro Etat de synchro de trame. Sync. = "1" SORIO Sortie État de rotation ralentie de disque/synchro Etat de rotation ralentie de disque. EFFK Sortie Horloge de trame EFM Capacité = 50 % SCINT Sortie Signal de synchro de la sortie du sous-code Q. SCOR Sortie Signal de synchro de sous-code SO + S1 SORCK Entrée Horloge de décalage pour les dornées de registre du sous-code Q. SCOR Sortie Sortie Sortie dous sous-code Q du résultat de verification CRC. CROCK = "1"	N° de broche	Nom de borne	Entrée/ Sortie	Fonction	
PWM1 Sortie Sortie 1 de PWM d'entraînement de moteu de disque: "-" Sortie 2 de PWM d'entraînement de moteu de disque: "-" Sortie 2 de PWM d'entraînement de moteu de disque: "-" Numérique OUT Sortie Entrée Entrée de précision pour l'horloge d'état du canal OUT numérique. Entrée Sélection de mode d'essai Lecture ordinaire = "0" DOBSEL Entrée Sélection du nombre de bits de données er sortie. 18 bits = "1" B DASEL1 Entrée Sélection 1 d'interface DAC DASEL2 Entrée Sélection 3 d'interface DAC DASEL3 Entrée Sélection 3 d'interface DAC DASEL4 Entrée Sélection 4 d'interface DAC DASEL4 Entrée Sélection 4 d'interface DAC DASEL4 Entrée Sélection 5 d'interface du microprocesseur. MCK Entrée Horloge d'interface du microprocesseur. ACLR Entrée Horloge d'interface du microprocesseur. HF HF Entrée Signal de manque du signal de lecture. Signal de lecture Dure Britée Courante de référence pour le circuit de détection/PLL. LOCK/DRD Sortie Etat de rotation ralentie de disque/synchro Etat de rotation ralentie de disque. LOCK/DRD Sortie Etat de rotation ralentie de disque. LOCK/DRD So	1				
Sortie 2 de PWM d'entraînement de moteu de disque: "+" 4" DOTX Sortie Numérique OUT 5 ACRCY Entrée Entrée de précision pour l'horloge d'état du canal OUT numérique. 6 TEST1 Entrée Sélection de mode d'essai Lecture ordinaire = "0" 7 DOBSEL Entrée Sélection du nombre de bits de données et sortie. 8 DASEL1 Entrée Sélection 1 d'interface DAC 9 DASEL2 Entrée Sélection 3 d'interface DAC 10 DASEL3 Entrée Sélection 3 d'interface DAC 11 DASEL4 Entrée Sélection 3 d'interface DAC 11 DASEL4 Entrée Sélection 3 d'interface DAC 12 MSD Entrée Données en série d'interface du microprocesseur. 13 MCK Entrée Hortoge d'interface du microprocesseur. 14 MLA Entrée Hortoge latch de données d'interface du microprocesseur. 15 ACLR Entrée Hortoge latch de données d'interface du microprocesseur. 16 HFD Entrée Signal de manque du signal de lecture. 17 HF Entrée Courante de référence pour le circuit de détection/PLL. 18 IREF Entrée Courante de référence pour le circuit de détection/PLL. 20 LPF Sortie Commande du niveau de tranche Dernée Sortie Sortie Etat de rotation ralentie de disque/synchro Etat de synchro de trame. Sync. = "1" 23 VDD2 Entrée Circuit détection/PLL. Alimentation (5V) réservée à la partie analogique. EFFK Sortie Hortoge de décalage pour les dornées de régistre du sous-code Q 24* DRD Sortie État de rotation ralentie de disque. Hortoge de décalage pour les dornées de régistre du sous-code Q 24* SQRCK Entrée Hortoge de décalage pour les dornées de régistre du sous-code Q 25 SCOR Sortie Entrée Hortoge de décalage pour les dornées de vérification CRC. 26 CRC Entrée Hortoge de décalage pour la sortie série du sous-code Q 27 SQRC Entrée Hortoge de décalage pour la sortie série du sous-code Q 28 SCOR Sortie Motorisation pour la sortie SBCP à SBCS. 36 SBCV Sortie Canal V de sous-code 37 SBCU Sortie Canal V de sous-code 38 SBCY Sortie Canal V de sous-code 39 SBCS Sortie Canal V de sous-code	2	PWM1	Sortie		
4" DOTX Sortie Entrée Entrée de précision pour l'horloge d'état du canal OUT numérique. 6 TEST1 Entrée Sélection de mode d'essai Lecture ordinaire = "0" 7 DOBSEL Entrée Sélection du nombre de bits de données et sortie. 8 DASEL1 Entrée Sélection 1 d'interface DAC 9 DASEL2 Entrée Sélection 2 d'interface DAC 10 DASEL3 Entrée Sélection 2 d'interface DAC 11 DASEL4 Entrée Sélection 3 d'interface DAC 12 MSD Entrée Données en série d'interface du microprocesseur. 13 MCK Entrée Horloge d'interface du microprocesseur. 14 MLA Entrée Horloge d'interface du microprocesseur. 15 ACLR Entrée Effacement de registre d'interface du microprocesseur. 16 HFD Entrée Signal de manque du signal de lecture. 17 HF Entrée Signal de lecture Signal de lecture. 18 IREF Entrée Courante de référence pour le circuit de détection/PLL. 20 LPF Entrée/Sortie Etat de rotation ralentie de disque/synchro Etat de synchro de trame. 21 LOCK/DRD Sortie État de rotation ralentie de disque/synchro Etat de synchro de trame. 22 SYCLK Sortie État de rotation ralentie de disque. 24 DRD Sortie Etat de rotation ralentie de disque. 25 EFFK Sortie Horloge de décalage pour les dornées de registre du sous-code Q. 27 SQRO Sortie Registre du sous-code Q. 28 SCOR Sortie Sortie du sous-code Q. 29 SCOR Sortie Entrée Autorisation pour la sortie série du sous-code C. 29 SCOR Sortie Entrée Autorisation pour la sortie SBCP à SBCS. 30 CRCF Entrée Autorisation pour la sortie SBCP à SBCW. 31 SCCK Entrée Autorisation pour la sortie SBCP à SBCW. 32 SBCV Sortie Canal V de sous-code 33 SBCC Sortie Canal V de sous-code	3	PWM2	Sortie	Sortie 2 de PWM d'entraînement de moteur	
ACRCY Entrée Entrée de précision pour l'horloge d'état du canal OUT numérique. TEST1 Entrée Sélection de mode d'essai Lecture ordinaire = '0' DOBSEL Entrée Sélection du nombre de bits de données et sortie. B DASEL1 Entrée Sélection 1 d'interface DAC DASEL2 Entrée Sélection 2 d'interface DAC DASEL3 Entrée Sélection 3 d'interface DAC ID DASEL4 Entrée Sélection 3 d'interface DAC MSD Entrée Données en série d'interface DAC MSD Entrée Données en série d'interface du microprocesseur. Horloge d'interface du microprocesseur. Horloge d'interface du microprocesseur. HORD Entrée Horloge latch de données d'interface du microprocesseur. Effacement de registre d'interface du microprocesseur. HFD Entrée Signal de manque du signal de lecture. BIREF Entrée Signal de lecture. BIREF Entrée Courante de référence pour le circuit de détection/PLL. LOCK/DRD Sortie État de rotation ralentie de disque/synchro État de rotation ralentie de disque/synchro État de rotation ralentie de disque/synchro Etat de rotation ralentie de disque. VDD2 Entrée Circuit détection/PLL. Alimentation (SV) réservée à la partie analogique. EFFK Sortie Horloge de trame EFM Capacité = 50 % SCINT Sortie Signal de synchro de la sortie d'u sous-code Q. PRO Sortie Etat de rotation ralentie de disque. PROFILE SORTIE Sortie Horloge de décalage pour les dornées de registre du sous-code Q. SCOR Sortie Signal de synchro de sous-code SO + S1 SCORC Entrée Horloge de décalage pour le sortie de vérification CRC. CRCCK = *1" SCCK Entrée Horloge de décalage pour le sortie serie du sous-code Q. CRCCK = *1" SCCK Entrée Horloge de décalage pour le sortie serie du sous-code Q. Entrée Autorisation pour la sortie SBCP à SBCS. AUTORIE SECK Sortie Canal V de sous-code SBCV Sortie Canal V de sous-code Canal Y de sous-code SBCV Sortie Canal V de sous-code SBCC SORTIE Sortie Canal V de sous-code	4*	DOTX	Sortie		
TEST1 Entrée Sélection de mode d'essai Lecture ordinaire = "0" DOBSEL Entrée Sélection du nombre de bits de données er sortie. B DASEL1 Entrée Sélection 1 d'interface DAC DASEL2 Entrée Sélection 2 d'interface DAC DASEL3 Entrée Sélection 3 d'interface DAC DASEL3 Entrée Sélection 3 d'interface DAC MSD Entrée Données en série d'interface DAC MSD Entrée Données en série d'interface du microprocesseur. Horloge latch de données d'interface du microprocesseur. Horloge latch de données d'interface du microprocesseur. HORD Entrée Horloge d'interface du microprocesseur. HORD Entrée Horloge d'interface du microprocesseur. HEFD Entrée Signal de manque du signal de lecture. Signal de manque du signal de lecture. HEFD Entrée Signal de lecture Courante de référence pour le circuit de détection/PLL. COurante de référence pour le circuit de détection/PLL. LOCK/DRD Sortie État de rotation ralentie de disque/synchro Etat de synchro de trame. Sync. = "1" VDD2 Entrée Circuit détection/PLL. Alimentation (5V) réservée à la partie analogique. Etat de rotation ralentie de disque. Horloge de trame EFM Capacité = 50 % SCINT Sortie Signal d'interruption de la sortie d'u sous-code Q. Horloge de décalage pour les dornnées de registre du sous-code Q. Horloge de décalage pour la sortie serie du sous-code Q. CRCK Entrée Horloge de décalage pour la sortie serie du sous-code Q. CRCK Entrée Horloge de décalage pour la sortie serie du sous-code Q. CRCK Entrée Horloge de décalage pour la sortie serie du sous-code Q. CRCK Entrée Horloge de décalage pour la sortie serie du sous-code Q. CRCK Entrée Horloge de décalage pour la sortie serie du sous-code Q. CRCK Entrée Horloge de décalage pour la sortie serie du sous-code Q. CRCK Entrée Horloge de décalage pour la sortie serie du sous-code Q. CRCK Entrée Horloge de décalage pour la sortie serie du sous-code Q. CRCK Entrée Autorisation pour la sortie SBCP à SBCS. SECW Sortie Canal V de sous-code SBCV Sortie Canal V de sous-code SBCV Sortie Canal V de sous-code SBCS				Entrée de précision pour l'horloge d'état du	
Selection du nombre de bits de données et sortie. 18 bits = "1" 8 DASEL1 Entrée Sélection 1 d'interface DAC 9 DASEL2 Entrée Sélection 2 d'interface DAC 10 DASEL3 Entrée Sélection 3 d'interface DAC 11 DASEL4 Entrée Sélection 3 d'interface DAC 11 DASEL4 Entrée Sélection 3 d'interface DAC 12 MSD Entrée Données en sèrie d'interface du microprocesseur. 13 MCK Entrée Horloge d'interface du microprocesseur. 14 MLA Entrée Horloge latch de données d'interface du microprocesseur. 15 ACLR Entrée Effacement de registre d'interface du microprocesseur. 16 HFD Entrée Signal de manque du signal de lecture. 17 HF Entrée Courante de référence pour le circuit de détection/PLL. 18 IREF Entrée Sortie Etat de rotation ralentie de disque/synchro Etat de synchro de trame. 20 LPF Entrée/Sortie Etat de rotation ralentie de disque/synchro Etat de synchro de trame. 21 LOCK/DRD Sortie État de rotation ralentie de disque. 22 EFFK Sortie Horloge de trame EFM Capacité = 50 % 23 VDD2 Entrée Horloge de trame EFM Capacité = 50 % 26 SCINT Sortie Signal de synchro de la sortie d'u sous-code Q. 27 SQRO Sortie Registre du sous-code Q Horloge de décalage pour les dornées de registre du sous-code Q. 28 SCOR Sortie Signal de synchro de sous-code SO + S1 30 CRCF Sortie Sortie Sortie du sous-code Q du résultat de vérification CRC. 29 SCOR Sortie Horloge de décalage pour la sortie de sous-code Q. 29 SCOR Sortie Sortie Sortie du sous-code Q du résultat de vérification CRC. 29 SCOR Sortie Autorisation pour la sortie SBCP à SBCS. 30 CRCF Sortie Canal V de sous-code 31 SCCK Entrée Horloge de sous-code G. 32 VSS2 - 0 V (terre) 33 SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. 34 SCOE1 Entrée Canal V de sous-code 36 SBCV Sortie Canal V de sous-code 37 SBCU Sortie Canal V de sous-code 38 SBCS Sortie Canal V de sous-code	6	TEST1	Entrée	Sélection de mode d'essai	
Pousel Bentrée Sélection 2 d'interface DAC DASEL3 Entrée Sélection 3 d'interface DAC Selection 3 d'interface DAC Selection 3 d'interface DAC DASEL4 Entrée Sélection 4 d'interface DAC Données en série d'interface du microprocesseur. MSD Entrée Horloge d'interface du microprocesseur. MKK Entrée Horloge d'interface du microprocesseur. MLA Entrée Horloge d'interface du microprocesseur. ACLR Entrée Horloge d'interface du microprocesseur. Effacement de registre d'interface du microprocesseur. Effacement de registre d'interface du microprocesseur. HFD Entrée Signal de manque du signal de lecture. IREF Entrée Courante de référence pour le circuit de détection/PLL. Sortie Commande du niveau de tranche LPF Entrée/Sortie État de rotation ralentie de disque/synchro PLL. LOCK/DRD Sortie État de rotation ralentie de disque/synchro Sync. = "1" VDD2 Entrée Circuit détection/PLL. Alimentation (SV) réservée à la partie analogique. LPF Sortie État de rotation ralentie de disque. EFFK Sortie Horloge de trame EFM Capacité = 50 % SCINT Sortie Signal d'interruption de la sortie du sous-code Q. SCOR Sortie Registre du sous-code Q. SCOR Sortie Registre du sous-code Q du résultat de vérification CRC. CROCK = "1" SCCK Entrée Autorisation pour la sortie SBCP à SBCS. SBCW Sortie Canal V de sous-code Canal V de sous-code SBCV Sortie Canal V de sous-code SBCV Sortie Canal V de sous-code Canal V de sous-code SBCS Sortie Canal V de sous-code	7	DOBSEL	Entrée		
DASEL3	8	DASEL1	Entrée	Sélection 1 d'interface DAC	
DASEL4 Entrée Sélection 4 d'interface DAC	9	DASEL2	Entrée	Sélection 2 d'interface DAC	
MSD Entrée Données en série d'interface du microprocesseur. MCK Entrée Horloge d'interface du microprocesseur. Horloge latch de données d'interface du microprocesseur. Entrée Horloge latch de données d'interface du microprocesseur. Entrée Effacement de registre d'interface du microprocesseur. HFD Entrée Signal de manque du signal de lecture. HF Entrée Signal de lecture IREF Entrée Courante de référence pour le circuit de détection/PLL. PF Entrée/ Borne de raccordement pour filtre boucle PLL. LOCK/DRD Sortie État de rotation ralentie de disque/synchro État de synchro de trame. Sync. = "1" VDD2 Entrée Circuit détection/PLL. Alimentation (5V) réservée à la partie analogique. PRO Sortie État de rotation ralentie de disque. Horloge de trame EFM Capacité = 50 % Signal d'interruption de la sortie d'u sous-code Q. SQRCK Entrée Horloge de décalage pour les dornnées de registre du sous-code Q. SCOR Sortie Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" Horloge de décalage pour la sortie série du sous-code. SCOR Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" Horloge de décalage pour la sortie série du sous-code. SCOR Entrée Horloge de décalage pour la sortie série du sous-code. SCOR Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" Horloge de décalage pour la sortie SBCP à SBCS. SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. SBCW Sortie Canal W de sous-code SBCV Sortie Canal V de sous-code SBCV Sortie Canal V de sous-code Canal V de sous-code SBCS Sortie Canal V de sous-code	10	DASEL3	Entrée	Sélection 3 d'interface DAC	
MSD Entrée Données en série d'interface du microprocesseur. MCK Entrée Horloge d'interface du microprocesseur. Horloge latch de données d'interface du microprocesseur. Entrée Horloge latch de données d'interface du microprocesseur. Entrée Effacement de registre d'interface du microprocesseur. HFD Entrée Signal de manque du signal de lecture. HF Entrée Signal de lecture IREF Entrée Courante de référence pour le circuit de détection/PLL. PF Entrée/ Borne de raccordement pour filtre boucle PLL. LOCK/DRD Sortie État de rotation ralentie de disque/synchro État de synchro de trame. Sync. = "1" VDD2 Entrée Circuit détection/PLL. Alimentation (5V) réservée à la partie analogique. PRO Sortie État de rotation ralentie de disque. Horloge de trame EFM Capacité = 50 % Signal d'interruption de la sortie d'u sous-code Q. SQRCK Entrée Horloge de décalage pour les dornnées de registre du sous-code Q. SCOR Sortie Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" Horloge de décalage pour la sortie série du sous-code. SCOR Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" Horloge de décalage pour la sortie série du sous-code. SCOR Entrée Horloge de décalage pour la sortie série du sous-code. SCOR Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" Horloge de décalage pour la sortie SBCP à SBCS. SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. SBCW Sortie Canal W de sous-code SBCV Sortie Canal V de sous-code SBCV Sortie Canal V de sous-code Canal V de sous-code SBCS Sortie Canal V de sous-code	11	DASEL4	Entrée	Sélection 4 d'interface DAC	
MCK Entrée Horloge d'interface du microprocesseur. Horloge latch de données d'interface du microprocesseur. Effacement de registre de vignal de lecture. Signal de lecture Courante de référence pour le circuit de détection/PLL. Entrée/ Sortie de raccordement pour filtre boucle PLL. LOCK/DRD Sortie État de rotation ralentie de disque/synchro exprese à la partie analogique. Entrée Circuit détection/PLL. Alimentation (5V) réservée à la partie analogique. EFFK Sortie Horloge de trame EFM Capacité = 50 % SCINT Sortie Signal d'interruption de la sortie d'u sous-code Q. Entrée Horloge de décalage pour les dornnées de registre du sous-code Q. SORO Sortie Registre du sous-code Q. SOROR Sortie Signal de synchro de sous-code SO + S1 SOROC Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" SCOK Entrée Horloge de décalage pour la sortie série du sous-code. CROCK = "1" SCOCE Entrée Autorisation pour la sortie SBCP à SBCS. SCOE1 Entrée Autorisation pour la sortie SBCP à SBCS. SBCW Sortie Canal W de sous-code SBCW Sortie Canal W de sous-code SBCW Sortie Canal V de sous-code SBCW Sortie Canal V de sous-code Canal V de sous-code SBCS Sortie Canal R de sous-code				Données en série d'interface du	
MLA	13	MCK	Entrée		
ACLR Entrée Effacement de registre d'interface du microprocesseur. 16 HFD Entrée Signal de manque du signal de lecture. 17 HF Entrée Courante de référence pour le circuit de détection/PLL. 19 TLC Sortie Commande du niveau de tranche. 19 TLC Sortie Commande du niveau de tranche. 20 LPF Entrée/Sortie Borne de raccordement pour filtre boucle. 21 LOCK/DRD Sortie État de rotation ralentie de disque/synchro. 22 SYCLK Sortie État de synchro de trame. 23 VDD2 Entrée/Sync. = "1" 23 VDD2 Entrée Circuit détection/PLL. Alimentation (5V) réservée à la partie analogique. 24* DRD Sortie État de rotation ralentie de disque. 25 EFFK Sortie Horloge de trame EFM Capacité = 50 % 26* SCINT Sortie Signal d'interruption de la sortie d'u sous-code Q. 27* SQRO Sortie Registre du sous-code Q. 28* SQRCK Entrée Horloge de décalage pour les dornnées de registre du sous-code Q. 29 SCOR Sortie Sortie Signal de synchro de sous-code S0 + S1 30 CRCF Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" 31 SCCK Entrée Horloge de décalage pour la sortie série du sous-code. 32 VSS2 - 0 V (terre) 33 SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. 34 SCOE1 Entrée Autorisation pour la sortie SBCP à SBCS. 35* SBCW Sortie Canal W de sous-code 36* SBCV Sortie Canal V de sous-code 37* SBCU Sortie Canal V de sous-code 39* SBCS Sortie Canal I de sous-code 40* SBCR Sortie Canal R de sous-code			Entrée	Horloge latch de données d'interface du	
HF Entrée Signal de lecture IREF Entrée Courante de référence pour le circuit de détection/PLL. IPF Entrée/Sortie Commande du niveau de tranche Borne de raccordement pour filtre boucle PLL. LOCK/DRD Sortie État de rotation ralentie de disque/synchro Etat de synchro de trame. Sync. = "1" VDD2 Entrée Circuit détection/PLL. Alimentation (5V) réservée à la partie analogique. LOCK/DRD Sortie État de rotation ralentie de disque. PLL. Alimentation (5V) réservée à la partie analogique. EFFK Sortie Horloge de trame EFM Capacité = 50 % SCINT Sortie Signal d'interruption de la sortie du sous-code Q. SQRO Sortie Registre du sous-code Q. PROBUSION Sortie Signal de synchro de sous-code SO + S1 CRCF Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" SCCK Entrée Horloge de décalage pour la sortie série du sous-code. VSS2 - 0 V (terre) SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. SCOE1 Entrée Autorisation pour la sortie SBCP à SBCW. SCOE1 Entrée Autorisation pour la sortie SBCT à SBCW. SCOE1 Canal V de sous-code SCOE1 Sortie Canal V de sous-code Canal V de sous-code SCOE3 Sortie Canal T de sous-code Canal T de sous-code Canal R de sous-code	15	ACLR	Entrée	_	
IREF Entrée Courante de référence pour le circuit de détection/PLL. 19 TLC Sortie Commande du niveau de tranche 20 LPF Entrée/ Sortie Borne de raccordement pour filtre boucle PLL. 21 LOCK/DRD Sortie État de rotation ralentie de disque/synchro 22 SYCLK Sortie État de synchro de trame. 23 VDD2 Entrée Circuit détection/PLL. Alimentation (5V) réservée à la partie analogique. 24 DRD Sortie État de rotation ralentie de disque. 25 EFFK Sortie Horloge de trame EFM Capacité = 50 % 26 SCINT Sortie Signal d'interruption de la sortie du sous-code Q. 27 SQRO Sortie Registre du sous-code Q 28 SQRCK Entrée Horloge de décalage pour les dornnées de registre du sous-code Q. 29 SCOR Sortie Signal de synchro de sous-code S0 + S1 30 CRCF Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" 31 SCCK Entrée Horloge de décalage pour la sortie série du sous-code. 32 VSS2 - 0 V (terre) 33 SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. 34 SCOE1 Entrée Autorisation pour la sortie SBCT à SBCW. 36 SBCW Sortie Canal W de sous-code 37 SBCU Sortie Canal U de sous-code 38 SBCT Sortie Canal R de sous-code 40 SBCR Sortie Canal R de sous-code	16	HFD	Entrée	Signal de manque du signal de lecture.	
détection/PLL. 19 TLC Sortie Commande du niveau de tranche	17	HF	Entrée	Signal de lecture	
LPF Entrée/Sortie PLL. LOCK/DRD Sortie État de rotation ralentie de disque/synchro État de synchro de trame. Sync. = "1" SYCLK Sortie État de synchro de trame. Sync. = "1" SYDD2 Entrée Circuit détection/PLL. Alimentation (5V) réservée à la partie analogique. LEFFK Sortie État de rotation ralentie de disque. EFFK Sortie Horloge de trame EFM Capacité = 50 % SCINT Sortie Signal d'interruption de la sortie d'u sous-code Q. SQRO Sortie Registre du sous-code Q. SQROK Entrée Horloge de décalage pour les dormées de registre du sous-code Q. SORE Sortie Signal de synchro de sous-code SO + S1 CRCF Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" SCCK Entrée Horloge de décalage pour la sortie esérie du sous-code. VSS2 - 0 V (terre) SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. SCOE1 Entrée Autorisation pour la sortie SBCT à SBCW. SBCW Sortie Canal W de sous-code SBCV Sortie Canal V de sous-code Canal U de sous-code SBCS Sortie Canal T de sous-code Canal P de sous-code Canal R de sous-code Canal R de sous-code	18	IREF	Entrée	•	
Sortie PLL. LOCK/DRD Sortie État de rotation ralentie de disque/synchro SYCLK Sortie État de synchro de trame. Sync. = "1" VDD2 Entrée Circuit détection/PLL. Alimentation (5V) réservée à la partie analogique. Let de rotation ralentie de disque. BEFK Sortie État de rotation ralentie de disque. Sortie État de rotation ralentie de disque. EFFK Sortie Horloge de trame EFM Capacité = 50 % SCINT Sortie Signal d'interruption de la sortie d'u sous-code Q. SORO Sortie Registre du sous-code Q. SOROK Entrée Horloge de décalage pour les dornées de registre du sous-code Q. SCOR Sortie Signal de synchro de sous-code SO + S1 CRCF Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" SCCK Entrée Horloge de décalage pour la sortie série du sous-code. VSS2 - 0 V (terre) SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. Autorisation pour la sortie SBCT à SBCW. SBCW Sortie Canal W de sous-code. SBCV Sortie Canal U de sous-code. Canal U de sous-code. SBCS Sortie Canal T de sous-code. Canal T de sous-code.	19	TLC	Sortie	Commande du niveau de tranche	
SYCLK Sortie Etat de synchro de trame. Sync. = "1" Circuit détection/PLL. Alimentation (5V) réservée à la partie analogique. EFFK Sortie EFFK Sortie Horloge de trame EFM Capacité = 50 % SCINT Sortie Signal d'interruption de la sortie d'u sous-code Q. SQRO Sortie Entrée Horloge de décalage pour les dorinées de registre du sous-code Q. SCOR Sortie Signal de synchro de sous-code S0 + S1 CRCF Sortie Sortie du sous-code Q d'u résultat de vérification CRC. CROCK = "1" SCCK Entrée Horloge de décalage pour la sortie série du sous-code. VSS2 OV (terre) SCOR SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. SBCW Sortie Canal W de sous-code SBCV Sortie Canal U de sous-code SBCY SBCS Sortie Canal U de sous-code SBCS Sortie Canal T de sous-code 40* SBCR Sortie Canal R de sous-code Canal R de sous-code	20	LPF		·	
Sync. = "1" Sync. = "1" Circuit détection/PLL. Alimentation (5V) réservée à la partie analogique.	21	LOCK/DRD	Sortie	État de rotation ralentie de disque/synchr	
Alimentation (5V) réservée à la partie analogique. 24* DRD Sortie État de rotation ralentie de disque. 25 EFFK Sortie Horloge de trame EFM Capacité = 50 % 26* SCINT Sortie Signal d'interruption de la sortie d'u sous-code Q. 27* SQRO Sortie Registre du sous-code Q 28* SQRCK Entrée Horloge de décalage pour les dornées de registre du sous-code Q. 29 SCOR Sortie Signal de synchro de sous-code S0 + S1 30 CRCF Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" 31 SCCK Entrée Horloge de décalage pour la sortie série du sous-code. 32 VSS2 - 0 V (terre) 33 SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. 34 SCOE1 Entrée Autorisation pour la sortie SBCT à SBCW. 35* SBCW Sortie Canal W de sous-code 36* SBCV Sortie Canal U de sous-code 37* SBCU Sortie Canal U de sous-code 38* SBCT Sortie Canal T de sous-code 40* SBCR Sortie Canal R de sous-code	22	SYCLK	Sortie		
EFFK Sortie Horloge de trame EFM Capacité = 50 % SCINT Sortie Signal d'interruption de la sortie d'u sous-code Q. 27* SQRO Sortie Registre du sous-code Q 28* SQRCK Entrée Horloge de décalage pour les dornées de registre du sous-code Q. 29 SCOR Sortie Signal de synchro de sous-code S0 + S1 30 CRCF Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" 31 SCCK Entrée Horloge de décalage pour la sortie série du sous-code. 32 VSS2 - 0 V (terre) 33 SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. 34 SCOE1 Entrée Autorisation pour la sortie SBCT à SBCW. 35* SBCW Sortie Canal W de sous-code 36* SBCV Sortie Canal U de sous-code 38* SBCT Sortie Canal T de sous-code 40* SBCR Sortie Canal R de sous-code 40* SBCR Sortie Canal R de sous-code	23	VDD2	Entrée	Alimentation (5V) réservée à la partie	
Capacité = 50 % 26* SCINT Sortie Signal d'interruption de la sortie d'u sous-code Q. 27* SQRO Sortie Registre du sous-code Q. 28* SQRCK Entrée Horloge de décalage pour les domnées de registre du sous-code Q. 29 SCOR Sortie Signal de synchro de sous-code S0 + S1 30 CRCF Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" 31 SCCK Entrée Horloge de décalage pour la sortie série du sous-code. 32 VSS2 - 0 V (terre) 33 SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. 34 SCOE1 Entrée Autorisation pour la sortie SBCT à SBCW. 35* SBCW Sortie Canal W de sous-code 36* SBCV Sortie Canal U de sous-code 37* SBCU Sortie Canal U de sous-code 38* SBCT Sortie Canal T de sous-code 40* SBCR Sortie Canal R de sous-code	24*	DRD	Sortie	État de rotation ralentie de disque.	
SCINT Sortie Signal d'interruption de la sortie d'u sous-code Q. SQRO Sortie Registre du sous-code Q. SQRCK Entrée Horloge de décalage pour les domnées de registre du sous-code Q. SCOR Sortie Signal de synchro de sous-code SO + S1 CRCF Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" SCCK Entrée Horloge de décalage pour la sortie série du sous-code. VSS2 - O V (terre) SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. SCOE1 Entrée Autorisation pour la sortie SBCT à SBCW. SCOE1 SBCW Sortie Canal W de sous-code SBCV Sortie Canal U de sous-code SBCT Sortie Canal T de sous-code Canal S de sous-code SBCS Sortie Canal R de sous-code Canal R de sous-code	25	EFFK	Sortie		
SQRCK Entrée Horloge de décalage pour les dornnées de registre du sous-code Q. SCOR Sortie Signal de synchro de sous-code S0 + S1 CRCF Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" SCCK Entrée Horloge de décalage pour la sortie série du sous-code. SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. SCOE1 Entrée Autorisation pour la sortie SBCT à SBCW. SCOE1 Entrée Autorisation pour la sortie SBCT à SBCW. SBCW Sortie Canal W de sous-code SBCV Sortie Canal U de sous-code SBCT Sortie Canal T de sous-code SBCS SORTIE Canal S de sous-code Canal R de sous-code Canal R de sous-code	26*	SCINT	Sortie		
registre du sous-code Q. 29 SCOR Sortie Signal de synchro de sous-code S0 + S1 30 CRCF Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" 31 SCCK Entrée Horloge de décalage pour la sortie série du sous-code. 32 VSS2 - 0 V (terre) 33 SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. 34 SCOE1 Entrée Autorisation pour la sortie SBCT à SBCW. 35° SBCW Sortie Canal W de sous-code 36° SBCV Sortie Canal U de sous-code 37° SBCU Sortie Canal U de sous-code 38° SBCT Sortie Canal T de sous-code 39° SBCS Sortie Canal S de sous-code 40° SBCR Sortie Canal R de sous-code	27*	SQRO	Sortie	Registre du sous-code Q	
Sortie Sortie du sous-code Q du résultat de vérification CRC. CROCK = "1" SCCK Entrée Horloge de décalage pour la sortie série du sous-code. VSS2 - 0 V (terre) SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. SCOE1 Entrée Autorisation pour la sortie SBCT à SBCW. SCOE1 Entrée Autorisation pour la sortie SBCT à SBCW. SBCW Sortie Canal W de sous-code SBCV Sortie Canal U de sous-code SBCU Sortie Canal T de sous-code SBCS Sortie Canal S de sous-code SBCS Sortie Canal R de sous-code	28*	SQRCK	Entrée	0 .	
vérification CRC. CROCK = "1" 31 SCCK Entrée Horloge de décalage pour la sorti e série du sous-code. 32 VSS2 - 0 V (terre) 33 SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. 34 SCOE1 Entrée Autorisation pour la sortie SBCT à SBCW. 35° SBCW Sortie Canal W de sous-code 36° SBCV Sortie Canal V de sous-code 37° SBCU Sortie Canal U de sous-code 38° SBCT Sortie Canal T de sous-code 39° SBCS Sortie Canal S de sous-code 40° SBCR Sortie Canal R de sous-code	29	SCOR	Sortie	Signal de synchro de sous-code S0 + S1	
SCCK Entrée Horloge de décalage pour la sortie série du sous-code. VSS2 - 0 V (terre) SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. SCOE1 Entrée Autorisation pour la sortie SBCT à SBCW. SSCW Sortie Canal W de sous-code SBCV Sortie Canal U de sous-code SBCU Sortie Canal U de sous-code SBCT Sortie Canal T de sous-code SBCS SORTIE Canal S de sous-code SBCS Sortie Canal S de sous-code Canal R de sous-code	30	CRCF	Sortie	vérification CRC.	
32 VSS2 - 0 V (terre) 33 SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. 34 SCOE1 Entrée Autorisation pour la sortie SBCP à SBCW. 35° SBCW Sortie Canal W de sous-code 36° SBCV Sortie Canal V de sous-code 37° SBCU Sortie Canal U de sous-code 38° SBCT Sortie Canal T de sous-code 39° SBCS Sortie Canal S de sous-code 40° SBCR Sortie Canal R de sous-code	31	SCCK	Entrée	Horloge de décalage pour la sorti € série du	
SCOE2 Entrée Autorisation pour la sortie SBCP à SBCS. SCOE1 Entrée Autorisation pour la sortie SBCP à SBCW. SSECW Sortie Canal W de sous-code SBCV Sortie Canal U de sous-code SBCU Sortie Canal U de sous-code SBCT Sortie Canal T de sous-code SBCS SORTIE Canal S de sous-code SBCS Sortie Canal S de sous-code CANAL SBCS SORTIE CANAL S de sous-code CANAL SBCS SORTIE CANAL S de sous-code CANAL SBCS SORTIE CANAL S de sous-code	32	VSS2	_		
SCOE1 Entrée Autorisation pour la sortie SBCT à SBCW. SBCW Sortie Canal W de sous-code SBCV Sortie Canal V de sous-code SBCU Sortie Canal U de sous-code SBCU Sortie Canal U de sous-code SBCT Sortie Canal T de sous-code SBCS Sortie Canal S de sous-code CBCS SORTIE CANAL S de sous-code CBCS SORTIE CANAL R de sous-code			Entrée		
35* SBCW Sortie Canal W de sous-code 36* SBCV Sortie Canal V de sous-code 37* SBCU Sortie Canal U de sous-code 38* SBCT Sortie Canal T de sous-code 39* SBCS Sortie Canal S de sous-code 40* SBCR Sortie Canal R de sous-code					
36* SBCV Sortie Canal V de sous-code 37* SBCU Sortie Canal U de sous-code 38* SBCT Sortie Canal T de sous-code 39* SBCS Sortie Canal S de sous-code 40* SBCR Sortie Canal R de sous-code					
37* SBCU Sortie Canal U de sous-code 38* SBCT Sortie Canal T de sous-code 39* SBCS Sortie Canal S de sous-code 40* SBCR Sortie Canal R de sous-code					
38* SBCT Sortie Canal T de sous-code 39* SBCS Sortie Canal S de sous-code 40* SBCR Sortie Canal R de sous-code					
39* SBCS Sortie Canal S de sous-code 40* SBCR Sortie Canal R de sous-code					
40* SBCR Sortie Canal R de sous-code					
		-			

Sur ce modèle, la borne marquée d'un astérisque (*) est une borne ouverte qui n'accepte rien d'extérieur.

SYSTEM-CD510H



Pin No.	Terminal Name	Input/ Output	Function		
42*	SBCP	Output	Subcode Pch output		
43	RAS	Output	Row address strobe signal output		
44	NC	-	•		
45	RDB2	Input/ Output	External memory data input/output 2		
46	NC	-	-		
47	RDB1	Input/ Output	External memory data input/output 1		
48	RDB4	Input/ Output	External memory data input/output 4		
49	CAS	Output	Column address strobe signal output		
50	RDB3	Input/ Output	External memory data input/output 3		
51	WE	Output	Write enable signal output		
52	NC	-	-		
53	RAD1	Output	External memory address output 1		
54	RAD2	Output	External memory address output 2		
55	RAD3	Output	External memory address output 3		
56	RAD7	Output	External memory address output 7		
57	RAD4	Output	External memory address output 4		
58	RAD5	Output	External memory address output 5		
59	RAD6	Output	External memory address output 6		
60	RAD0	Output	External memory address output 0		
61	EST2	Output	Error state output 2 C2 decoder correction disabled = "1"		
62*	EST1	Output	Error state output 1 C1 decoder error detection = "1"		
63	VDD1	Input	Power supply +5 V		
64*	DOFK	Output	OSC frame clock output 7.35 kHz Duty = 50 %		
65*	FSCK	Output	Clock output 44.1 kHz		
66*	C846	Output	Clock output 8.4672 MHz		
67*	C423	Output	Clock output 4.2336 MHz		
68*	С16МІ	Input	1/2-frequency-divider input Feedback resistor provided		
69*	C8MO	Output	1/2-frequency-divideroutput		
70	XI	Input	Crystal oscillator input Feedback resistor provided		
71	XO	Output	Crystal oscillator output		
72	DO1	Output	DAC. Serial data output		
73	VSS1	_	DAC. 0 V		
74	DSCK	Output	DAC. Data shift clock output		
75	LRCK	Output	DAC. Left/right clock output		
76*	DO2	Output	DUAL DAC. Serial data output Rch		
77	WDCK	Output	DAC. Word clock		
78*	DLRCK	Output	DAC. Left/right clock output 2		
79*	APTL	Output	Deglitch clock L		
80*	APTR	Output	Deglitch clock R		

Stift- Nr.	Klemmen- bezeichnung	Eingang/ Ausgang	Funktion		
42*	SBCT	Ausgang	Subcode Pch Ausgang		
43	RAS	Ausgang	Zeilenadressen-Strobesignal-Ausgang		
44	NC	•	-		
45	RDB2	Eingang/ Ausgang	Externspeicher Daten-Eingabe/Ausgabe 2		
46	NC	-	-		
47	RDB1	Eingang/ Ausgang	Externspeicher Daten-Eingabe/Ausgabe 1		
48	RDB4	Eingang/ Ausgang	Externspeicher Daten-Eingabe/Ausgabe 4		
49	CAS	Ausgang	Spaltenadressen-Strobesignal-Ausgang		
50	RDB3	Eingang/ Ausgang	Externspeicher Daten-Eingabe/Ausgabe 3		
51	WE	Ausgang	Schreibfreigabesignal-Ausgang		
52	NC		-		
53	RAD1	Ausgang	Externspeicheradressen-Ausgang 1		
54	RAD2	Ausgang	Externspeicheradressen-Ausgang2		
55	RAD3	Ausgang	Externspeicheradressen-Ausgang3		
56	RAD7	Ausgang	Externspeicheradressen-Ausgang7		
57	RAD4	Ausgang	Externspeicheradressen-Ausgang 4		
58	RAD5	Ausgang	Externspeicheradressen-Ausgang5		
59	RAD6	Ausgang	Externspeicheradressen-Ausgang6		
60	RAD0	Ausgang	Externspeicheradressen-Ausgang0		
61	EST2	Ausgang	Fehlerzustand-Ausgang 2 C2 Dekoderkorrektur gesperrt = "1"		
62*	EST1	Ausgang	Fehlerzustand-Ausgang 1 C1 Dekoder-Fehlererkennung = "1"		
63	VDD1	Eingang	Spannungsversorgung +5 V		
64*	DOFK	Ausgang	OSC Rahmentakt-Ausgang 7,35 kHz Leistung = 50%		
65*	FSCK	Ausgang	Taktausgang 44,1 kHz		
66*	C846	Ausgang	Taktausgang 8,4672 MHz		
67*	C423	Ausgang	Taktausgang 4,2336 MHz		
68*	C16MI	Eingang	1/2-Frequenzteiler-Eingang Rückführungswiderstandvorhanden		
69*	C8MO	Ausgang	1/2-Frequenzteiler-Ausgang		
70	ΧI	Eingang	Kristalloszillator-Eingang Rückführungswiderstandvorhanden		
71	XO	Ausgang	Kristalloszillator-Ausgang		
72	DO1	Ausgang	DAC. Serielldaten-Ausgang		
73	VSS1	-	DAC. 0 V		
74	DSCK	Ausgang	DAC. Datenverschiebungstakt-Ausgang		
75	LRCK	Ausgang	DAC. Links/Rechts-Takt-Ausgang		
76*	DO2	Ausgang			
77	WDCK	Ausgang	DAC. Wort-Takt		
78*	DLRCK	Ausgang	DAC. Links/Rechts-Takt-Ausgang 2		
79*	APTL	Ausgang	Deglitch-Takt L		
80*	APTR	Ausgang	Deglitch-Takt R		

In diesen Gerät entspricht die Klemme mit Sternchen (*) offener Klemme, die an die Außenseite nicht angeschlosen wird.



N° de broche	Nom de borne	Entrée/ Sortie	Fonction		
42*	SBCP	Sortie	Canal P de sous-code		
43	RAS	Sortie	Signal d'échantillonnage d'adresses en rangée		
44	NC	-	-		
45	RDB2	Entrée/ Sortie	Entrée/sortie 2 de données de la mémoire externe.		
46	NC	-	-		
47	RDB1	Entrée/ Sortie	Entrée/sortie 1 de données de la mémoire externe.		
48	RDB4	Entrée/ Sortie	Entrée/sortie 4 de données de la mémoire externe.		
49	CAS	Sortie	Signal d'échantillonnage d'adresses en colonne		
50	RDB3	Entrée/ Sortie	Entrée/sortie 3 de données de la mémoire externe.		
51	WE	Sortie	Signal d'autorisation d'écriture		
52	NC	-	-		
53	RAD1	Sortie	Sortie 1 d'adresse de la mémoire externe.		
54	RAD2	Sortie	Sortie 2 d'adresse de la mémoire externe.		
55	RED3	Sortie	Sortie 3 d'adresse de la mémoire externe.		
56	RED7	Sortie	Sortie 7 d'adresse de la mémoire externe.		
57	RED4	Sortie	Sortie 4 d'adresse de la mémoire externe.		
58	RAD5	Sortie	Sortie 5 d'adresse de la mémoire externe.		
59	RAD6	Sortie	Sortie 6 d'adresse de la mémoire externe.		
60	RAD0	Sortie	Sortie 0 d'adresse de la mémoire externe.		
61	EST2	Sortie	Sortie 2 d'état d'erreur Correction interdite du décodeur C2 = "1".		
62*	EST1	Sortie	Sortie 1 d'état d'erreur Correction interdite du décodeur C1 + "1".		
63	VDD1	Entrée	Alimentation +5V		
64*	DOFK	Entrée	Horloge de trame OSC 7,35 kHz		
65*	FSCK	Sortie	Horloge 44,1 kHz		
66*	C846	Sortie	Horloge 8,4672 MHz		
67*	C423	Sortie	Horloge 4,2336 MHz		
68*	C16MI	Entrée	Diviseur de fréquence (1/2) Résistance de réaction fournie		
69*	C8MO	Sortie	Diviseur de fréquence (1/2)		
70	X1	Entrée	Oscillateur à quartz Résistance de réaction fournie		
71	хо	Sortie	Oscillateur à quartz		
72	DO1	Sortie	DAC. Données en série		
73	VSS1	-	DAC. 0 V		
74	DSCK	Sortie	DAC. Horloge de décalage de données.		
75	LRCK	Sortie	DAC. Horloge droite/gauche.		
76*	DO2	Sortie	DUAL DAC. Données en série. Canal R.		
77	WDCK	Sortie	DAC. Horloge de mot.		
78*	DLRCK	Sortie	DAC. Sortie 2 d'horloge droite/galuche.		
79*	APTL	Sortie	Horloge deglitch L (suppression de pointes		
80*	APTR	Sortie	Horloge deglitch R (suppression de pointes		

80* | APTR | Sortie | Horloge deglitch R (suppression de pointes) |
Sur ce modèle, la borne marquée d'un astérisque (*) est une borne ouverte qui n'accepte rien d'extérieur.

SYSTEM-CD510H



IC951 RH-iX1504AFZZ(IX1504)

Pin No.	Terminal Name	Input/ Output	Function		
1-7	S17-S23	Output	LCD segment output		
8	SCOR	Input	Sub-code Q data frame sync		
9	LD ON	Output	Laser diode control		
10	SYCLK	Input	Frame cycle status		
11	CNTR	Input	Data input from servo IC		
12	SUBQ	Input	Sub-code Q data input		
13	DRD	Input	Disc motor low rotating status		
14	EFEK	Input	Clock for sub-code Q		
15	CRCF	Input	CRC check of sub-code Q data		
16	JP1	Output	Jump control signal		
17	MSD	Output	Serial data output		
18	MLA	Output	Latch for serial data		
19	MCK	Output	Clock for serial data		
20*	PLAY	Input	Play start from external		
21	IN	Input	CD synchro mode input		
22	OUT	Output	CD synchro mode output		
23*	OUT	Output	CD synchro mode output		
24	MUTE	Output	Audio muting control		
25	PU IN	Input	Innermost position detection signal Innermost position=0		
26	SC IN	Input	Servo control		
27*	SC OUT	Output	Servo control .		
28	XC IN	Input	Clock signal		
29*	XC OUT	Output	Clock signal		
30	X IN	Input	Clock signal		
31	X OUT	Output	Clock signal		
32	VSS	_	Ground		
33	VDD	_	Power supply for micro-computer 5 V		
34*	С	Input	Terminal for externally connecting capacitor		
35	RESET	Input	Reset input		
36	CNVSS	Input	Connect to earth		
37	AVSS	Input	Earth for A-D commutator		
38	AVDD	_	Power supply for A-D commutator		
39	VREF	_	Reference voltage for A-D commutator		
40, 41	K0, K1	Input	KEY scan input		
42	S1	Output	LCD segment output		
43-53	S2-S12	Output	LCD segment output		
54	S13	Output	LCD segment output		
55, 56	S14,S15	Output	LCD segment output		
57*	COM 3	Output	LCD common output		
58-60	COM 2-0	Output	LCD common output		
61-63	VLC 1-3	Output	Power supply for LCD		
64	S16	Output	LCD segment output		

IC951 RH-iX1504AFZZ(IX1504)

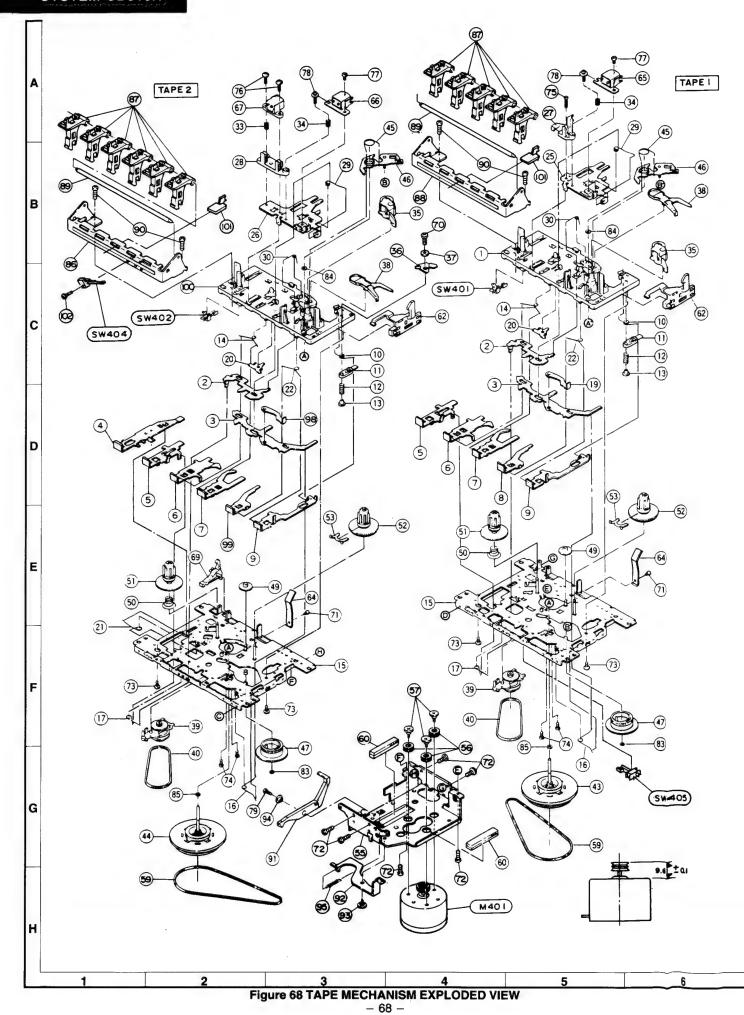
Stift Nr.	Klemmen- bezeichnung	Eingang/ Ausgang	Funktion
1-7	S17-S23	Ausgang	LCD-Segment-Ausgang
8	SCOR	Eingang	Subcode Q-Daten
			Rahmensynchronisierung
9	LD ON	Ausgang	Laserdiodensteuerung
10	SYCLK	Eingang	Rahmenzyklusstatus
11	CNTR	Eingang	Dateneingabe von Servo-IC
12	SUBQ	Eingang	Subcode Q-Dateneingabe
13	DRD	Eingang	Disc-Motor- Niederrotationsstatus
14	EFEK	Eingang	Takt für Subcode Q
15	CRCF	Eingang	CRC-Prüfung von Subcode Q-Daten
16	JP1	Ausgang	Übersprung-Steuersignal
17	MSD	Ausgang	Seriendatenausgabe
18	MLA	Ausgang	Selbsthaltender Schalter für Seriendaten
19	МСК	Ausgang	Takt für Seriendaten
20*	PLAY	Eingang	Wiedergabestart von außen
21	IN	Eingang	CD-Synchromodus-Eingang
22	OUT	Ausgang	CD-Synchromodus-Ausgang
23*	OUT	Ausgang	CD-Synchromodus-Ausgang
24	MUTE	Ausgang	Tondämpfungssteuerung
25 25	PU IN		Erkennungssignal der
25	PUIN	Eingang	innersten Position. Innerste Position=0
26	SC IN	Eingang	Servo-Steuerung
27*	SC OUT	Ausgang	Servo-Steuerung
28	XC IN	Eingang	Taktsignal
29*	XC OUT	Ausgang	Taktsignal
30	XIN	Eingang	Taktsignal
31	X OUT		Taktsignal
		Ausgang	Masse
32	VSS	-	
33	VDD		Spannungsversorgung für Mikrocomputer 5 V
34*	С	Eingang	Klemme zum externen Anschließen des
			Kondensators
35	RESET	Eingang	Rückstelleingang
36	CNVSS	Eingang	Anschluß an Masse
37	AVSS	Eingang	Masse für W-G-Kommutator
38	AVDD	•	Spannungsversorgung für W-G-Kommutator
39	VREF	-	Bezugsspannung für W-G-Kommutator
40,41	K0,K1	Eingang	KEY-Abtasteingang
42	S1	Ausgang	LCD-Segment-Ausgang
43-53	S2-S12	Ausgang	LCD-Segment-Ausgang
54	S13	Ausgang	LCD-Segment-Ausgang
55,56	S14,S15	Ausgang	LCD-Segment-Ausgang
57*	COM 3	Ausgang	LCD-Gleichtakt-Ausgang
58-60	COM 2-0	Ausgang	LCD-Gleichtakt-Ausgang
61-63	VCL 1-3	Ausgang	Spannungsversorgung für

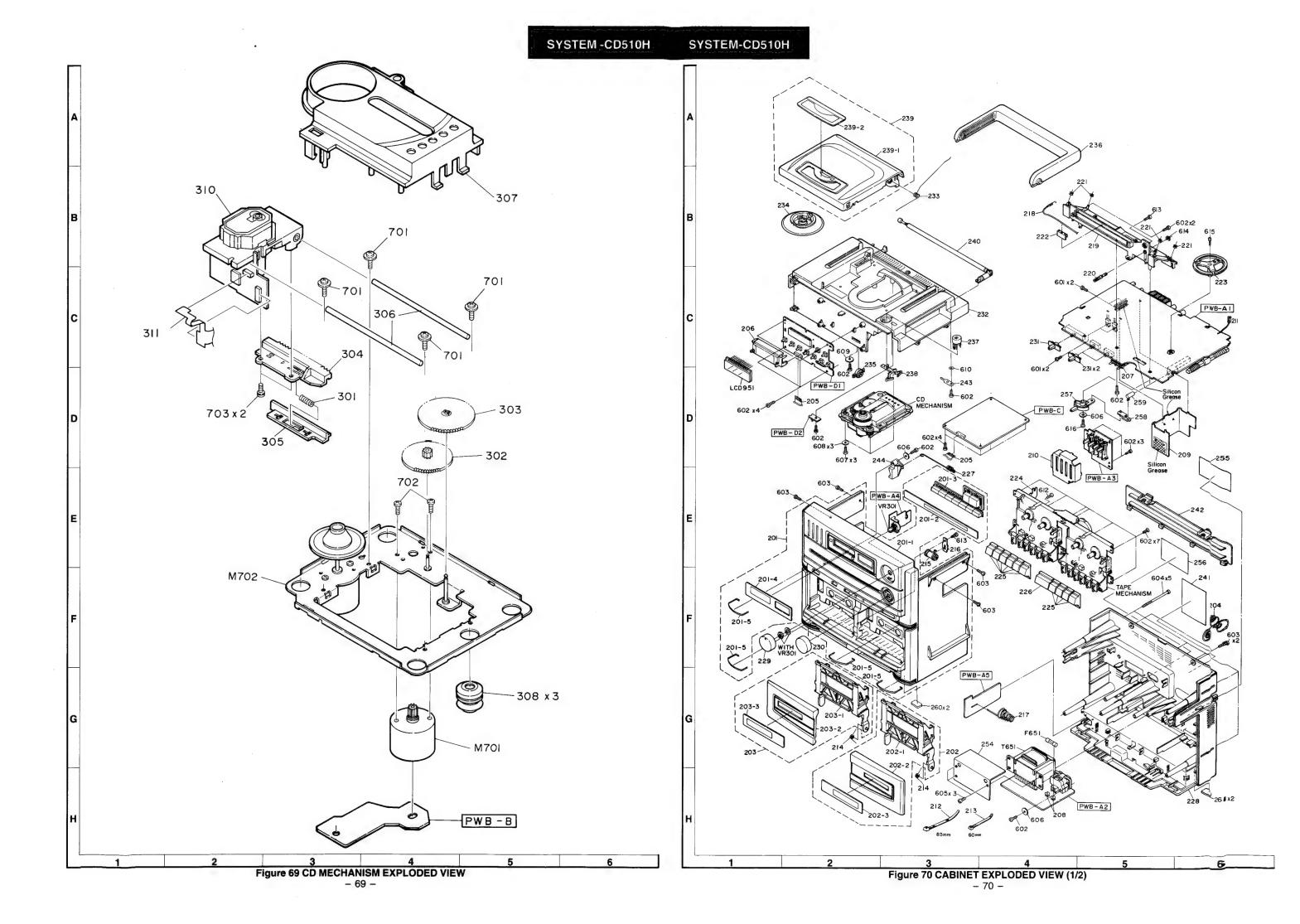
In diesem Gerät entspricht die Klemme mit Sternchen (*) offener Klemme,, die an die Außenseite nicht angeschlossen wird.

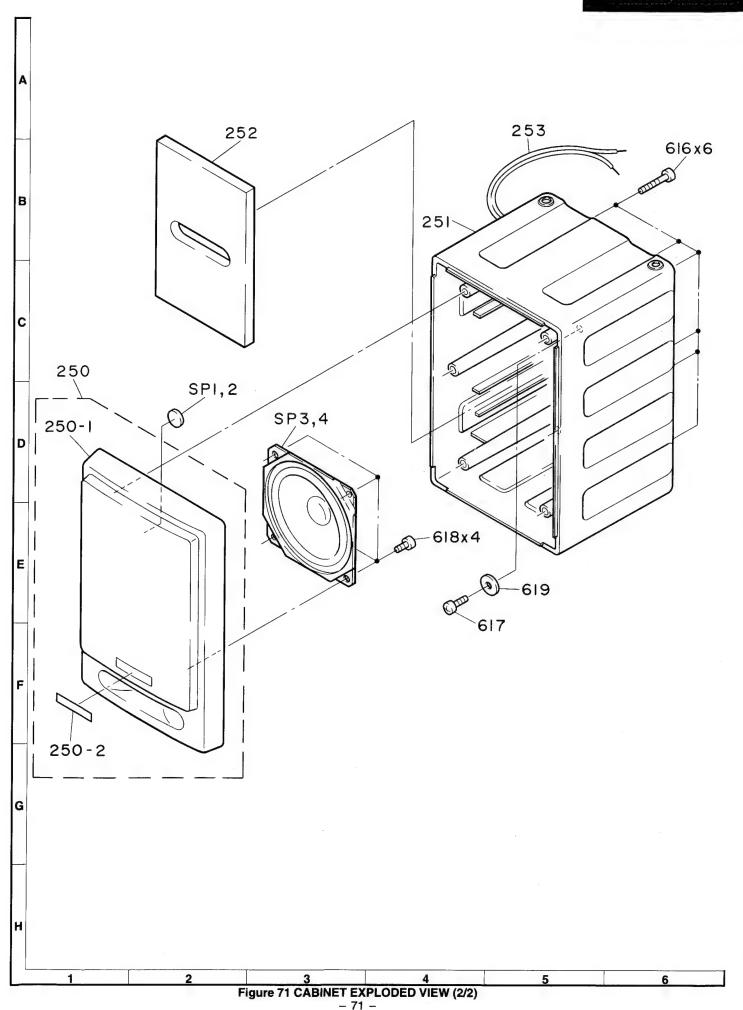
IC951 RH-iX1504AFZZ(IX1504)

N° de broche	Nom de borne	Entrée/ Sortie	Fonction
1-7	S17-S23	Sortie	Segment LCD
8	SCOR	Entrée	Synchro de trame pour données du sous-code Q
9	LD ON	Sortie	Commande de diode laser
10	SYCLK	Entrée	État de cycle de trame
11	CNTR	Entrée	Données provenant de circuits intégrés d'asservissement
12	SUBQ	Entrée	Données du sous-code Q
13	DRD	Entrée	État de rotation ralentie du moteur de disque
14	EFEK	Entrée	Horloge pour le sous-code Q
15	CRCF	Entrée	Vérification CRC des données du sous-code Q
16	JP1	Sortie	Signal de commande de sau
17	MSD	Sortie	Données série
18	MLA	Sortie	Latch pour données série
19	MCK	Sortie	Horloge pour données série
20*	PLAY	Entrée	Déclenchement de la lecture à partir de l'extérieur
21	IN	Entrée	Mode de synchro CD
22	OUT	Sortie	Mode de synchro CD
23*	OUT	Sortie	Mode de synchro CD
24	MUTE	Sortie	Commande de réglage silencieux audio
25	PU IN	Entrée	Signal de détection de la position la plus interne Position la plus interne = 0
26	SC IN	Entrée	Asservissement
27*	SC OUT	Sortie	Asservissement
28	XC IN	Entrée	Signal d'horloge
29*	XC OUT	Sortie	Signal d'horloge
30	XIN	Entrée	Signal d'horloge
31	X OUT	Sortie	Signal d'horloge
32	VSS	-	Mise à la terre
33	VDD	-	Alimentation (5 V) pour microprocesseur
34*	С	Entrée	Prévue pour un condensateur externe
35	RESET	Entrée	Remise à zéro
36	CNVSS	Entrée	Relier à la terre
37	AVSS	Entrée	Mise à la terre pour le commutateur A - N
38	AVDD	-	Alimentation pour le commutateur A - N
39	VREF	-	Tension de référence pour le commutateur A - N
40,41	K0,K1	Entrée	Balayage de touche
42	S1	Sortie	Segment LCD
43-53	S2-S12	Sortie	Segment LCD
54	S13	Sortie	Segment LCD
55,56	S14,S15	Sortie	Segment LCD
57*	COM 3	Sortie	Sortie commune LCD
58-60	COM2-0	Sortie	Sortie commune LCD
61-63	VCL 1-3	Sortie	Alimentation pour LCD
64	S16	Sortie	Sortie commune LCD

Sur cet appareil, la borne marquée d'un astérisque (*) est une borne ouverte qui n'accepte rien d'extérieur.







REPLACEMENT **PARTS LIST**

"HOW TO ORDER REPLACEMENT PARTS"

To have your order filled promptly and correctly, please furnish the following information.

- 1. MODEL NUMBER
- 2. REF. NO.
- 3. PART NO.
- 4. DESCRIPTION

★MARK:

SPARE PARTS-DELIVERY SECTION

NOTE:

Parts marked with "A" are important for maintaining the safety of the set. Be sure to replace these parts with specified ones for maintaining the safety and performance of the

ERSATZTEILLISTE

"BESTELLEN VON ERSATZTEILEN"

Um Ihren Auftrag schnell und richtig ausführen zu können, bitten wir um die folgenden Angaben.

- 1. MODELLNUMMER
- 2. REF. NR.
- 3. TEIL NR.
- 4. BESCHREIBUNG

★MARKIERUNG:

ERSATZTEILE-LIEFERUNG

ANMERKUNGEN:

Die mit "A" bezeichneten Teile sind besonders wichtig für die Aufrechterhaltung der Sicherheit. Beim Wechseln dieser Teile sollten die vorgeschriebenen Teile immer verwendet werden, um sowohl die Sicherheit als auch die Leistung des Gerätes aufrechtzuerhalten.

LISTE DES PI **DE RECHAN**

"COMMENT COMMANDER L PIÈCES DE RECHANGE"

Pour voir votre commande exécuto manière rapide et correcte, veu fournir les renseignements suivant

- 1. NUMÉRO DU MODÈLE
- 2. N° DE RÉFÉRENCE
- 3. N° DE LA PIÈCE

4. DESCRIPTION

★REMARQUE:

Pieces de rechange-Section de livraiso

NOTE:

Les pièces portant la marque "A" s particulièrement importantes pour le maint de la sécurité. S'assurer de les remplacer ; des pièces du numéro de pièce spécifié po maintenir la sécurité et la performance de appareil.

REF.NO.	PART NO.	★ DESCRIPTION	CODE	REF.NO.	PART NO.	*	DESCRIPTION	COI
				Q818	VSDTA114EK/-1		gital,PNP,DTA114 EK	A E
	INTEGRA	ATED CIRCUITS		Q890	VS2SA1235FG-1		licon,PNP,2SA1235 FG	A B
				Q951,952	VSDTC114YS/-1	J Di	gital,NPN,DTC114 YS	AΒ
IC1	VH:TA7378P/-1	J FM Front End,TA7378P	ΑE					
IC2	VHITA8110AP-1	J FM/AM IF,TA8110AP	AG			DIODE	S	
IC3	VHiTA7343P/-1	J PLL FM MPX.,TA7343AP	A G					
IC201	92LiC-AN7345K	J Rec./PB Amp.,AN7345K	A M	D3	VHD1SS133//-1		licon,1SS133	АА
IC601	VHiBA5412//-1	J Power Amp.,BA5412	АН	D101	VHPSLR34VR3-1	J LE	D,Red,SLR34VR3	AΒ
IC700	VHiLA6534//-1	J Tracking/Focus Driver, LA6534	AL	D201 D204	VHD1SS133//-1 VHD1SS133//-1		icon,1SS133 icon,1SS133	A A A A
IC720	VHiLA6534//-1	J Tracking/Focus Driver,	ΑL	D265~267	VHD1SS133//-1		icon,1SS133	AA
		LA6534		D302	VHPSLR34VR3-1		D,Red,SLR34VR3	AB
IC750	VHIM51594AFP1	J Servo Control,M51594AFP	ΑP	D401~405	VHD1SS133//-1		icon,1SS133	AA
IC780	VHiM50423P/-1	J CD Signal Control,M50423P	AW	D407~411	VHD1SS133//-1		icon,1SS133	AA
IC781	RH-iX1828AFZZ	J Memory D-RAM,M69030P	A Q	D420	VHD11ES1///-1		icon,11ES1	AB
IC810	VHILC9600AM-1	J D/A Converter,LC9600AM	AK	D601	VHD1SS133//-1		icon,1SS133	AA
IC811	VHiRC4558M/-1	J Ope Amp.,RC4558M	A C	D603~605	VHD1SS133//-1		icon,1SS133	AA
IC814	VHIRC78L05A-1	J Voltage Regulator, RC78L05	A D	∆D651	VHDS4VB20//-1		icon,S4VB20	AG
		A	-	D655	VHD11ES1///-1		icon,11ES1	A B
IC951	RH-iX1504AFZZ	J Control Microcomputer,	ΑU	D791	VHDDA118///-1		icon,DA118	AB
		IX1504		ZD251	VHEMTZJ5R1B-1		ner,5.1V,MTZJ5.1B	AC
				ZD401	VHEMTZJ160A-1		ner,16V,MTZJ16A	AA
	TRA	NSISTORS		ZD651	VHEHZ9A1L//-1		ner,9V,HZ9A1L	AB
		•		ZD652	92LHZ9A1T		ner,9V,HZ9A1	AB
Q201,202	VS2SC1740SR-1	J Silicon,NPN,2SC1740 SR	ΑB	ZD653	VHERD5R6JS2-1		ner,5.6V,RD5.6JS2	A B
Q251	VS2SC2001-K-1	J Silicon,NPN,2SC2001 K	A D			· _0.	,	,,,
Q252	VS2SC1815GR-1	J Silicon,NPN,2SC1815 GR	AB		F	ILTER	S	
Q301,302	VS2SC1740SR-1	J Silicon,NPN,2SC1740 SR	AB		•			
Q401	VSDTA114ES/-1	J Digital, PNP, DTA114 ES	AB	CF2	92LFiLTF-1342A	JEM	IF.10.7 MHz	A D
Q402	VS2SC1740SR-1	J Silicon,NPN,2SC1740 SR	AB	CF3	92LFiLTA-1597A			ΑE
Q403	VSDTC114ES/-1	J Digital,NPN,DTC114 ES	AB	F1			Band Pass Filter	AC
Q404,405	VS2SC1740SR-1	J Silicon,NPN,2SC1740 SR	A B			•	24.14 . 433	,,,
Q406	VS2SD2061F/-1	J Silicon,NPN,2SD2061 F	AG		TRAN	SFOR	MERS	
Q407	VSDTC114ES/-1	J Digital, NPN, DTC114 ES	AB		******	J. J		
Q601,602	VS2SC1740SR-1	J Silicon,NPN,2SC1740 SR	AB	T1	92LiFT-666A	J FM	IF	A D
Q605	VSDTC144ES/-1	J Digital, NPN, DTC144 ES	AB	T2	92LiFT-666B		Detector	ΑD
2651,652	VS2SD2061F/-1	J Silicon,NPN,2SD2061 F	A G	Т3	92LiFT-666C	J AM		A D
Q653	VSDTA114ES/-1	J Digital, PNP, DTA114 ES	AB	∆ T651	92LPT-1597A	J Pov		ΑZ
Q654	VSDTC114ES/-1	J Digital,NPN,DTC114 ES	AB					
26 55	VS2SD468-C/-1	J Silicon,NPN,2SD468 C	A D			COILS		
2701	VSDTC144EK/-1	J Digital,NPN,DTC144 EK	AB			00.20		
2811,812	VSDTC114TK/-1	J Digital,NPN,DTC114 TK	ΑВ	L1	92LC01LR-1596A	LEM	RF	АА
2813,814	VSDTC363TK/-1	J Digital, NPN, DTC363 TK	AC	L2	RCiLB0672AFZZ			AC
2815	VSDTA144EK/-1	J Digital, PNP, DTA144 EK	AB	L3			//LW Bar Antenna	AN
0816	VSDTC144EK/-1	J Digital,NPN,DTC144 EK	ΑВ	L4			Antenna	AC

The state of the s	
SYSTEM -CD510H	SYSTEM-CD510H

:F.NO.	PART NO.	★ DESCRIPTION	CODE	REF.NO.	PART NO.	★ DESCRIPTION	CODE	REF.NO.	PART NO.	★ DESCRIPTION	CODE	REF.NO.	PART NO.	★ DESCRIPTION	CODE
,, ,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,,		J MW Oscillator	A D	C12		J 0.47 μF,50V,Electrolytic	AA	C317,318		J 0.22 μF,50V,Electrolytic	A B	C787	VCKYTV1EF104Z		A A
		J LW Oscillator	AC	C14	VCTYMN1EF223Z		AA	C319,320	VCKYMN1HB331K		AA	C788	VCKYTV1CF334Z		AB
	92LC0iL0-677C	J SW Oscillator	A C	C15	VCKYMN1HB102K		A A :	C321,322		J 0.0022 μF,16V	AA	C789	VCKYTV1EF104Z		AA
		J 4.7 μH,Choke	АВ	C16	VCTYPA1EX333M		AA	C323,324		J 0.15 μ F,50V,Electrolytic	AA	C793	VCKYTV1HB103K	, , , , , , , , , , , , , , , , , , ,	A B
01 202	VP-DH470K0000 92LCoiLC-182KK		A B A C	C17 C18,19	VCTYMN1EF223Z	J 22 μF,16V,Electrolytic	AB	C325		J 100 μF,10V,Electrolytic	A B	C800		J 47 μF,10V,Electrolytic	AB
01,202 :51		J 330 μH,Choke	A B	C10,19	VCTYPA1EX473M		AA	C401 C402		J 100 μ F,25V,Electrolytic J 47 μ F,16V,Electrolytic	A B A B	C801 C802	VCKYTV1EF104Z	J 0.1 μ F,25V J 47 μ F,10V,Electrolytic	A A A B
101	VP-YF470K0000	•	AΒ	C21	VCTYMN1EF223Z		AA	C402		J 47 μF,10V,Electrolytic	AB	C810	VCKYTV1CF334Z		AB
				C23	RC-GZA106AF1C	J 10 μF,16V,Electrolytic	АВ	C406,407		J 0.022 μF,25V	AA	C811	VCKYTV1EF104Z		AA
	VARIABL	E RESISTORS		C24		J 1 μF,50V,Electrolytic	AB	C408		J 0.001 μF,50V	AA	C813		J 100 μF,10V,Electrolytic	AB
(0)	DVD 1400164577	L 10 habas (D) Cassi VD	۸.۵	C25		J 3.3 μF,50V,Electrolytic	AB	C455		J 0.001 μF,50V	AA	C817,818	VCKYTV1CB823K		AB
′R1	KVK-MUZIBAFZZ	J 10 kohm (B),Semi-VR [VCO]	A B	C26 C27		J 0,001 μ F,50V,Styrol J 1 μ F,50V,Electrolytic	A B A B	C601 C602		J 330 μ F,25V,Electrolytic J 0.47 μ F,50V,Electrolytic	A C A A	C829,830 C831,832		J 10 μ F,16V,Electrolytic J 0.001 μ F,50V	AB
/R301	92LVR-1596A	J 20 koms,(B)×2 [Volume]	A G	C28		J 220 μF,10V,Electrolytic	AB	C602 C607,608		J 1 μF,50V,Electrolytic	AB	C834	VCKYTV1EF104Z		A A A A
VR302		J 100 kohm (B)×2 [X	AF	C29,30	VCTYPA1EX272M		AA	C609,610		J 0.001 μF,50V	AA	C835,836		J 47 μF,10V,Electrolytic	AB
		-Bass]		C31,32		J 1 μF,50V,Electrolytic	AB	C611,612		J 100 μF,10V,Electrolytic	A B	C840	RC-GZA475AF1E	J 4.7 μF,25V,Electrolytic	A B
VR303~305	92LVR-1449C	J 100 kohm (B)×2 [Graphic	ΑF	C33,34 C40	VCTYMN1EF223Z VCCSPA1HL560J		AA	C615,616		J 100 μF,10V,Electrolytic	AB	C841	VCTYMN1CY103N	, ,	AA
VR401	921 VRS472KRAT	EQ.] J 5 kohms (B),Semi-VR	A C	C40 C41		J 20 pr,30V J 22 pF (CH),50V	A A A A	C617,618 C619,620		J 1000 μ F,10V,Electrolytic J 0.18 μ F,50V,Mylar	A D A C	C883 C884	VCKYTV1EF104Z	J 0.1 μ F,25V J 100 μ F,10V,Electrolytic	A A A B
VI(401	JEET NOT / ENDAT	[TAPE SPEED]		C44		J 3.9 μF (CH),50V	AA	C623		J 47 μF,10V,Electrolytic	AB	C887	VCKYTV1EF104Z		AA
VR700	RVR-M0590AFZZ	J 47 kohms (B),Semi-VR	AB	C45		J 22 pF (UJ),50V	AA	C624		J 22 μF,10V,Electrolytic	AB	C889	VCTYMN1EF223Z		AA
		[Focus Offset]	a. _	C47		J 12 pF (CH),50V	AA	C651~654	VCKZPA1HF104Z	J 0.1 μF,50V	AA	C890	VCKYTV1EF473Z	J 0.047 μF,25V	AB
VR710	RVR-M0590AFZZ	J 47 kohms (B),Semi-VR	AB	C48		J 0.0033 μF,16V	AA	C655		J 0.22 μF,63V	AB	C899	VCKYMN1HB271K		AA
VR750	DVD_M0506AE77	[Tracking Offset] J 10 kohm (B),Semi-VR	ΑВ	C49 C52	VCKYMN1HB271K	J 5.6 pF (UJ),50V	A A A A	C659 C660		J 0.022 μF,50V	AA	C950	VCKYMN1HB681K		AA
VR/30	NVN MIUJOUNI ZZ	[Tracking Gain]	Λ.Β.	C53		J 180 pF (CH),50V	ÂÂ	C661		J 4700 μ F,25V,Electrolytic J 0.022 μ F,50V	A G A A	C951~953 C954,955	VCTYMN1CY103K VCKYMN1HB101K		A A A A
VR751	RVR-M0586AFZZ	J 10 kohm (B),Semi-VR	ΑВ	C54	VCKYMN1HB331K		AA	C662		J 100 μF,10V,Electrolytic	AB	C956		J 10 μF,16V,Electrolytic	AB
		[Focus Gain]		C55	VCCSMN1HL300J	· ·	AA	C663		J 0.022 μF,25V	АА	C957		J 0.022 μF,6.3V	AA
	WARLARIA			C63	VCTYMN1HB102K		AA	C665		J 0.022 μF,50V	AA	C958	RC-EZD106AF1C	J 10 μ F,16V,Electrolytic	AB
	VARIABLE	CAPACITORS		C64 C201,202	VCTYPU1EX223M VCKYMN1HB561K		A B A A	C666		J 22 μF,10V,Electrolytic	AB		DF	SISTORS	
TC5	RTŌ-H1165AFZZ	J Trimmer	A C	C201,202	VCKYMN1HB151K		ÂA	C667 C668,669		J 330 μ F,10V,Electrolytic J 0.022 μ F,25V	A B A A		RE	.3131 UK3	
TC6	92LT0-1527BT		AC	C205,206	VCKYMN1HB561K		AA	C670		J 22 μF,10V,Electrolytic	AB			tors are ±5%,carbon type.)	
TC7,8	RTO-H1165AFZZ		A C	C207~210	VCKYMN1HB331K	• '	AA	C671		J 0.022 μF,50V	AA			ified the symbol TV(TQ/CY) of	•
VC1-4	RVC-R0083AFZZ	J Variable Capacitor with	AN	C211~214	VCKYMN1HB151K		AA	C701	VCKYMN1HB121K	• •	AA			/(TQ/CY) does not mean lead ±5% is identified the symbol	•
		Trimmers(TC1~4)		C215,216 C217,218	VCTYPA1EX223K	J 47 μF,10V,Electrolytic	A B A A	C704 C710	VCKYTV1EF104Z VCKYMN1HB681K		A A A A			this MF(MN) does not mean I	
	VIB	RATORS	-	C219,220		J 1 μF,50V,Electrolytic	AB	C710	VCKYTV1EF104Z		AA	pan 4 1 1 2 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1 1	(,0000000,	() 4000	
				C221,222	VCTYPA1EX332K		AA	C716		J 0.022 μF,25V	AA		VRD-MN2BD000C	J 0 ohm, Jumper, ϕ 1.4×3.	5mm, AA
X780		J Ceramic,8.4672 MHz	A D	C223,224	VCTYMN1CX332K		AA	C719	VCKYTV1CF334Z		A B	D1	VDD CTOODIOO	lvory	
X951	RCRM-0058AFZZ	J Ceramic,2 MHz	A D	C225,226 C227,228	VCTYPA1EX183K VCKYMN1HB471K		AA	C720~723		J 0.047 μF,25V	AB	R1 R2		J 10 ohm,1/6W J 47 ohms,1/8W	A A A A
	CAP	ACITORS		C231,232	VCKYMN1HB102K		A A A A	C724 C725	VCKYTV1EF104Z	J 0.1 μF,25 V J 0.022 μF,25V	A A A A	R3		J 100 kohm,1/8W	AA
	.			C233,234		J 22 μF,16V,Electrolytic	AB	C744	VCKYTV1EF104Z		AA	R4	VRD-ST2CD104J	J 100 kohm,1/6W	AA
	71	vailable and they can be identified fr	om each	C235,236	VCTYPA1EX563K		AB	C745	VCCSTV1HL221J		АА	R5		J 10 kohm,1/8W	AA
-	ng their Part Number	S.		C237,238	VCTYMN1CX332K		AA	C750		J 0.0022 μF,16V	AA	R6 R7		J 470 ohms,1/6W J 330 ohms,1/6W	A A A A
Ceramic typ A symbol "C		he 3rd digit of its Part Number like '	'VCC (or	C239,240 C241		J 1 μF,50V,Electrolytic J 10 μF,16V,Electrolytic	A B A B	C752 C754	VCKRTV1CR104K	J 0.1 μ F,16V J 10 μ F,16V,Electrolytic	AA	R8		J 4.7 kohms,1/6W	AA
K)J.''	o i i is given at a	no ora digit of its rain rains. The	100 (0.	C242	VCTYPA1EX823K		AB	C755	VCKYTV1EF104Z		A B A A	R10		J 1 kohm,1/8W	AA
 Semiconduc 	tor type capacitor:			C243		J 33 μF,16V,Electrolytic	AB	C756		J 0.0022 μF,16V	AA	R11		J 6.8 kohms,1/8W	AA
•	•	digit of its Part Number like "VCT-		C244		J 22 μF,16V,Electrolytic	АВ	C757	VCKYTV1EF104Z		AA	R13		J 220 kohms,1/8W	AA
		citor is indicated by the symbol give lows:"J" (±5%), "K" (±10%), "M" (J 220 μ F,10V,Electrolytic J 1 μ F,50V,Electrolytic	AB	C758		J 10 μF,16V,Electrolytic	AB	R14 R15,16		J 68 ohms,1/4W J 3.3 kohms,1/8W	A A A A
		$(\pm 0.5 \text{ pF})$, "Z" $(+80-20\%)$.	(= 20/0),	C247,248		J 100 μF,10V,Electrolytic	A B A B	C759 C760	VCKYMN1HB561K VCKRTV1CR154K		A A A B	R17,18		J 2.7 kohms,1/6W	ÂÂ
		identified by the symbol TV(TQ/CY	() of the			J 4.7 μF,25V,Electrolytic	AB	C761		J 0.0056 μF.50V	AA	R20		J 1.5 kohms,1/8W	A A
		is TV(TQ/CY) does not mean the le			VCKYPA1HB821K		AA	C762	RC-GZA476AF1A	J 47 μF,10V,Electrolytic	AB	R21		J 560 ohms,1/8W	AA
	· ·	dentified by the symbol MF(MN) of	the part	C252	VCTYPA1EX222K		AA	C763	VCKRTV1CR184K		A C	R22		J 68 ohms,1/6W	A A
		MN) does not mean the lead wire.) tic capacitors are ±20% type.		C253	VCQPKAZAAS6ZJ	J 0.0056 μF,100V, Polypropylene	AA	C764 C765	VCKYMN1HB121K		AA	R23 R32		J 47 ohms,1/6W J 220 ohms,1/8W	A A A A
omess emerw	iso specifica, electrory			C254	VCQYKA1HM563K	J 0.056 μF,50V,Mylar	АВ	C766	VCKRTV1CX563K VCKRTV1CR154K		A B A B	R33		J 33 ohms,1/6W	AA
C1	VCCSMN1HL100J		АА	C255	RC-GZA476AF1A	J 47 μF,10V,Electrolytic	AB	C767		J 22 μF,16V,Electrolytic	AB	R201	VRD-MN2BD102J	J 1 kohm,1/8W	AA
C2	VCKYMN1HB102K		AA	C256	VCTYPA1EX103K		AA	C768	RC-GZA476AF1A	J 47 μ F,10V,Electrolytic	AB	R202,203	VRD-ST2CD102J	· ·	AA
C3	VCCCPA1HL2201	J 4.7 pF,50V J 22 pF (CH),50V	A A A A	C301,302 C303,304	VCTYMN1CY103K		AA	C769	VCKYTV1EF104Z		AA	R204 R205,206		J 1 kohm,1/8W J 56 ohms,1/8W	A A A A
C4 C5		J 15 pF (CH),50V	AA	C305,304 C305,306	VCTYMN1CX562K VCTYMN1CX222K		A A A A	C770 C775	RC-GZA476AF1A VCCSTV1HL221J	J 47 μF,10V,Electrolytic	AB	R205,206 R207,208		J 6.8 kohms,1/8W	AA
C6		J 12 pF (RH),50V	AA	C307,308	VCKYMN1HB331K		ÂÂ	C780		J 0.0022 μF.16V	A A A A	R209,210	VRD-MN2BD154J	J 150 kohms,1/8W	AA
- C7		J 2.2 pF (CH),50V	AA	C309,310	VCTYMN1CY822K	J 0.0082 μF,16V	AA	C783	VCKYTV1EB223K		AB	R211,212		J 10 kohm,1/8W	AA
C8	VCTYMN1EF223Z		AA	C311,312	VCTYMN1CX682K		AA	C784	VCKYMN1HB471K		AA	R213,214		J 6.8 kohms,1/8W	AA
C9 C10,11	VCCRMF1HH120J VCTYPA1EX472M	J 12 pF (RH),50V J 0.0047 "F.25V	A A A	C313,314 C315,316	VCTYMN1CX272K VCTYPA1EX223K		A A A A	C785	VCKRTV1CR124K		AB	R215,216 R217,218		J 3.3 kohms,1/8W J 1.8 kohms,1/8W	A A A A
010,11	, OTTO ALEAT AND	υ ο.ουτή με μου		0010,010	TOTAL MILKESIN	5 5.522 μ1,25₹	71 A	C786	KU-GZATUBAFTC	J 10 μ F,16V,Electrolytic	AB	11217,210	AUD MISSONIOS	3 1.0 ROIIII3,1/0##	77.7

SYSTEM -CD510H	SYSTEM-CD51
----------------	-------------

REF.NO.	PART NO.	★ DESCRIPTION	CODE	REF.NO.	PART NO.	★ DESCRIPTION	CODE	REF.NO.	PART NO.	★ DESCRIPTION	CODE	REF.NO.	PART NO.	★ DESCRIPTION	CODE
R219,220		J 22 kohms,1/6W	AA	R626		J 10 kohm.1/8W	AA	R795~798		J 560 ohms,1/10W	A A	SW203	QSW-S0719AFZZ	J Switch,Slide Type [FM	A D
R219,220 R221,222		J 5.6 kohms,1/8W	AA	R627,628		J 68 kohms,1/8W	AA	R801	VRD-MN2BD102J	J 1 kohm,1/8W	AA			Mode/Tape Selector]	
R223,224		J 6.8 kohms,1/8W	AA	R629		J 56 kohms,1/6W	AA	R813,814		J 470 ohms,1/8W	AA	SW251	92LSW1CH-1569A	J Switch,Slide Type [Beat Cancel]	ΑE
R225,226		J 560 ohms,1/8W	AA	R633,634		J 220 ohms,1/4W	A A A A	R815,816		J 180 ohms,1/8W J 1 Mohm,1/10W	A A A A	SW401	94R640101152	J Switch,Leaf Type [Tape 1	ΑF
R227,228 R229,230		J 100 ohm,1/8W J 10 kohm,1/8W	A A	R635 R636		J 2.2 kohms,1/8W J 100 kohm,1/8W	AA	R817,818 R833,834		J 10 kohm,1/8W	AA	311401	341040101102	Main]	
R229,230 R231,232		J 12 kohms,1/8W	AA	R651		J 680 ohms,1/4W	AA	R835,836	VRD-MN2BD102J		AA	SW402	94R640101152	J Switch,Leaf Type [Tape 2	ΑF
R233,234		J 4.7 kohms,1/8W	AA	R652		J 100 ohm,1/4W	AA	R839		J 3.3 kohms,1/8W	AA	0111404	0.400.401.011.04	Main]	ΑE
R235		J 100 kohm,1/6W	AA	 ∆R653		J 3.3 ohms,1/4W,Fusible J 330 ohms,1/4W	A B A A	R891,892		J 47 kohms,1/8W J 10 kohm,1/8W	A A A A	SW404	94R640101104	J Switch,Leaf Type [Tape 2 Stop]	AL
R236 R237		J 10 kohm,1/6W J 10 kohm,1/8W	A A	R654 R656		J 47 ohms,1/6W	ÂÂ	R951,952 R953,954		J 1.5 kohms,1/8W	AA	SW405	94R640101161	J Switch,Leaf Type [Tape 1	ΑF
R237 R238		J 680 kohms,1/6W	AA	R657		J 330 ohms,1/8W	AA	R955,956		J 2.2 kohms,1/8W	AA			Play]	
R241		J 12 kohms,1/8W	AA	R659		J 10 kohm,1/6W	AA	R957,958		J 3.3 kohms,1/8W	AA	SW651	92LSW1CH-1596A	J Switch,Slide Type	AK
R242		J 100 ohm,1/4W	AA	R700		J 1 Mohm,1/8W	A A	R959		J 4.7 kohms,1/8W J 2.7 kohms,1/8W	A A A A	SW702	OSW-P0920AF77	[Function] J Switch, Push Type [Pickup	A C
R243		J 56 kohms,1/8W J 100 kohm,1/8W	A A	R702 R704.705		J 100 kohm,1/8W J 47 kohms,1/8W	A A A A	R961 R962∼964		J 10 kohm,1/8W	AA	344702	Q3W 1 0320A122	In]	7. 0
R244 R245,246		J 10 kohm,1/8W	AA	R706		J 100 kohm,1/8W	AA	R965		J 1 Mohm,1/8W	AA	SW951		J Switch, Key Type [Play]	A G
R251,252		J 22 kohms,1/8W	AA	R707	VRD-MN2BD2R2J	J 2.2 ohms,1/8W	AA	R966		J 47 kohms,1/8W	АА	SW952		J Switch, Key Type [Stop]	AG
R253		J 4.7 ohms,1/4W	AA	R709		J 820 kohms,1/10W	AA	R967		J 2.2 kohms,1/8W	AA	SW953		J Switch,Key Type [Fwd] J Switch,Key Type [Rew]	A G A G
R254~256		J 150 ohms,1/4W	AA	R710 R711		J 330 kohms,1/8W J 10 kohm,1/8W	A A A A	R968 R969		J 100 kohm,1/8W J 10 kohm,1/8W	A A A A	SW954 SW955		J Switch, Key Type [Pause]	AG
R257 R258		J 4.7 kohms,1/8W J 4.7 kohms,1/6W	A A	R711		J 22 kohms,1/8W	ÂÂ	R970		J 47 kohms,1/8W	AA	SW956		J Switch,Key Type	A G
R262		J 3.3 kohms,1/8W	AA	R713		J 10 kohm,1/8W	AA	R971		J 22 kohms,1/8W	AA			[Memory]	
R271		J 27 ohms,1/2W	AA	R714		J 22 kohms,1/8W	AA	R972		J 15 kohms,1/8W	AA	SW957		J Switch, Key Type [Clear]	AG
R272		J 33 ohms,1/2W	AA	R715		J 82 kohms,1/8W	A A	R973		J 4.7 kohms,1/8W	A A A A	SW958 SW959		J Switch,Key Type [Call]	A G A G
R273		J 12 ohms,1/6W J 33 kohms,1/8W	A A	R716 R718~721		J 2.2 ohms,1/8W J 47 kohms,1/8W	A A A A	R974 R975,976		J 15 kohms,1/8W J 47 kohms,1/8W	AA	344939	32E3W10H 1304F	[Random]	,, ,
R301,302 R303,304		J 18 kohms,1/8W	AA	R722,723		J 120 kohms,1/10W	AA	R977		J 12 kohms,1/8W	AA	SW961	QSW-F0317AFZZ	J Switch,Leaf Type [Open/	A C
R305,304		J 22 kohms,1/8W	AA	R724		J 56 kohms,1/10W	AA	R978,979		J 47 kohms,1/8W	AA			Close]	4.5
R307,308		J 39 kohms,1/8W	AA	R725		J 56 kohms,1/8W	AA		071150 011	DOLUTDY DARTS		TP751	QCNCM687GAFZZ	J Test Point	AB
R309~312		J 15 kohms,1/8W	AA	R732		J 2.2 ohms,1/8W J 6.8 kohms,1/8W	A A A A		OTHER CIT	RCUITRY PARTS			DECK MEG	CHANISM PARTS	
R313~318		J 6.8 kohms,1/8W J 5.6 kohms,1/8W	A A A A	R741 R742		J 2.2 ohms,1/10W	ÂÂ	BI301A/B/CNS301	92LCONE6T1596A	J Connector Ass'y,3-4-6Pin	A M				
R319,320 R321~324		J 8.2 kohms,1/8W	AA	R743		J 22 kohms,1/8W	AA	BI651A/B		J Connector Ass'y,3-3 Pin	ΑE	1	94R192114317	J Main Chassis Ass'y	AL
R325,326		J 1.2 kohms,1/8W	AA	R745		J 10 kohm,1/8W	AA			J Connector Ass'y,2-2 Pin	A D	3	94R19211409 94R19211408	J Switch Actuator J Actuator,Push Button	A D A D
R327,328		J 680 kohms,1/8W	AA	R749		J 39 kohms,1/10W	A A	BI720/CNS720 BI881A/B/CNS881		J Connector Ass'y,6-6Pin J Connector Ass'y,3-5-7Pin	A D A H	4	94R19211408	J Lever,Record Button	AC
R329,330		J 3.9 kohms,1/8W	AA	R750 R751		J 1.2 Mohms,1/8W J 1 kohm,1/8W	A A A A	CNP201	OCNCM742CAFZZ		AA	5	94R19211423	J Lever, Play Button	A C
R331,332 R333,334	VRD-MN2BD102J	J 3.3 kohms,1/8W	A A	R752		J 10 kohm,1/8W	AA	CNP202	QCNCM742EAFZZ	J Plug,5Pin	AB	6	94R19211424	J Lever,Rewind Button	AC
R340		J 1.2 kohms,1/6W	AA	R753	VRD-MN2BD102J	J 1 kohm,1/8W	AA	CNP301			AB	7	94R19211425	J Lever, Fast Forwand Button	A C A C
R401	VRD-MN2BD273J	J 27 kohms,1/8W	AA	R754		J 47 kohms,1/8W	AA	CNP401	QCNCM742JAFZZ QCNCM131BAFZZ		A B A C	8	94R19211426 94R19211461	J Lever,Stop Button J Lever,Pause Button	AC
R402		J 15 kohms,1/6W	AA	R756		J 100 kohm,1/8W J 6.8 kohms,1/8W	A A A A	CNP652 CNP700		J Socket,16Pin,Wire Trap	AE	10	94R19211413A	J Spring,P Control	AB
R403	VRD-ST2CD272J	J 2.7 kohms,1/6W J 10 kohm,1/8W	A A	R757 R758		J 1.5 kohms,1/8W	ÂÂ	CNP720	QCNCM687FAFZZ		АВ	11	94R19211455	J Lever,Pause	AA
R404 R405		J 3.3 kohms,1/8W	AA	R759		J 47 kohms,1/8W	AA	CNP881	QCNCM688GAFZZ		AC	12	94R19211412	J Spring,Pause Lever	AB
R407	VRD-ST2CD473J	J 47 kohms,1/6W	AA	R760		J 10 kohm,1/8W	AA	CNS201		J Connector Ass'y,3Pin	AF	13 14	94R19211411 94R19211414	J Stopper,Pause J Spring,Button Lever	A C A B
R409		J 47 ohms,1/8W	AA	R761		J 15 kohms,1/8W	A A	CNS202 CNS302		J Connector Ass'y,5Pin J Socket,6Pin,Wire Trap	A K A D	15	94R19211414 94R192101501	J Reel Base Ass'y	AU
R410		J 390 ohms,1/4W Fusible	A A A B	R762 R763		J 4.7 kohms,1/8W J 5.6 kohms,1/10W	A A A A	CNS401		J Connector Ass'y,9Pin	ΑH	16	94R19211416	J Spring, E Actuator	A B
<u></u> AR412 R415		J 2.7 ohms,1/4W,Fusibie J 10 kohm,1/6W	AA	R764		J 4.7 kohms,1/8W	AA	CNS851	92LCON18P9602S	J Socket,18 Pin,Wire Trap	ΑE	17	94R19211417	J Spring, P.S. Lever	AB
R416		J 10 kohm,1/8W	AA	R765		J 22 kohms,1/10W	AA	CNS951		J Socket,18 Pin,Wire Trap	AE	19	94R182101159	J Lever,E Kick J Stopper,PR	A C A C
R418		J 4.7 kohms,1/8W	AA	R766		J 47 kohms,1/8W	AA	CNS971 ∆F651	92LCONE4P52151 QFS-C202GAFNi	J Socket,4Pin,Wire Trap	A D A D	20 21	94R19211420 94R19211421	J Spring, Record Button Lever	
R419		J 10 kohm,1/8W	AA	R767 R768		J 82 kohms,1/10W J 47 kohms,1/10W	A A A A	∴F652		J Fuse,T500mA	AG	22	94R19211415	J Spring, Button Lever	A B
R420 R450		J 4.7 kohms,1/6W J 560 ohms,1/6W	A A A A	R769		J 100 kohm,1/8W	ÂÂ	J451		J Jack,CD Output	A C	25	94R19210301	J Head Panel	A D
R451,452		J 2.2 kohms,1/8W	AA	R770		J 2.2 kohms,1/8W	AA	J601		J Jack, Headphones	ΑE	26	94R19210314	J Head Panel	A D
R453,454		J 220 ohms,1/8W	AA	R771	VRD-MN2BD183J	J 18 kohms,1/8W	AA	J602		J Terminal,Ext.Speaker J LCD,Display	A E A S	27 28	94R19210304A 94R19210306	J Head Base J Head Base	A D A D
R455,456		J 10 kohm,1/8W	AA	R772	VRD-MN2BD103J	J 10 kohm,1/8W J 330 ohms,1/8W	A A A A	LCD951 M401		J Motor with Pulley [Tape]	AT	29	94R19210303	J Spring,Panel	AB
R457,458		J 2.7 kohms,1/8W J 2.2 kohms,1/6W	A A A A	R773 R774		J 100 kohm,1/8W	ÂÂ	M701		J Motor with Gear [Slide]	AP	30	94R19211418A	J Spring,M Contro	AB
R459 R460		J 2.2 kohms,1/8W	AA	R776	VRD-MN2BD105J	J 1 Mohm,1/8W	AA	M702	RMoTV0384AF02	J Motor with Chassis	AR	33	94R18210308	J Spring, Erase Heid	AB
R461		J 220 ohms,1/6W	AA	R777		J 6.8 kohms,1/8W	AA	A 00001	00=0400004577	[Disc]	4.0	34	94R18210307	J Spring,Azimuth J Pinch Roller Arn Ass'y	A B A H
R603	VRD-MN2BD472J	J 4.7 kohms,1/8W	AA	R778,779	VRD-MN2BD473J	J 47 kohms,1/8W	AA	∆SO651	QSoCA0293AFZZ RALMB0101AFZZ	J Socket,AC Power supply	A G A B	35 36	94R192104312 94R19211434	J Arm, Pause	AC
R604		J 4.7 kohms,1/6W	AA	R781	VRD-MN2BD333J	J 33 kohms,1/8W J 10 kohm,1/8W	A A A A	SP1,2 SP3,4	92LSP-1596A	J Woofer	AW	37	94R19211437	J Coller, Pause Arm	AA
R605 R607,608		J 100 kohm,1/8W J 33 kohms,1/8W	A A A A	R785 R786		J 22 kohms,1/10W	ÂÂ	SW1	QSW-B0308AFZZ	J Switch,Slide type [Band]	ΑH	38	94R19212604A	J Lever, Sensing	A C
R609,610		J 270 ohms,1/8W	AA	R788		J 120 kohms,1/8W	AA	SW201	92LSW1CH-1596B	J Switch, Slide Type [REC./P.	A G	39	94R192107302	J RF Clutch Ass'y	AK
R619,620	VRD-ST2EE121J	J 120 ohms,1/4W	AA	R790		J 2.2 kohms,1/8W	AA	CIMODO	Ocw_c07104577	B.] J Switch,Slide Type	A D	40 43	94R19210703 94R192109304	J RF Belt J Flywheel Ass'y	A E A L
R624		J 1 kohm,1/6W	AA	R793 R794	VRD-MN2BD155J	J 1.5 Mohms,1/8W J 100 kohm,1/8W	A A A A	SW202	77.14ET / 00-14EP	[Dubbing Speed]	70	44	94R192109304	J Flywheel Ass'y	AL
R625	VKD-MINZBD104J	J 100 kohm,1/8W	AA	N/34	AUD MMACONTOAN	3 100 NOISHI,1/044	n n					I.			

SYSTEM -CD510H	SYSTEM-CD510H

						G.G.E.III GEG			OBOTOTI		
REF.NO.	PART NO.	★ DESCRIPTION	CODE	REF.NO.	PART NO.	★ DESCRIPTION	CODE	REF.NO.	PART NO.	★ DESCRIPTION	CODE
45	94R19212605	J Spring,Gear Plate	AΒ	701	LX-HZ0217AFFD	J Screw, ϕ 2.6 \times 8mm	AA	238	92LLEV1524B	J Lever,CD Eject	AB
46	94R192126503	J Gear Plate Ass'y	ΑF	702	XBPSD17P03000		AA	239	92LCL i D1596AS1	J CD Lid Ass'y	AK
47	94R19212602	J Gear,Cam	A C	703	XBPS026P06J00	J Screw, ϕ 2.6 \times 6mm	AA	239-1		CD Lid(Not Replacement	_
49	94R18211070	J Gear,FF	A C	M701		J Motor with Gear [Slide]	ΑP			Itom)	
50	94R18291010	J Spring, Back Tension	AΒ	M702	RMoTV0383AF02	J Motor with Chassis	AR	239-2	92LPANEL1596E	J Panel,CD Lid	A D
51	94R192105306	J Supply Reel Ass'y	ΑF			[Disc]		240	92LR-ANT258A	J Rod Antenna	AL
52	94R192105305	J Take Up Reel Ass'y	ΑF					241	92LSPEC1597A	J Specifications Label [For	A D
53	94R19210506	J Senser	A C		CABI	NET PARTS		1		Europe/Australia]	
55	94R19211211	J Bracket,Motor	A D	001	0010401507401	15 101: 11		241	92LSPEC1597B	J Specifications Label [For	A D
56	94R18201306	J Rubber,Motor	AA	201	92LCAB159/AS1	J Front Cabinet Ass'y	AY			UK]	
57	94R18211202	J Screw,Motor Coller	AA	201-1		Front Cabinet(Not	_	242	92LL i D1596A-GY	J Battery Lid	ΑĐ
59	94R19210924	J Main Belt	AG	201 0	OOL DANIEL LEGER	Replacement Item)		243	92LATML1491A	J Terminal,Rod Antenna	A B
60	94R19211212	J Mat,Anti Vibration Felt	AΒ	201-2		J Panel,Dial Window	A D	244	92LLEV1596A	J Lever,Record	A C
62	94R19211302	J Lever, Eject Slide	AC	201-3	92LKN0B1596E	J Button,CD Function	ΑE	250	92LCAB1596SPB1	J Speaker Front Cabinet Ass'	ΑX
64	94R18291001	J Spring,Pack	A C	201-4 201-5		J Panel,CD Display	ΑE			У	
65	94R620101104	J Head,Playback	A Q	201-5		J Decoration Panel,Insnlator	A B A L	250-1	-	Speaker Front Cabinet(Not	
66	94R620101104	J Head,Record/Playback	A Q	202	37FIMEC1230C121	J Cassette Holder Ass'y	AL			Replacement Item)	
67	94R62011408	J Head,Erase	AL	202-1		[Tape 1] Cassette Holder [Tape 1]		1250−2	92LLABL1596B	J Label,X-BASS	AB
69	94R18211069	J Lever,Record Safety	A C	202-1		(Not Replacement Item)	_	251		J Speaker Rear Cabinet	ΑV
70	94R99992041	J Screw, $\phi 2 \times 3.5$ mm	AA	202-2	0.21 CT_COV1505A	J Cover, Cassette Holder	ΑF	252	92LCUSN1596A	J Cushion,Speaker	A D
71	94R91790000	J C Tapping Screw, φ2×3mm	AA	202-2	32EC1-C0413368	[Tape 1]	АГ	253		J Speaker Cord	ΑE
72	94R91800000	J C Tapping Screw, φ2×4mm	AA	202-3	021 DANEL 15060	J Panel, Cassette Holder	A D	254		J Shield, Power Transformer	AA
73	94R96790000	J P Tapping Bind Screw, ϕ 2×	AA	-202-3	32LFAINEL 1330C	Cover [Tape 1]	AD	255	92LLABL1420A1	J Label, CLASS-1 [For	A C
		5mm		203	0.21 MEC 1 5.0 CCT C.2	J Cassette Holder Ass'y	A 1			Europe/UK Only]	
74	94R99991809	J Tapping Screw, φ2×4.5mm	AA	203	32 LIVIEC 13 300 132	Tape 2	AL	256	92LCAUT1451A	J Warning Label [For	ΑB
75 76	94R90040000	J Screw, φ2×8mm	AA	203-1		Cassette Holder Ass'y				Australia Only]	
76	94R98210000	J Cap Screw, φ2×8mm	AA	203 1		[Tape 2] (Not	_	256	92LLABL1471B	J Caution Label, Dubbing	AA
77 70	94R91150000	J Screw, ϕ 2×3mm	AA			Replacement Item)				[For UK Only]	
78	94R99220000	J Screw, ϕ 2×7mm	AA	203-2	921 CT-CōV1596B	J Cassette Holder [Tape 2]	ΑF	257	92LKNOB1597A	J Konb,Band	AB
79	94R91820000	J C Tapping Screw, ϕ 2×6mm	AA	203-3		J Panel,Cassette Holder	A D	258	92LLEV1597A	J Lever,Band Konb	AB
83	94R94220000	J Washer, $\phi 1.2 \times \phi 3.8 \times 0.3$ mm	AA	200 0	JELI AREE1330B	Cover [Tape 2]	7.0	259	92LHoLD1597A	J Adapter,Band Konb Lever	AB
84	94R99990313	J Washer, $\phi 1.45 \times \phi 3.8 \times 0.5$ mm	AA	204	92LBSPR1401A	J Spring,Battery,+/-	A C	260	92LCUSN1596B	J Cushion,Leg [Front]	AA
85 86	94R97860000	J Washer, $\phi 2 \times \phi 3.5 \times 0.3$ mm	A A A E	205		J Connector Flat Cable,18 Pin	AG	261	92LCUSN1609A	J Cushion,Leg [Rear]	AA
86	94R19213101 94R18213107	J Button Frame J Lever,Operation	AC	206	92LHōLD1596A	J Holder,LCD	AC	601	92L3TBS+8BZ	J Screw,φ3×8mm	AA
87	94R18213107	J Button Frame	AF	207	92LHOLD-1596B		AB	602	92L3PTS+10BZ	J Screw, ϕ 3×10mm	AA
88	94R18293103	J Shaft, Button Lever	AD	208	QFSHD2104AFZZ		AA	603	92L3PTS+12BB	J Screw,φ3×12mm	AA
89 90	94R99991402	J Screw, ϕ 2×8mm	AA	209	92LRDAT-1596A		AH	604		J Screw, φ3×65mm	AB
91	94R19211209	J Lever, P Kick	AC	210	92LSHLD-1596A		ΑE	605	92L4PTS+12BZ	J Screw, φ4×12mm	AA
92	94R18211268	J Lever,P Kick	AC	211	92LTiP-1596A	J Tip with Wire	AB	606		J Washer, $\phi 3.2 \times \phi 15 \times 0.8$ mm	AA
93	94R18211208	J Screw,PK Coller	AA	212		J Nylon Band,85 mm	AA	607		J Screw, φ2.6×10mm	AA
94	94R18211265	J Coller	AA	213	92LN-BAND087	J Nylon Band,60 mm	AA	608 609		J Washer, $\phi 2.8 \times \phi 12 \times 0.8$ mm	AA
95	94R18211205	J Spring,P Kick Lever	AB	214		J Spring, Cassette Holder Up	AA	100		J Washer, $\phi 3.2 \times \phi 13 \times 1$ mm	AA
98	94R19211464	J Lever,E Kick	AC	215	ML i FP0030AFZZ		ΑE	610	92L3S PW 92L2TTS+3PZ	J Washer, \$43 \cdot 2	AA
99	94R19211466	J Lever,Stop Button	AC	216	92LSUPT1535F	J Bracket, Damper	AA	612 613	· · · - · · · ·	J Screw, ϕ 2×3mm	AA
100	94R192114318	J Base Ass'y	AG	217	92LBSPR1595C	J Spring, Battery,-	ΑВ		92L3PTS+8BZ	J Screw, ϕ 3×8mm	AA
101		J Bracket,Button	AB	218		J Dial Cord Ass'y	AC	614	92LE3	J Washer, 'E' Ring, φ3mm	AA
102	94R99992024	J Screw, φ2×8mm	AA	219	92LSCHS1596AS1		AK	615	92LS2R6S261A	J Screw, φ2.6×8mm	AA
M401		J Motor with Pulley	ÂT	220	92LSHAFT1596A		AC	616 617		J Screw, ϕ 3×20mm	AA
SW401	94R640101152	J Switch,Leaf Type [Tape 1	ĀF	221	92LRoLL009	J Pulley	AB	618	92L3PTS+12BZ 92L4PTS+10BZ	J Screw,φ3×12mm J Screw,φ4×10mm	AA
511 101	/ INCTUTUITION	Main]		222	92LPiNT1322A	J Dial Pointer	AB	619			A A A A
SW402	94R640101152	J Switch,Leaf Type [Tape 2	AF	223	92LWHEL1342A	J Drum	AB	013	52L3K2W14-15	J Washer, $\phi 3.2 \times \phi 14 \times 1$ mm	AA
311402	7411040101101	Main]		224	92LM-LEV1596A	J Lever,Record Interlocking	A D		ACCESSORIES	PACKING PARTS	
SW404	94R640101104	J Switch,Leaf Type [Tape 2	ΑE	225	92LM-BTN1596A		AB		ACCESSORIES	FACKING FAKTS	
311401	,411040101104	Play]	~ -			Operation			92LBAG002C	J Polyethylene Bag,AC	AA
SW405	94R640101161	J Switch,Leaf Type [Tape 1	AF	226	92LM-BTN1596B	J Button, Play [Tape 1	A B			Power Supply Cord	
	,	Play]				Only]			92LBAG1401D	J Polyethylene Bag,Unit	AA
		, 3	1	227	92LCSPR1596B	J Spring,Record	A C		92LBAG1609A	J Polyethylene Bag, Speaker	AA
	CD MECH	IANISM PARTS		228	92LCAB1596B-GY	J Rear Cabinet	AS			J Caution Label, AC Power	AA
				229	92LKN0B1596A	J Konb,Volume	A C			Supply Cord [For UK	
301	MSPRC0798AFZZ	J Spring,Rack	AA	230	92LKN0B1596B	J Konb,Tuning	A C			Only]	
302	NGERH0381AFZZ	J Gear,Middle	A C	231	92LKNOB1596C	J Konb, Function/Dubbing	AA	· A	92LCORD-019E	J AC Power Supply Cord	AL
303	NGERH0382AFZZ		AB			Speed/ Tape Selector ·				[For Europe]	_
304		J Gear,Rack,Fix	AΒ			FM Mode		Δ	92LCORD003B	J AC Power Supply Cord	AM
305		J Gear,Rack,Move	A B	232	92LCAB1596C-GY		A Q			[For UK]	
306	NSFTM0237AFFW	J Shaft,Guide	A C	233	92LCSPR1596C	J Spring,CD Lid Up	A D	Δ	92LCORD750A	J AC Power Supply Cord	АМ
307	PCOVP3207AFSA	J Cover,CD Mechanism	A D	234		J Magnet Ass'y	ΑK			[For Australia]	
308	PCUSG0427AFSC	J Cushion	A C	235	ML i FP0061AFZZ		AF		92LG-CARD1223B	J Warranty Card [For UK]	AA
∆310	RCTRH8134AFZZ	•	ВН	236	92LHNDL1596AS1		ΑH			J Warranty Card [For	A C
311	QPWBH0180AFZZ	J Flexible PWB	A G	237	92LKNÖB1596D	J Button,CD Eject	AB	,		Australia]	
										- 1. · 1. · 1. · 1. · 1. · 1. · 1. · 1.	

REF.NO.	PART NO.	*	DESCRIPTION	CODI
	92LiNST1597A	J	Operation Manual [For Europe/Australia]	ΑP
	92LiNST1597B	J	Operation Manual [For UK]	ΑK
	92LLABL1596A	J	Feature Label	ΑE
	92LLABL1596D-L	J	Speaker Mark Label, Left	AA
	92LLABL1596E-R	J	Speaker Mark Label, Right	АА
	92LP-AD1596A	J	Packing Add.,Left/Right	АН
	92LP-AD1596BB	J	Packing Add., Speaker, Bottom	ΑF
	92LP-AD1596BT	J	Packing Add.,Speaker,Top	ΑF
	92LP-CASE1597A		Packing Case	АТ
P.W	.B. ASSEMBLY	(N	ot Replacement Item)	
PWB-A1∼5	92LPWB1597MANS	J	Main/Power/Grahic EQ./ Volume/Battery	_
	•		(Combined Ass'y)	
WB-B	QPWBF3186AFZZ		Motor(PWB Only)	ΑВ
WB-C	92LPWB1596CDUS		CD Servo	
WB-D1,2	92LPWB1596DPLS	j	LCD/Switch (Combined Ass'y)	_

PACKING METHOD(FOR UK ONLY)

SETTING POSITION	IS OF SWITCHES AND KNOB
Power/Function	STAND-BY/TAPE
Dubbing Speed	NORMAL
Tape Selector/FM Mode	NORMAL/FM STEREO
Band	FM
Tuning	fL
Volume	MIN
X-Bass	0
Graphic Equalizer	CENTER
Beat Cancel	A
Tape Mechanism	OFF

- 1. Polyethylene Bag,Unit
- 2. Polyethylene Bag, Speaker
- Polyethylene Bag,AC Power Supply Cord
- 4. AC Power Supply Cord
- 5. Operation Manual
- 6. Feature Label
- 7. Packing Add.,Left/Right
- 8. Packing Case
- 9. Speaker Mark Label, Left
- 10.Speaker Mark Label, Right
- 11.Packing Add.,Speaker,Top
- 12.Packing Add.,Speaker,Bottom
- 13.Caution Label,AC Power Supply Cord
- 14.Warranty Card

92LBAG1401D 92LBAG1609A

92LBAG002C 92LCoRD003B 92LINST1597B 92LLABL1596A 92LP-AD1596A 92LP-CASE1596A 92LLABL1596D-L 92LLABL1596E-R 92LP-AD1596BT 92LP-AD1596BB

92LCAUT1518B 92LG-CARD1223B

